

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## 日立マイクロコンピュータ技術情報

〒100-0004

東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03)5201-5211 (ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	SH7065 ハードウェアマニュアルの誤記 訂正および制限事項の解除について		発行番号	TN-SH7-351A		
			分類	1. 仕様変更 ② ドキュメント訂正追加等 ③ 使用上の注意事項		
適 用 製 品	HD64F7065SF60	対象ロット等	関連資料	SH7065 ハードウェアマニュアル 第 3 版		有効期限
	HD64F7065AF60	本文参照				永年

拝啓、貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。  
SH7065 ハードウェアマニュアル第 3 版に、下記の誤記訂正がありますので、ご連絡いたします。

## 1. 誤記訂正対象項目

SH7065 ハードウェアマニュアル第 3 版の「付録 E . HD64F7065S の制限事項および注意事項」には、E . 1 ~ E . 6 の 6 項目がありますが、内 E . 5 および E . 6 の 2 項目に、該当対象製品の追加があります。

## 2. 誤記訂正内容

下表に訂正内容を示します。

	訂正前	訂正後	
	対象製品	対象製品	
制限事項および注意事項	HD64F7065S の 全ロット	HD64F7065S の 全ロット	HD64F7065A の「1 D 5」 以前のロット
E.1 BSC の制限事項	該当	該当	解除(該当しません)
E.2 DSP 命令と DMAC 転送の競合 時の制限事項	該当	該当	解除(該当しません)
E.3 端子状態に関する制限事項	該当	該当	解除(該当しません)
E.4 電気的特性に関する注意事項	該当	該当	解除(該当しません)
E.5 DMAC の制限事項	該当	該当	該当
E.6 乗算 / 積和命令および DSP 命令 実行時の飽和演算モード切替に 関する制限事項	該当	該当	該当

(1) 上表のように、E . 5 および E . 6 の 2 項目につきましては、HD64F7065S の全ロット以外に、HD64F7065A の「1 D 5」以前のロットも該当いたします。

(2) E . 1 ~ E . 4 の 4 項目に該当するのは、HD64F7065S の全ロットのみです。

(3) 制限事項および注意事項の詳細につきましては、SH7065 ハードウェアマニュアル第 3 版をごらんください。

## 3. 制限事項の解除について

HD64F7065A の「1 E1」以降のロットでは、上記 6 項目 (E.1~E.6) の制限事項及び注意事項は解除されております。但し、項目 E.5 の TEND 出力に関する制限事項は引き続き残ります。