

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

日立マイクロコンピュータ技術情報

〒100-0004

東京都千代田区大手町2丁目6番2号

(日本ビル)

TEL (03)5201-5191 (ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	SH7052 / SH7053 / SH7054 電気的特性の変更および誤記訂正		発行番号	TN-SH7-228A		
			分類	①. 仕様変更 ②. ドキュメント訂正追加等 ③. 仕様上の注意事項		
適 用 製 品	HD64F7052 HD64F7053 HD64F7054	対象ロット等	関連資料 SH7052F-ZTAT SH7053F-ZTAT SH7054F-ZTAT ハードウェアマニュアル	Rev.	有効期限	
		全ロット		第2版	永年	

SH7052F-ZTAT / SH7053F-ZTAT / SH7054F-ZTAT ハードウェアマニュアル第2版の電気的特性の規定を変更致します。

1. 入力ハイレベル電圧 (AUDRST、AUDMD) の誤記訂正

【変更前】 P.868 表 24.3 DC 特性

項目	記号	min	typ	max	単位	測定条件
入力ハイレベル電圧 AUDRST、AUDMD	V_{IH}	<u>$PV_{CC2}-0.5$</u>		$PV_{CC2}+0.3$	V	

【変更後】

項目	記号	min	typ	max	単位	測定条件
入力ハイレベル電圧 AUDRST、AUDMD	V_{IH}	<u>$V_{CC}-0.5$</u>		$PV_{CC2}+0.3$	V	

2. 入力プルダウン MOS 電流のスペック変更

【変更前】 P.868 表 24.3 DC 特性

項目	記号	min	typ	max	単位	測定条件
入力プルダウン MOS 電流 AUDRST (プルダウン特性)	I_{pd}			<u>500</u>	μA	<u>$V_{in} = 5.0 \pm 0.5V$</u>

【変更後】

項目	記号	min	typ	max	単位	測定条件
入力プルダウン MOS 電流 AUDRST (プルダウン特性)	I_{pd}			<u>700</u>	μA	<u>$V_{in} = PV_{CC2}$</u>

3. 消費電力電流（書き込み動作時）の誤記訂正

【変更前】 P.869 表 24.3 DC 特性

項目		記号	min	typ	max	単位	測定条件
消費電力	書き込み動作時	I _{cc}		<u>170</u>	<u>220</u>	m A	V _{cc} = 3.3V、f = 40MHz

【変更後】

項目		記号	min	typ	max	単位	測定条件
消費電力	書き込み動作時	I _{cc}		<u>130</u>	<u>170</u>	m A	V _{cc} = 3.3V、f = 40MHz

4. アナログ基準電源電流のスペック変更

【変更前】 P.869 表 24.3 DC 特性

項目		記号	min	typ	max	単位	測定条件
アナログ電源電流	A/D 変換待機時	I _{lcc}		1.0	5	μ A	
基準電源電流	A/D 変換中	I _{lref}		1.1	5	m A	AV _{ref} = 5V
	<u>A/D 変換待機時</u>			1.1	5	<u>m A</u>	

【変更後】

項目		記号	min	typ	max	単位	測定条件
アナログ電源電流	A/D 変換待機時、 <u>スタンバイ時</u>	I _{lcc}		1.0	5	μ A	
基準電源電流	A/D 変換中、 <u>A/D 変換待機時</u>	I _{lref}		1.1	5	m A	AV _{ref} = 5V
	<u>スタンバイ時</u>			1.1	5	<u>μ A</u>	