

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 日立マイクロコンピュータ技術情報

〒100-0004

東京都千代田区大手町2丁目6番2号

(日本ビル)

TEL (03)5201-5191 (ダイヤルイン)

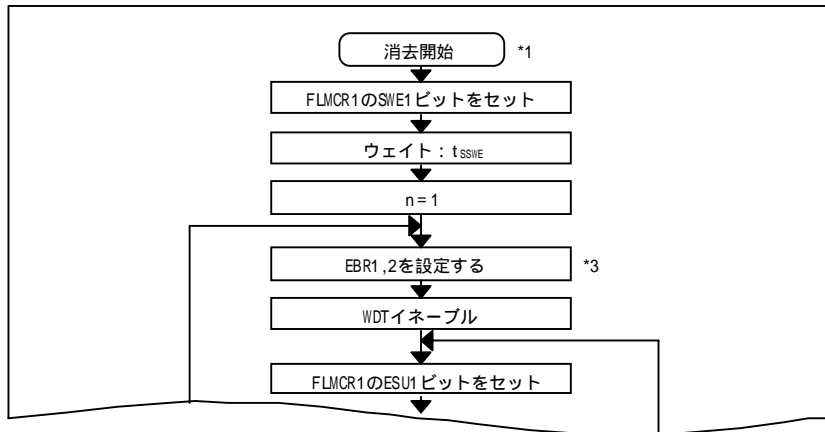
株式会社 日立製作所 半導体グループ

題目	SH7052 / SH7053 / SH7054 ハードウェアマニュアル イレース/イレースベリファイフロー訂正		発行番号	TN-SH7-227A	
			分類	1. 仕様変更 2. <b>ドキュメント訂正追加等</b> 3. 仕様上の注意事項	
適用製品	HD64F7052	対象ロット等	関連資料	SH7052F-ZTAT	Rev.
	HD64F7053	全ロット		SH7053F-ZTAT	第2版
	HD64F7054			SH7054F-ZTAT	有効期限
				ハードウェアマニュアル	永年

SH7052F-ZTAT / SH7053F-ZTAT / SH7054F-ZTAT ハードウェアマニュアル第2版のイレース/イレースベリファイフローを訂正致します。

変更内容 : (1) 「消去対象全ブロックの消去終了?」で「No」の時の戻り先を訂正  
 (2) 「n = 100?」で「No」の時の戻り先を訂正

【変更前】 P.771 図 20.15 イレース/イレースベリファイフロー および  
 P.821 図 21.15 イレース/イレースベリファイフロー



【変更後】

