

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 日立マイクロコンピュータ技術情報

〒 100 - 0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)5201-5214 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

題目	SH7014, SH7016, SH7017F-ZTAT ハードウェア マニュアルの誤記訂正について		発行番号	TN-SH7-377A	
			分類	1.仕様変更 ②ドキュメント訂正追加等 3.使用上の注意事項	
適用製品	HD64F7017 HD6437016	対象ロット等	関連資料 SH7014, SH7016, SH7017F-ZTAT ハードウェアマニュアル (ADJ-602-147D(S))	Rev.	有効期限
		全ロット		第5版	永年

拝啓

貴社、益々ご清栄の事とお慶び申し上げます。平素より格別のご高配を賜り  
 深謝申し上げます。下記の通り、ハードウェアマニュアルに誤記がありましたので、  
 訂正致します。

敬具

## 第14章 中速 A/D 変換器 (SH7016/17) 14.5 割り込み (P 444)

訂正前：

スキャンモード時、ADIEビットを1にセットしておくこと、ADFフラグが1に  
 セットされると同時にA/D変換を一時停止します。ADFフラグを0にクリアすると  
 A/D変換を再開します。

ADI割り込みにより、DMACを起動した場合、指定したデータレジスタの最後の  
 レジスタを読み出すとADFフラグは、0にクリアされます。

訂正後：

ADI割り込みにより起動されたDMACによるA/DのレジスタアクセスするとADCSRの  
 ADFビットは自動的に0クリアされます。