

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

日立半導体技術情報

〒100-0004
 東京都千代田区大手町2丁目6番2号
 (日本ビル)
 TEL (03)5201-5063 (ダイヤルイン)
 株式会社 日立製作所 半導体グループ

製品分類	マイクロプロセッサ	発行番号	TN-SH7-409A	Rev.	第1版
題名	SH7615/SH7616 SDRAM 接続時の BSC MCR レジスタ設定について	情報分類	① 仕様変更 ② ドキュメント訂正追加等 ③ 使用上の注意事項 ④ マスク変更 ⑤ ライン変更		
適用製品	HD6417615ARF HD6417616RF	対象ロット等	関連資料 SH7615 ハードウェアマニュアル ADJ-602-209 第1版 SH7616 ハードウェアマニュアル ADJ-602-264 第1版	有効期限	
		全ロット		永年	

拝啓、貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。

SH7615/SH7616 の SDRAM 接続時において、BSC(バスステートコントローラ)内 MCR(個別メモリコントロールレジスタ)の TRP1, TRP0 ビットに関しまして、以下のような設定での使用が可能です。

本内容をご配慮の上、ご使用下さいますよう、よろしくお願い申し上げます。

【変更前】

7.2.7 個別メモリコントロールレジスタ(MCR) ... 7-22 ページ

ビット1、15: $\overline{\text{RAS}}$ プリチャージ期間(TRP1、TRP0)

DRAM 接続時、 $\overline{\text{RAS}}$ ネグート後次にアサートするまでの最小サイクル数を指定します。
 シンクロナス DRAM 接続時、プリチャージ後、バンクアクティブコマンド出力までの最小サイクル数を指定します。詳細は、「7.5 シンクロナス DRAM インタフェース」を参照してください。

ビット1	ビット15	説明
TRP1	TRP0	
0	0	1 サイクル (初期値)
0	1	2 サイクル
1	0	予約
1	1	予約

【変更後】

7.2.7 個別メモリコントロールレジスタ(MCR)

ビット1、15: $\overline{\text{RAS}}$ プリチャージ期間(TRP1、TRP0)

DRAM 接続時、 $\overline{\text{RAS}}$ ネグート後次にアサートするまでの最小サイクル数を指定します。
シンクロナス DRAM 接続時、プリチャージ後、バンクアクティブコマンド出力までの最小サイクル数を指定します。詳細は、「7.5 シンクロナス DRAM インタフェース」を参照してください。

DRAM インターフェース

ビット1	ビット15	説明
TRP1	TRP0	
0	0	1 サイクル (初期値)
0	1	2 サイクル
1	0	予約
1	1	予約

シンクロナス DRAM インターフェース

ビット1	ビット15	説明
TRP1	TRP0	
0	0	1 サイクル (初期値)
0	1	2 サイクル
1	0	3 サイクル
1	1	4 サイクル

- 以上 -