

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

— 日立マイクロコンピュータ技術情報 —

〒 1 0 0 - 0 0 0 4

東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03)5201-5141 (ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	PCIC 機能 の PCI バージョン 2.1 仕様準拠 に関して		発行番号	TN-SH7-343A		
			分 類	1. 仕様変更 ② ドキュメント訂正追加等 3. 使用上の注意事項		
適 用 製 品	HD6417751BP167, HD6417751BP167I HD6417751F167, HD6417751F167I HD6417751VF133	対象ロット等	関 連 資 料	SH7751 ハードウェア マニュアル	Rev.	有効期限
		全ロット			第 1 版	永年

SH7751 の PCIC は、PCI バージョン 2.1 仕様の中でサポートしていない項目があります。

そのために、SH7751 の PCIC 機能を用い、SH7751 を PC のアドインカードなどの PCI 非ホストデバイスとして使用する場合には、以下の点に注意して下さい。

- (1) PCI バージョン 2.1 仕様では PCI デバイスの I/O 空間として 256 バイト以下と規定していますが、SH7751 では PCI の I/O 空間として 1 メガバイトを要求する仕様となっています。このため、デバイス・コンフィグレーションの際に、256 バイトより大きな I/O 空間を要求するデバイスであるため、使用禁止デバイスとして認識されることがあります。
- (2) PCI バージョン 2.1 仕様ではコンフィグレーション・アクセスを受け付ける際に、バイトイネーブル信号(BE[3:0]#)の値のあらゆる組み合わせによるアクセスが可能でなければならないと規定していますが、SH7751 ではコンフィグレーション・アクセスの受け付け時に、BE[3:0]#の値は無視され、ロングワード(32 ビット)単位でのみデータのアクセスを行う仕様となっています。このため、コンフィグレーション・アクセスがバイト(8 ビット)またはワード(16 ビット)単位の書き込みアクセスを発生させる場合、残りの部分のデータを書き換えてしまいます。