

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル

株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU &MCU	発行番号	TN-SH7-A713A/J	Rev.	第1版
題名	TRST 端子ネゲート時に関する注意事項の追加 (SH7262, SH7264)		情報分類	技術情報	
適用製品	SH7262 グループ SH7264 グループ	対象ロット等	関連資料	・ SH7262 グループ、SH7264 グループ ハードウェアマニュアル (RJJ09B0475-0100)	
		全ロット			

上記適用製品に内蔵のユーザデバッグインタフェースにおいて、使用上の注意事項の追加がありますので連絡します。

1. 追加注意事項

34.5 使用上の注意事項

6. $\overline{\text{TRST}}$ 端子ネゲートから 200ns 経過するまでの間、TMS 端子はハイレベルに固定してください。