

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
株式会社 ルネサス テクノロジ  
問合せ窓口 E-mail: csc@renesas.com

|      |                                  |        |                |  |     |
|------|----------------------------------|--------|----------------|--|-----|
| 製品分類 | MPU&MCU                          | 発行番号   | TN-SH7-A569A/J | Rev.   | 第1版 |
| 題名   | バースト MPX-I/O インタフェース使用上の注意事項について |        | 情報分類           | 技術情報   |     |
| 適用製品 | R5S72060W200FPV                  | 対象ロット等 | 関連資料           | SH7206 グループ<br>ハードウェアマニュアル<br>(2005年3月17日<br>RJJ09B0183-0100 Rev.1.00) |     |
|      | R5E72060W200FPV                  | 全ロット   |                |  |     |

SH2A の上記製品において、SDRAM のオートリフレッシュとバースト MPX-I/O アクセスの競合において、ご使用上の注意事項がございます。ご理解、ご了承いただきたくお願いいたします。

## 1. 不具合現象

オートリフレッシュとバースト MPX-I/O インタフェースのリードおよびライトアクセスが競合した場合、SDRAM 空間の CS 信号と、バースト MPX-I/O 空間の CS 信号の両方が有効となり、以下の不具合が発生する場合があります。

### (1) リードアクセスの競合時

オートリフレッシュとの競合期間のリードデータが不正となる場合があります。

### (2) ライトアクセスの競合時

オートリフレッシュとの競合期間のライトデータが不正になる場合があります。また、目的とするアドレス以外にライトアクセスが発生する場合があります。

なお、SDRAM のオートリフレッシュは正常に行われます。

## 2. 回避方法

オートリフレッシュとバースト MPX-I/O インタフェースのアクセスの競合を回避する方法はありませんので、SDRAM とバースト MPX-I/O インタフェースの両方の使用は、避けてください。

どちらか、片方のみの使用は問題ありません。

また、バースト MPX-I/O 以外のインタフェースと SDRAM の併用には問題ありません。

以上