

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 一日立マイクロコンピュータ技術情報

〒100

東京都千代田区大手町2丁目6番2号  
(日本ビル)

TEL (03)5201-5022 (ダイヤルイン)  
株式会社 日立製作所 半導体事業部

前略、下記日立マイクロコンピュータ技術情報をお送り致しますので、御検討よろしくお願ひ申し上げます。

題 目	E7000 SH7604エミュレータ用メモリボード 使用上の注意事項 (外部バスマスタについて)		発行番号	TN-EML-016A	
			分 類	1. 仕様変更 2. ドキュメント訂正追加等 ③ 使用上の注意事項	
適 用 製 品	HS7604EMS71H	対象ロット等	関連 資料	SH7604エミュレータ用メモ リボード(HS7604EMS71H) 取扱い説明書	有効期限
		全ロット		HS7604EMS71HJ	永年

E7000 SH7604エミュレータ用メモリボード (HS7604EMS71H) をユーザシステムに接続して使用する際の注意事項についてご連絡申し上げます。  
記

E7000 SH7604エミュレータ用メモリボードを使用してユーザシステムをデバッグする場合、SH2以外の外部バスマスタに関して注意事項があります。E7000 SH7604エミュレータ用メモリボードを使用する場合、外部バスマスタは、アドレス (A 2 6 ~ A 0) をすべてドライブしてご使用下さい。

E7000 SH7604エミュレータ用メモリボードの仕様は、ユーザシステムの一部として動作します。メモリボード内のSRAMのコントロールをCS0~CS3信号を使用せずにA 2 6, A 2 5を使用してSRAMのCSを生成しています。このためSH2以外の外部バスマスタがバスマスタになっているときメモリボードに設定されていない他のエリアにライトしてかつアドレスのA 2 6 ~ A 2 5がメモリボードを設定したエリアのアドレスになっているときメモリボードのSRAMの内容が書き換わってしまいます。

この場合の例を以下に示します。図1を参照して下さい。

- ① SH2にバス権要求
- ② SH2がバス権解放
- ③ ASIC (外部バスマスタ) がエリア3のSDRAMをライト
- ④ ASIC (外部バスマスタ) が出力するアドレス (A26~A21はNC) はSH2から見てエリア0を示している。
- ⑤ メモリボード内のFPGA (コントロール回路) は、エリア0のアドレスのためSRAMにライト
- ⑥ SRAM内のプログラムを実行すると不正データがライトされているので暴走する。

ASICがエリア3のSDRAMにライトする場合は、アドレスの上位までドライブ (または、この例の場合は、未使用アドレスはプルアップ) して下さい。

ユーザシステムの仕様の関係で外部バスマスタがアドレスをすべてドライブする状態でご使用できない場合は、(株)日立製作所 半導体事業部 マイコン・ASIC本部 マイコン製品技術部にご連絡下さるようお願い申し上げます。

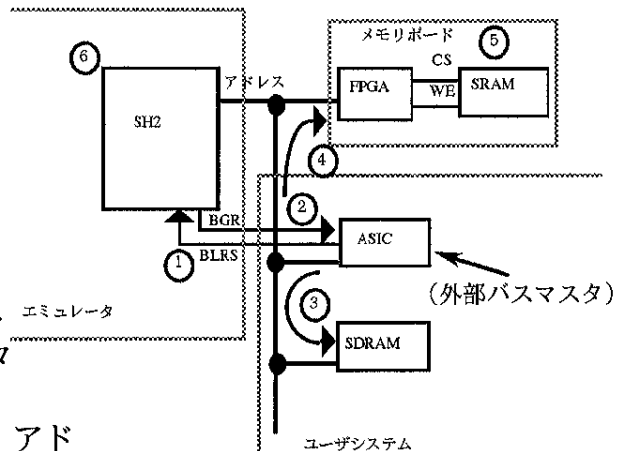


図1 ユーザシステム例