

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A796A/J	Rev.	第1版
題名	SD ホストインタフェース使用時の注意事項について		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

【適用製品及び関連資料】

シリーズ	グループ	関連資料	Rev.	管理番号
SH7260	SH7263	SH7263 グループハードウェアマニュアル	3.00	RJJ09B0284-0300
	SH7265	SH7265 グループハードウェアマニュアル	2.00	RJJ09B0374-0200
	SH7262、SH7264	SH7262 グループ、SH7264 グループハードウェアマニュアル	2.00	RJJ09B0475-0200
	SH7266、SH7267	SH7266 グループ、SH7267 グループハードウェアマニュアル	1.00	RJJ09B0599-0100

上記適用製品に内蔵のSD ホストインタフェースにおいて、下記の注意事項があります。

【注意事項】

マルチブロックリード処理を強制終了する場合、レジスタ設定のタイミングによっては、コマンドシーケンスが終了しないことがあります。詳細は、守秘契約に基づき公開致します。弊社の営業担当にご確認ください。

ただし、弊社製のSD メモリカードドライバ(下表)をご使用の場合は本現象に該当しません。

グループ	SD メモリカードドライバ 型番
SH7263	R0M7263DS0000RRC
SH7265	R0M7265DS0000RRC
SH7262、SH7264	R0M7264DS0000RRC
SH7266、SH7267	R0M7266DS0000RRC

以上