

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A877A/J	Rev.	第1版
題名	ビデオディスプレイコントローラ 4 の RES_F_HW[10:0]ビットに関する注意事項		情報分類	技術情報	
適用製品	SH7268 グループ、SH7269 グループ	対象ロット等	関連資料	SH7268 グループ、SH7269 グループ ユーザーズマニュアル ハードウェア編 Rev2.00 (R01UH0048JJ0200)	
		全ロット			

ビデオディスプレイコントローラ 4 において、シリアル RGB 出力設定時のフル画面水平サイズレジスタ (SCL0_FRC7) の RES_F_HW[10:0]ビットに関する注意事項がありますのでご連絡致します。

[RES_F_HW[10:0]ビットの説明]

フル画面の水平イネーブル信号幅設定

(ピクセルクロック数)

[注] RES_F_HS+RES_F_HW が 2015 クロック以内になるように設定してください。

[注 2] LCD 出力信号としてシリアル RGB を選択する場合は、(フル画面の水平イネーブル信号幅+2) を設定してください。