

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-V85-A034A/J	Rev.	第1版
題名	誤記訂正 電気的特性 バス・タイミング		情報分類	技術情報	
適用製品	本文参照	対象ロット等	関連資料	適用製品のユーザーズマニュアル	
		全ロット			

下記 2. 適用製品 に記載の V850 シリーズ ユーザーズマニュアルに関して、バス・タイミングの電気的特性に誤記がありましたので、以下のとおり、訂正致します。

1. 訂正内容

訂正は、以下のマルチプレクス・バス/セパレート・バス出力機能時における $\overline{RD} \uparrow \rightarrow \overline{CSn}$ 保持時間(t_{HRDC2})の項目になります。

(1) マルチプレクス・バス/セパレート・バス出力機能時

(a) リード/ライト・サイクル (CLKOUT 非同期)

($T_A = -40 \sim +85 \text{ }^\circ\text{C}$, $V_{DD} = EV_{DD} = UV_{DD} = AV_{REF0} = AV_{REF1}$, $V_{SS} = AV_{SS} = 0 \text{ V}$, $C_L = 50 \text{ pF}$)

項目	略号	条件	MIN.	MAX.	単位
$\overline{RD} \uparrow \rightarrow \overline{CSn}$ 保持時間	t_{HRDC2}	<31>	(1+i) T-5		ns

備考 1. $T = 1/f_{CPU}$ (f_{CPU} : CPU 動作クロック周波数)

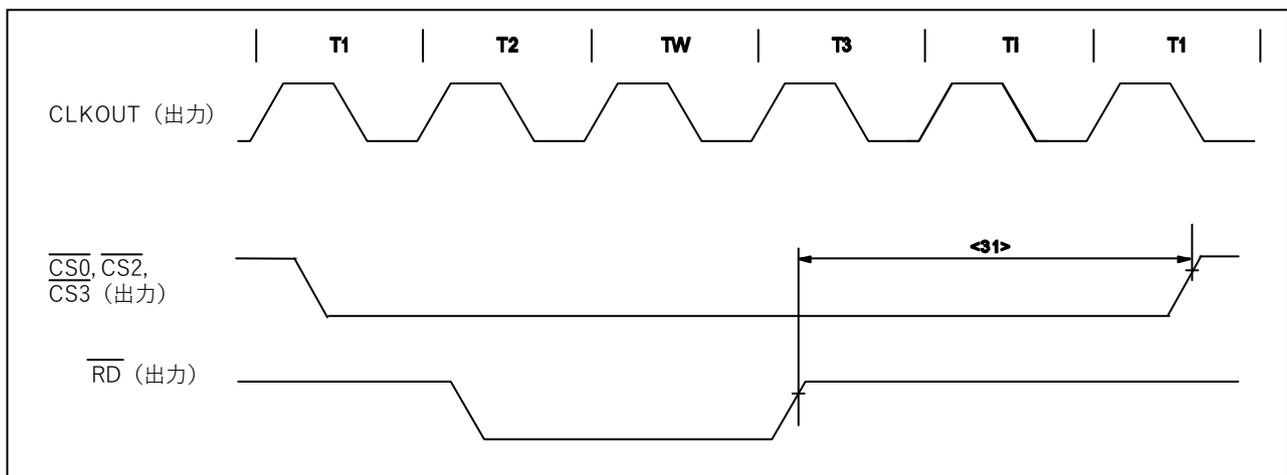
2. n: バス・サイクルに挿入されるウェイト・クロック数

プログラマブル・ウェイト挿入時は、サンプル・タイミングが変わります。

3. i: リード・サイクル後に挿入されるアイドル・ステート数 (0 または 1)

4. 上記スペックは、X1 からデューティ比 1:1 のクロックを入力した場合の値です。

リード・サイクル (CLKOUT 非同期): マルチプレクス・バス/セパレート・バス出力機能時



2. 適用製品

製品シリーズ			
V850ES/JH3-E	V850ES/JJ3-E	V850ES/JG3-H	V850ES/JH3-H
V850ES/JG3-U	V850ES/JH3-U	V850ES/ST3	

以上