

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

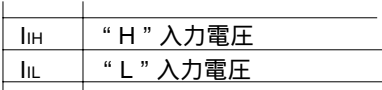
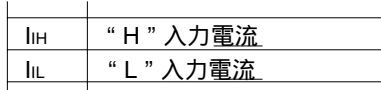
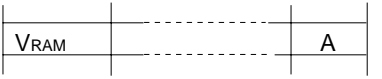
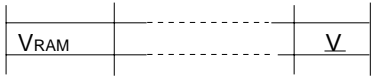
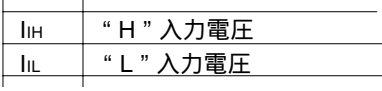
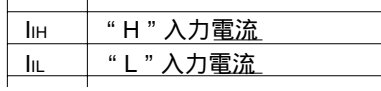
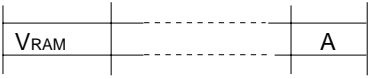

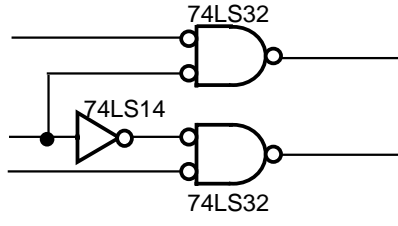
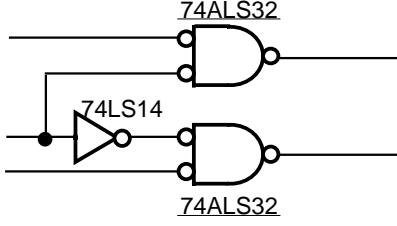
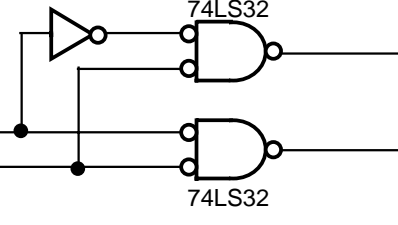
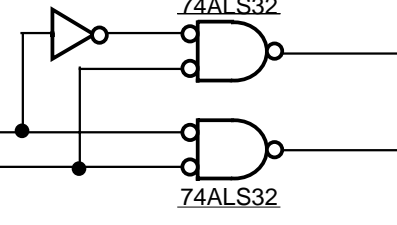


MSC TECHNICAL NEWS

No. M7700-09-8906

M37700M2-XXXFP ユーザーズマニュアル 追加情報(REV.A)

1989年3月に発行されました『M37700M2-XXXFP ユーザーズマニュアル』に、一部内容の訂正がありましたのでお知らせいたします。

お手数をかけますが、次ページの内容の変更をお願いします。

ページ	行又は場所	誤	正/追記				
2-45	(2)割り込み要求ビット 4行目	このビットはプログラムによりクリアすることも可能です。	このビットはプログラムによりセット、クリアが可能です。				
2 - 100	(5)受信レジスタ及び受信バッファレジスタ 4行目	受信バッファレジスタでモードにより使用しないビット (9ビットUARTモード時の上位7ビット、8ビットUARTモード及びクロック同期形モード時の上位8ビット、7ビットUARTモード時の上位9ビット) からは、常に“0”が読み出されます。	受信バッファレジスタの上位バイトのビット1~7は常に“0”が読み出されます。また残り9ビットのうちの未使用ビット ・7ビットUARTモード時のD ₇ 、D ₈ ・8ビットUARTモード時のD ₈ からは有効データのMSBと同じ値が読み出されます。				
5 - 4	電気的特性 表中 I _{IH} I _{IL}						
5 - 4	電気的特性 表中 V _{RAM}						
5 - 13	電気的特性 表中 I _{IH} I _{IL}						
5 - 13	電気的特性 表中 V _{RAM}						
7 - 20	図7.2.1 図中						
7 - 21 7 - 22	図7.2.2 図中及び 図7.2.3 図中						
8-9	表1 シングルチップモード時の未使用端子の処理例 表中						
8-81	その他・ウエイト[A]の表中	<table border="1" data-bbox="550 1921 981 2011"> <tr> <td>ϕ の1サイクル</td> <td>ϕ のn/2サイクル nは挿入ウエイト数</td> </tr> </table>	ϕ の1サイクル	ϕ のn/2サイクル nは挿入ウエイト数	<table border="1" data-bbox="1061 1921 1492 2011"> <tr> <td>ϕ の2サイクル</td> <td>ϕ のnサイクル nは挿入ウエイト数</td> </tr> </table>	ϕ の2サイクル	ϕ のnサイクル nは挿入ウエイト数
ϕ の1サイクル	ϕ のn/2サイクル nは挿入ウエイト数						
ϕ の2サイクル	ϕ のnサイクル nは挿入ウエイト数						