

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL NEWS

No.M16C-98-0305

M32C/81、M32C/82、M32C/83 グループ

RLVL レジスタの DMAII ビットに関する注意事項

分 類	ドキュメント正誤表 注意事項 ノウハウ その他	対 象	M32C/81 グループ M32C/82 グループ M32C/83 グループ
--------	----------------------------------	--------	--

1 . 注意事項

INT0IC レジスタ(09E16 番地)または RLVL レジスタ(09F16 番地)を読み出し中に(*1)ハードウェアリセットが行われると、リセット後、RLVL レジスタの DMAII ビットが"1" (割り込み優先レベル 7 は DMAII 転送に使用) になることがあります。

(*1) ビット処理命令 (BSET,BCLR など) や論理演算命令 (AND,OR など) のリードモディファイライト命令で読み出す場合も含まれます。

2 . 対策

リセット後、RLVL レジスタの DMAII ビットを"0" (割り込み優先レベル 7 は割り込みに使用) にし、割り込み制御レジスタを設定してください。

ただし、以下のいずれかの設定を行う場合、対策の必要はありません。

- RLVL レジスタの DMAII ビットを"1" (割り込み優先レベル 7 は DMAII 転送に使用) にする場合
- 割り込み制御レジスタの ILVL2 ~ ILVL0 ビットを"111" (割り込み優先レベル 7) にしない場合
- INT0IC レジスタと RLVL レジスタのどちらも読み出さない場合
(INT0IC レジスタと RLVL レジスタのどちらか一方を読み出す場合、または INT0IC レジスタと RLVL レジスタのどちらも読み出す場合は、対策の必要があります。)