

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

MESc TECHNICAL NEWS

No.M32R-19-0002

M32000D3FPユーザーズマニュアル
追加情報 (Rev.C)

1998年9月に発行されました「M32000D3FPユーザーズマニュアル」(印刷番号：HU-079B)に、一部内容の訂正がありましたのでお知らせいたします。本マニュアルをご使用の際は、留意のほどよろしくお願いいたします。

なお、「M32000D3FPユーザーズマニュアル」(印刷番号：HU-079A)から(印刷番号：HU-079B)への改定にて全て反映されました正誤表(Rev.B)(ニュースNo.M32R-4-9712)の内容は、添付の正誤表(Rev.C)には含まれておりません。

添付資料：M32000D3FPユーザーズマニュアル正誤表(Rev.C)

.....1枚

| ページ | 箇所 | | 内容 | | | | | | | | | | | | | | | |
|-------------|---|------------------------------|--|----------------|--|----------------|-------------|-------------|--------------------------------|------|----------------------------|------------------------------|------|------|---------------------------|------|------|-----------------------|
| 2-2 | 2.1 CPUレジスタ 2行目 | (誤) | アキュムレータは64ビット | | | | | | | | | | | | | | | |
| | | (正) | アキュムレータは56ビット (変更) | | | | | | | | | | | | | | | |
| 2-6 | 2.4 アキュム レータ 1行目 | (誤) | アキュムレータ(ACC)は、DSP機能用命令で使用される64ビットのレジスタです。アキュムレータは乗算命令「MUL」でも使用され、この命令実行の際はアキュムレータの値が破壊されるので注意してください。 | | | | | | | | | | | | | | | |
| | | (正) | アキュムレータ(ACC)は、DSP機能用命令で使用される56ビットのレジスタです。読み出し時や書き込み時には64ビットのレジスタとして扱われ、読み出し時にはビット8の値が符号拡張されます。書き込み時にはビット0~7は無視されます。また、アキュムレータは乗算命令「MUL」でも使用され、この命令実行の際はアキュムレータの値が破壊されるので注意してください。(変更) | | | | | | | | | | | | | | | |
| 8-5 | 8.2.3 (1) WKUP信号 入力による 復帰 1行目 | (誤) | WKUP信号で復帰する場合の動作は、内蔵DRAMおよびMPMRレジスタの内容が保持されることを除いてリセット時とまったく同じです。 | | | | | | | | | | | | | | | |
| | | (正) | WKUP信号で復帰する場合の動作は、内蔵DRAMおよびPPCR0,PPCR1, PPDR0, PPDR1, MLCR, MPMRレジスタの内容が保持されることを除いてリセット時と同じです。(変更) | | | | | | | | | | | | | | | |
| 8-5 | 表8.2.2変更 | (誤) | <p>内蔵I/O制御レジスタ</p> <hr/> <table border="0"> <tr> <td>PPCR0,PPCR1</td> <td>H'00</td> <td>(ポート方向制御：入力設定)</td> </tr> <tr> <td>PPDR0,PPDR1</td> <td>B'0000 000?</td> <td>(ポートデータ：端子入力状態に依存)</td> </tr> <tr> <td>MLCR</td> <td>H'00</td> <td>(ロックモード：HREQと排他的に行われるロックモード)</td> </tr> <tr> <td>MPMR</td> <td>H'11</td> <td>(低消費電力モード：スタンバイモード復帰後を示す)</td> </tr> <tr> <td>MCCR</td> <td>H'01</td> <td>(キャッシュモード：キャッシュオフモード)</td> </tr> </table> | PPCR0,PPCR1 | H'00 | (ポート方向制御：入力設定) | PPDR0,PPDR1 | B'0000 000? | (ポートデータ：端子入力状態に依存) | MLCR | H'00 | (ロックモード：HREQと排他的に行われるロックモード) | MPMR | H'11 | (低消費電力モード：スタンバイモード復帰後を示す) | MCCR | H'01 | (キャッシュモード：キャッシュオフモード) |
| | | PPCR0,PPCR1 | H'00 | (ポート方向制御：入力設定) | | | | | | | | | | | | | | |
| PPDR0,PPDR1 | B'0000 000? | (ポートデータ：端子入力状態に依存) | | | | | | | | | | | | | | | | |
| MLCR | H'00 | (ロックモード：HREQと排他的に行われるロックモード) | | | | | | | | | | | | | | | | |
| MPMR | H'11 | (低消費電力モード：スタンバイモード復帰後を示す) | | | | | | | | | | | | | | | | |
| MCCR | H'01 | (キャッシュモード：キャッシュオフモード) | | | | | | | | | | | | | | | | |
| (正) | <p>内蔵I/O制御レジスタ</p> <hr/> <table border="0"> <tr> <td>PPCR0,PPCR1</td> <td>前値保持</td> </tr> <tr> <td>PPDR0,PPDR1</td> <td>B'0000 000?：出力ポート設定時は前値保持 ：入力ポート設定時は端子入力状態に依存</td> </tr> <tr> <td>MLCR</td> <td>前値保持</td> </tr> <tr> <td>MPMR</td> <td>H'11 (低消費電力モード：スタンバイモード復帰後を示す)</td> </tr> <tr> <td>MCCR</td> <td>H'01 (キャッシュモード：キャッシュオフモード)</td> </tr> </table> <p style="text-align: right;">(変更)</p> | PPCR0,PPCR1 | 前値保持 | PPDR0,PPDR1 | B'0000 000?：出力ポート設定時は前値保持 ：入力ポート設定時は端子入力状態に依存 | MLCR | 前値保持 | MPMR | H'11 (低消費電力モード：スタンバイモード復帰後を示す) | MCCR | H'01 (キャッシュモード：キャッシュオフモード) | | | | | | | |
| PPCR0,PPCR1 | 前値保持 | | | | | | | | | | | | | | | | | |
| PPDR0,PPDR1 | B'0000 000?：出力ポート設定時は前値保持 ：入力ポート設定時は端子入力状態に依存 | | | | | | | | | | | | | | | | | |
| MLCR | 前値保持 | | | | | | | | | | | | | | | | | |
| MPMR | H'11 (低消費電力モード：スタンバイモード復帰後を示す) | | | | | | | | | | | | | | | | | |
| MCCR | H'01 (キャッシュモード：キャッシュオフモード) | | | | | | | | | | | | | | | | | |
| A-4 | 付録3 命令処理時間 最下行 | (誤) | CPU命令セットユーザーズマニュアル | | | | | | | | | | | | | | | |
| | | (正) | M32Rファミリソフトウェアマニュアル (変更) | | | | | | | | | | | | | | | |