

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 E-mail: support_apl@renesas.com

製品分類	MPU&MCU	発行番号	TN-16C-135A/JA	Rev.	第1版
題名	M30245FCGP SSI機能に関する注意事項		情報分類	使用上の注意事項	
適用製品	M30245FCGP	対象ロット等	関連資料	---	

1. 注意事項

SSIデータ送信時、1ビット目の送信データ（MSBファースト送信選択時はMSBデータ、LSBファースト送信選択時はLSBデータ）の出力保持期間は（SCK×0.5サイクル）+（BCLK×3サイクル）です。1ビット目の送信データは、出力保持期間以降に不定になることがあります。2ビット目以降の送信データはSCK×1サイクルの期間出力されます。ただし、マスクROM版（M30245MC/8-XXXGP）およびエミュレーションポッド（M30245T3-RPD-E）では、1ビット目の送信データもSCK×1サイクルの期間出力されます。SSI送信データ出力保持期間（min.）は下記の通りです。

[M30245FCGP]

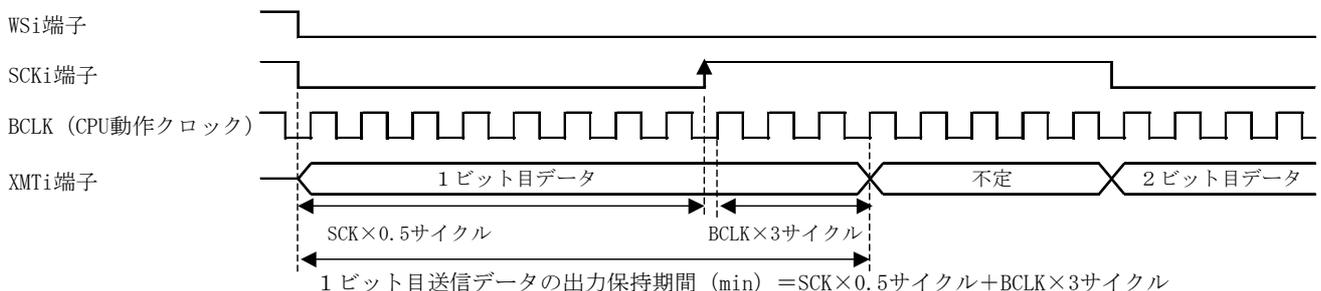
1ビット目 : (SCK×0.5サイクル) + (BCLK×3サイクル)

2ビット目以降 : (SCK×1サイクル)

[M30245MC/8-XXXGPおよびエミュレーションポッド（M30245T3-RPD-E）]

1ビット目、2ビット目以降 : (SCK×1サイクル)

下図に、WSDLY=0（WS遅延あり）・WSP=0（WS極性：立下りエッジ）・SCKP=0（SCK極性：立下りエッジ）の例を示します。



2. 対策

SSIデータの受信側デバイスにて、下記のタイミングでSSIデータをラッチしてください。

- SCKP=0（SCK極性：立下りエッジ）を選択した場合：SCKの立上りエッジからBCLKの3サイクル以内
 - SCKP=1（SCK極性：立上りエッジ）を選択した場合：SCKの立下りエッジからBCLKの3サイクル以内
- 以上