

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

MESC TECHNICAL NEWS

No. M16C-68-0102

M30220 / M30221 グループ
IIC モード設定時の注意事項

分 類	ドキュメント正誤表 注意事項 ノウハウ その他	対 象	M30220 グループ M30221 グループ
--------	----------------------------------	--------	----------------------------

1. 対象品種

- ・M30220 グループ
- ・M30221 グループ

2. マスク ROM 版、フラッシュメモリ版共通の注意事項

IIC モード選択ビット(0377₁₆ 番地のビット 0)を "1" に設定した場合の注意事項を以下に示します。

- 2.1 DMA 要求要因選択ビット(03BA₁₆ 番地のビット 0 ~ 3)を "1101₂(アクノリッジ検出)" に設定した場合、DMA1 は動作しません。選択しないでください。
- 2.2 ポート P7₁ 方向レジスタ(03EF₁₆ 番地のビット 1)はリード時に内容が不定となるため、即値を設定してください。またポート P7 方向レジスタ(03EF₁₆ 番地)に BSET、BCLR、AND、OR などのリードモディファイライト命令を実行すると、ポート P7₁ 方向レジスタの内容が変更されることがあります。

表 1 にリードモディファイライト命令一覧を示します。

表 1. リードモディファイライト命令一覧

機 能	ニーモニック
ビット処理	BCLR、BNOT、BSET、BTSTC、BTSTS
シフト	ROLC、RORC、ROT、SHA、SHL
算術	ABS、ADC、ADCF、ADD、DEC、EXTS、INC、MUL、MULU、NEG、 SBB、SUB
論理	AND、NOT、OR、XOR
ジャンプ	ADJNZ、SBJNZ

3. マスク ROM 版のみの注意事項

IICモード選択ビット(0377₁₆番地のビット0)を"1"、内/外部クロック選択ビット(0378₁₆番地のビット3)を"1(スレーブ設定)"にした場合の注意事項を以下に示します。

3.1 SCL ウェイト出力ビット(0376₁₆番地のビット2)と SCL ウェイト出力ビット2(0376₁₆番地のビット5)は機能しません。

3.2 「IICM=1時はP7₁方向レジスタ=1であってもポート端子がリードできるものとする」という仕様ですが、ポートP7₁方向レジスタ(03EF₁₆番地のビット1)を"0"にしないと、ポートP7₁端子をリードできません。