

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A366A/J	Rev.	第1版
題名	ハードウェアマニュアル LPC インタフェース誤記訂正 その1		情報分類	技術情報	
適用製品	H8S/2140B グループ H8S/2110B グループ H8S/2111B H8S/2114R グループ H8S/2116 グループ H8S/2117 グループ	対象ロット等 全ロット	関連資料	H8S/2140Bグループハードウェアマニュアル (RJJ09B0333-0300 Rev.3.00) H8S/2110Bグループハードウェアマニュアル (RJJ09B0332-0200 Rev.2.00) H8S/2111Bハードウェアマニュアル (RJJ09B0169-0100Z Rev.1.00) H8S/2114Rグループハードウェアマニュアル (RJJ09B0056-0300 Rev.3.00) H8S/2116グループハードウェアマニュアル (RJJ09B0270-0100 Rev.1.00) H8S/2117グループハードウェアマニュアル (RJJ09B0360-0100 Rev.1.00)	

H8S/2140B グループ、H8S/2110B グループ、H8S/2111B、H8S/2114R グループ、H8S/2116 グループ、H8S/2117 グループ
ハードウェアマニュアルにおいて誤記がございましたので訂正いたします。

H8S/2140B グループ：	19 . ホストインタフェース LPC インタフェース(LPC)
H8S/2110B グループ：	15 . ホストインタフェース LPC インタフェース(LPC)
H8S/2111B：	15 . ホストインタフェース(LPC)
H8S/2114R グループ：	18 . LPC インタフェース(LPC)
H8S/2116 グループ：	16 . LPC インタフェース(LPC)
H8S/2117 グループ：	19 . LPC インタフェース(LPC)

表1 ハードウェアマニュアル正誤表

修正箇所	ページ	訂正箇所
nn.3.1 ホストインタフェース コントロールレジスタ0、1 (HICR0、HICR1) ・HICR1 ビット0 LSCIB	19-10	(誤) HICR1のLSCIE ビットとの組み合わせによりLSCI 出力を制御します。 (正) HICR0のLSCIE ビットとの組み合わせによりLSCI 出力を制御します。
	15-10	
	15-10	
	18-10	
	16-8	
nn.4.6 LPCインタフェースの クロック起動要求 図nn.7 クロック起動要求タイ ミング	19-39	信号名 (誤) CLK (正) LCLK
	15-37	
	15-37	
	18-59	
	16-42	
	19-48	

(注)表中で"nn"と表記した部分は章番号を表しています。ページ番号は上段から順に下記製品グループを示しています。

H8S/2140B グループ
H8S/2110B グループ
H8S/2111B
H8S/2114R グループ
H8S/2116 グループ
H8S/2117 グループ

- 以上 -