

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-531A/JA	Rev.	第1版
題名	LCDC のシステムメモリへのアクセス停止に関する注意事項		情報分類	使用上の注意事項	
適用製品	HD6417727	対象ロット等	関連資料	SH7727 ハードウェアマニュアル (ADJ-602-234C 第4版)	
		全ロット			

HD6417727 の LCDC モジュールの表示用メモリへのアクセス停止手順について、下記の注意事項がございます。
ご理解、ご了承いただきたくお願いいたします。

LCDC モジュールの表示用のシステムメモリ(エリア3領域のシンクロナス DRAM)へのアクセスを停止する手順は、以下のフローに沿っていただきます様、お願いいたします。

1. 現在の状態が LDPMMR レジスタの LPS1 と LPS0 ビットが 1 であることを確認します。
2. LDCNTR の DON ビットを 0 (表示オフモード) に設定します。
3. LDPMMR の LPS1 と LPS0 ビットが 0 になることを確認します。
4. 1 フレームの表示時間を待ちます。

LCDC モジュールを使用後、スタンバイモードにする前または LCDC のモジュールスタンバイ機能を使用する前には、この停止手順が必要になります。

以上