

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A381A/J	Rev.	第1版
題名	H8SX/1658R、1668R グループ A/D 外部トリガ起動時の注意事項		情報分類	技術情報	
適用製品	H8SX/1658R、H8SX/1654R、H8SX/1653R H8SX/1668R、H8SX/1664R、H8SX/1663R	対象ロット等 全ロット	関連資料	H8SX/1658R グループハードウェアマニユアル (RJJ09B0449-0100) H8SX/1668R グループハードウェアマニユアル (RJJ09B0448-0100)	

拝啓、貴社益々ご清栄の段、お慶び申し上げます。平素より格別のご高配を賜り深謝申し上げます。

H8SX/1658R、1668R グループの A/D 変換器において、注意事項がございます。

本内容をご了承いただき、ご使用下さいますよう、宜しくお願い致します。

外部トリガ*1 起動使用時に (1) ~ (3) のいずれかを実施している場合、AD 変換器を停止できない現象が発生する場合があります。

*1 外部トリガ： ADTRG 端子入力、もしくは周辺モジュール (TMR、TPU) からの変換トリガ

- (1) 外部トリガ起動設定使用時に、ADCSR_ADST ビットへの “0” “1” ライト
- (2) 外部トリガ起動設定から外部トリガ禁止設定への切り替え
- (3) 外部トリガ起動設定使用時に、スキャンモード (SCANE、ADSTCLR ビット) を切り替え
(連続スキャンモード シングルモードまたは1サイクルスキャンモードへの切り替え)

上記のいずれかに該当する場合は、お手数をおかけしますが、下記の設定をお願い致します。

(1) に該当する場合

外部トリガ起動設定時、ADCSR_ADST ビットへ “0” “1” ライトを実行しないで下さい。

(2) または (3) に該当する場合

外部トリガ起動設定 外部トリガ禁止設定への切り替え及び、

外部トリガ起動設定使用時のスキャンモード (SCANE、ADSTCLR ビット) の切り替えは、

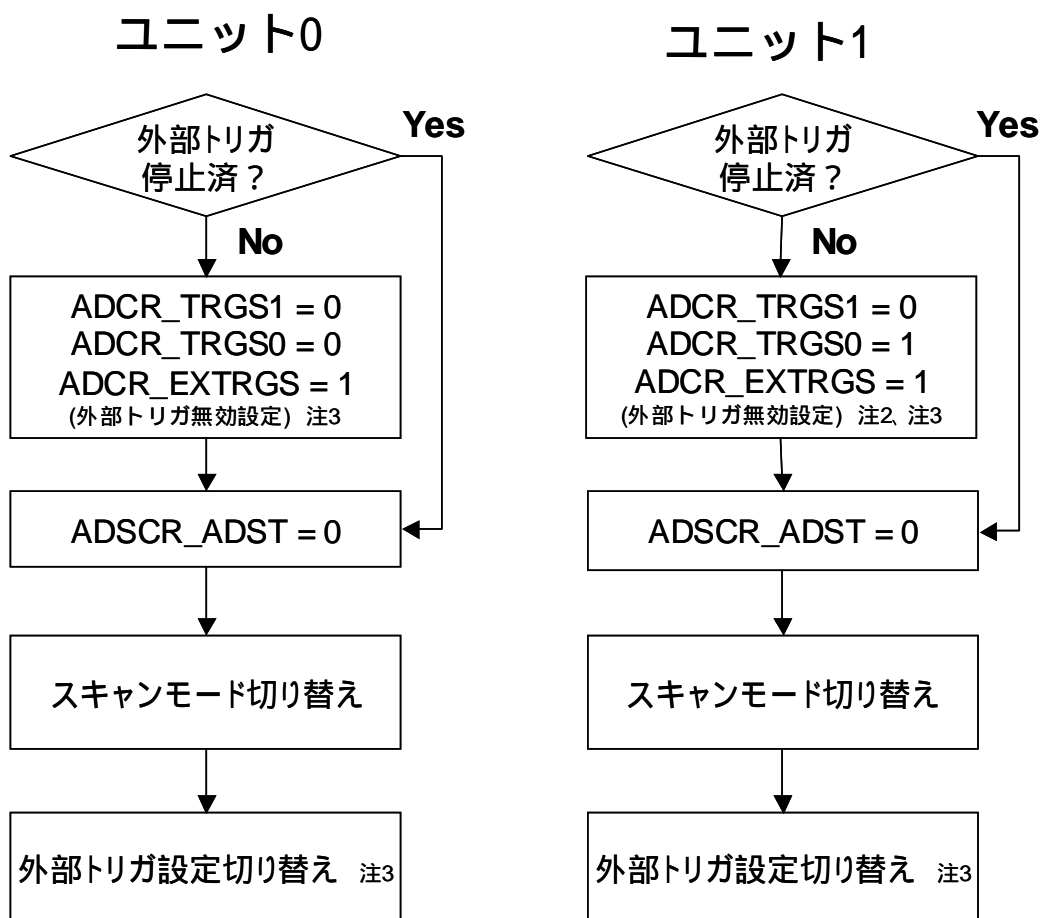
外部トリガ入力無効設定に切り替えた後に実行して下さい。

ADCR_TRGS1、TRGS0、EXTRGS ビットへ特定値をライトすることで

外部トリガ入力無効設定とすることができます。

(2) または (3) に該当する場合の詳細手順については、フロー 1 をご参照ください。

フロー1 外部トリガ起動設定時のモード切り替え手順



注2) ハードウェアマニュアルの13-45(H8SX/1658Rグループ)、13-37(H8SX/1668Rグループ)に記載しておりますように、必ずTPUユニット1のTIER_TTGEビットは、0の状態でご使用ください。

注3) ADCR_TRGS1、TRGS0、EXTRGS ビットの書き換えは同時(バイト単位)に行ってください

本内容をご了承いただき、ご使用下さいますよう、宜しくお願い致します。