

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## 日立半導体技術情報

〒 1 0 0 - 0 0 0 4

東京都千代田区大手町 2 丁目 6 番 2 号  
(日本ビル)

TEL (03)5201-5191(ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	H8S/2600 シリーズ算術演算命令 (MAC, LDMAC, STMAC, CLRMAC) について	発行番号	TN-H8*-200A		
		分類	1. 仕様変更 2. <b>ドキュメント訂正追加等</b> 3. 使用上の注意事項		
適用 製品	H8S/2600 シリーズ	対象ロット等	関連資料	以下参照	有効期限
		全ロット			永年

H8S/2600 シリーズハードウェアマニュアルの付録部分「A.2 命令コード一覧」に誤記がありますので、ご連絡致します。

## 【誤】

CLRMAC : 本 LSI では使用できません。

LDMAC : 本 LSI では使用できません。

MAC : 本 LSI では使用できません。

STMAC : 本 LSI では使用できません。

## 【正】

命令	ニーモニック	サイズ	インストラクションフォーマット																	
			第1バイト	第2バイト	第3バイト	第4バイト	第5バイト	第6バイト	第7バイト	第8バイト	第9バイト	第10バイト								
CLRMAC	CLRMAC	-	0	1	A	0														
LDMAC	LDMAC ERs.MACH	L	0	3	2	0	ers													
	LDMAC ERs.MACL	L	0	3	3	0	ers													
MAC	MAC @ERn+, @ERm+	-	0	1	6	0	6	D	0	erm	0	erm								
STMAC	STMAC MACH.ERd	L	0	2	2	0	ers													
	STMAC MACL.ERd	L	0	2	3	0	ers													

## 【関連資料】

H8S/2633 シリーズハードウェアマニュアル (平成 12 年 9 月 第 3 版 ADJ-602-187B)

H8S/2643 シリーズハードウェアマニュアル (平成 12 年 5 月 第 1 版 ADJ-602-239)

H8S/2626 シリーズ、H8S/2623 シリーズハードウェアマニュアル

(平成 12 年 6 月 第 3 版 ADJ-602-190B)

H8S/2646F-ZTAT ハードウェアマニュアル (平成 12 年 7 月 第 2 版 ADJ-602-229A)

H8S/2636F-ZTAT ハードウェアマニュアル (平成 12 年 1 月 第 1 版 ADJ-602-224)