

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ルネサス 技術情報

〒100-0004
 東京都千代田区大手町2丁目6番2号
 (日本ビル)
 TEL (03)5201-5235 (ダイヤルイン)
 株式会社 ルネサス テクノロジ 応用技術統括部
 第三応用技術部

製品分類	MPU&MCU	発行番号	TN-H8*-252A	Rev.	第1版
題名	H8S/2218、H8S/2212 シリーズのUSB仕様変更	情報分類	①.仕様変更 ②.ドキュメント訂正追加等 ③.使用上の注意事項 ④.マスク変更 ⑤.ライン変更		
適用製品	H8S/2218、H8S/2212 シリーズ	対象ロット等	関連資料	有効期限	
		全ロット		H8S/2218、H8S/2212 シリーズ ハードウェアマニュアル ADJ-602-338(H) 第1版 永年	

シングルチップマイクロコンピュータ H8S/2218、H8S/2212 シリーズハードウェアマニュアルにおきまして、USB の仕様変更がありますのでご連絡させていただきます。

- 記 -

1. 14.3.17 USB 割り込みフラグレジスタ 1 (UIFR1) のビット 3 (P14-15)

【修正前】

ビット	ビット名	初期値	R/W	説明
3	EP1ALL EMPTY	1	R	EP1 FIFO オールエンプティ EP1 の FIFO は 2 面構成になっています。このとき、2 面ともエンプティのときに 1 にセットされます。(UDSR/EP1DE の負極性信号に相当します)

【修正後】

ビット	ビット名	初期値	R/W	説明
3	EP1ALL EMPTY _s	1	R	EP1 FIFO オールエンプティステータス EP1 の FIFO は 2 面構成になっています。このとき、2 面ともエンプティのときに 1 にセットされます。 UDSR/EP1DE の負極性信号に相当します。 <u>EP1ALLEMPITY_s での割り込み要求はできません。</u>

2 . 14.3.20 USB 割り込みイネーブルレジスタ 1 (UIER1)のビット 3 (P14-17)

【修正前】

ビット	ビット名	初期値	R/W	説明
3	EP1ALL EMPTYE	0	R/W	EP1ALLEEMPTY 割り込みイネーブル

【修正後】

ビット	ビット名	初期値	R/W	説明
3		0	R/W	<u>リザーブビット</u> <u>ライトするときは0をライトしてください。</u>

3 . 14.3.23 USB 割り込み選択レジスタ 1 (UISR1)のビット 3 (P14-19)

【修正前】

ビット	ビット名	初期値	R/W	説明
3	EP1ALL EMPTYS	0	R/W	EP1ALLEEMPTY 割り込み選択

【修正後】

ビット	ビット名	初期値	R/W	説明
3		0	R/W	<u>リザーブビット</u> <u>ライトするときは0をライトしてください。</u>

4 . 14.3.25 USB データステータスレジスタ(UDSR)のビット 2 (P14-20)

【修正前】

ビット	ビット名	初期値	R/W	説明
2	EP1DE	0	R	EP1 データイネーブル 0 : EP1 に有効データがないとき。 1 : EP1 に有効データがあるとき。 UIFR1/EP1ALLEEMPTY フラグ(EP1DE の負極性信号に相当)として割り込み出力が可能です。

【修正後】

ビット	ビット名	初期値	R/W	説明
2	EP1DE	0	R	EP1 データイネーブル 0 : EP1 に有効データがないとき。 1 : EP1 に有効データがあるとき。 <u>UIFR1/EP1ALLEEMPTYs の負極性信号に相当します。</u>

以上