

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

- 日立マイクロコンピュータ技術情報 -

〒 100 - 0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)5201-5224 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

題 目	H8S/2214, H8S/2214 F-ZTAT ハードウェアマニュアル訂正のご案内		発行番号	TN-H8*-208A		
			分 類	1. 仕様変更 ②. ドキュメント訂正追加等 3. 使用上の注意事項		
適 用 製 品	H8S/2214シリーズ 全製品	対象ロット等	関連資料	H8S/2214, H8S/2214F-ZTAT ハードウェアマニュアル	Rev	有効期限
		全ロット			第1版	永年

拝啓、貴社益々ご清栄の段、お喜び申し上げます。平素より格別のご高配を賜り深謝申し上げます。  
 題記の件、H8S/2214, H8S/2214 F-ZTATハードウェアマニュアルにおきまして、誤記訂正がありますので、  
 ご理解、ご了承頂きたくお願い申し上げます。

1. DMACショートアドレスモード転送

H8S/2214シリーズでは、DMACのショートアドレスモード転送のシングルアドレスモードはサポート  
 していません。下記に訂正前、訂正後のショートアドレスモードの各転送モードを示します。  
 また、次ページ以降に、修正になった項目の一覧を添付致します。

【訂正前】

DMACの転送モード(ショートアドレスモード)

転送モード		転送要因
デュアル アドレス モード	(1)シーケンシャルモード (2)アイドルモード (3)リピートモード	・TPUチャンネル0~2のコン ペアマッチ/インプット キャプチャA割り込み ・SCIの送信完了割り込み ・SCIの受信完了割り込み ・外部リクエスト
シングル アドレス モード		・外部リクエスト

【訂正後】

DMACの転送モード(ショートアドレスモード)

転送モード		転送要因
デュアル アドレス モード	(1)シーケンシャルモード (2)アイドルモード (3)リピートモード	・TPUチャンネル0~2のコン ペアマッチ/インプット キャプチャA割り込み ・SCIの送信完了割り込み ・SCIの受信完了割り込み ・外部リクエスト

## 修正項目一覧

ページ	項目	修正内容
4	表1.1 概要	<u>DMAコントローラ</u> <u>シングルアドレスモード転送可能</u> 削除
7	図1.1 内部ブロック図	P10/TIOCA0 <u>DACK0</u> /A20 ↳ 削除 P11/TIOCB0 <u>DACK1</u> /A21 ↳ 削除
8	図1.2 ピン配置図	34番ピン P10/TIOCA0 <u>DACK0</u> /A20 ↳ 削除 35番ピン P11/TIOCB0 <u>DACK1</u> /A21 ↳ 削除
10~11	表1.2 動作モード別端子機能一覧	ピン番号 (TFP-100B、TFP-100G) 34 モード4 P10/TIOCA0 <u>DACK0</u> /A20 ↳ 削除 モード5 P10/TIOCA0 <u>DACK0</u> /A20 ↳ 削除 モード6 P10/TIOCA0 <u>DACK0</u> /A20 ↳ 削除 モード7 P10/TIOCA0 <u>DACK0</u> ↳ 削除 ピン番号 (TFP-100B、TFP-100G) 35 モード4 P11/TIOCB0 <u>DACK1</u> /A21 ↳ 削除 モード5 P11/TIOCB0 <u>DACK1</u> /A21 ↳ 削除 モード6 P11/TIOCB0 <u>DACK1</u> /A21 ↳ 削除 モード7 P11/TIOCB0 <u>DACK1</u> ↳ 削除
14	表1.3 端子機能	<u>DMAコントローラ</u> <u>DACK0、DACK1</u> 削除
181	7.1.1 特長	・ <u>シングルアドレスモードでは転送元、.....</u> ↳ 削除 ・ <u>シングルアドレスモードでは1バス、.....</u> ↳ 削除 ・デュアルアドレスモード、 <u>シングルアドレスモード</u> ↳ 削除
182	図7.1 DMACのブロック図	<u>DACK0、DACK1</u> 削除
183	表7.1 DMACの機能概要 (ショートアドレスモード)	<u>シングルアドレスモード</u> 削除

ページ	項目	修正内容
185	7.1.4 端子構成	<p>ショートアドレスモードでは、..... <u>シングルアドレス転送</u>.....</p> <p>↳ 削除</p> <p>DMA転送アクノレッジは..... <u>機能します。</u></p> <p>↳ 削除</p> <p>DACK端子は..... <u>となります。</u></p> <p>↳ 削除</p>
185	表7.3 端子構成	<p>チャンネル0の欄から <u>DMA転送アクノレッジ0</u>の内容を削除</p> <p>チャンネル1の欄から <u>DMA転送アクノレッジ1</u>の内容を削除</p>
192	ビット4：データ転送方向	<p>DMABCRのSAEビットと組み合わせて、<u>データ転送</u></p> <p>↳ 削除</p> <p><u>したがって</u>..... <u>機能が異なります。</u></p> <p>↳ 削除</p> <p>削除</p>
195	7.2.5 DMAバンドコントロールレジスタ	<p>ビット12 SAE0</p> <p>ビット13 SAE1</p>
196	ビット13：シングルアドレスイネーブル1	<p>ビット13：<u>シングルアドレスイネーブル1(SAE1)</u></p> <p>↳ リザーブに変更</p> <p><u>チャンネル1Bをデュアル</u>..... <u>ビットです。</u></p> <p>↳ 削除</p> <p>フルアドレス.....は無効になります。</p> <p>↳ 削除</p> <p>内容追加</p> <p>リザーブビットです。0のみライト可能です。1をライトした場合誤動作します。</p>

ページ	項目	修正内容								
196	ビット12：シングルアドレスイネーブル0	<p>ビット12：<del>シングルアドレスイネーブル0(SAE0)</del>                      ↳ リザーブに変更</p> <p><del>チャンネル0Bをデュアル ..... ビットです。</del>                      ↳ 削除</p> <table border="1" style="margin-left: auto; margin-right: auto;"> <tr> <td>ビット12</td> <td></td> </tr> <tr> <td>SAE0</td> <td></td> </tr> <tr> <td>0</td> <td>デュアル.....</td> </tr> <tr> <td>1</td> <td>シングル.....</td> </tr> </table> <p><del>フルアドレス ..... は無効になります。</del>                      ↳ 削除</p> <p>内容追加                      リザーブビットです。0のみライト可能です。                      1をライトした場合誤動作します。</p>	ビット12		SAE0		0	デュアル.....	1	シングル.....
ビット12										
SAE0										
0	デュアル.....									
1	シングル.....									
219	表7.6 DMACの転送モード	<p>転送モードの欄から  <del>(4) シングルアドレスモード</del> を削除</p> <p>備考の欄から  <del>・シングルアドレス ..... のみ可能</del> を削除  <del>・シングルアドレス ..... 指定可能</del> を削除</p>								
232 ~ 234	7.5.5 シングルアドレスモード	<del>7.5.5 シングルアドレスモード</del> の全ての内容削除								
245	(4) シングルアドレスモード	<del>(4) シングルアドレスモード</del> の全ての内容削除								
255 ~ 258	7.5.11 DMACのバスサイクル (シングルアドレスモード)	<del>7.5.11 DMACのバスサイクル</del> の全ての内容削除								