

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

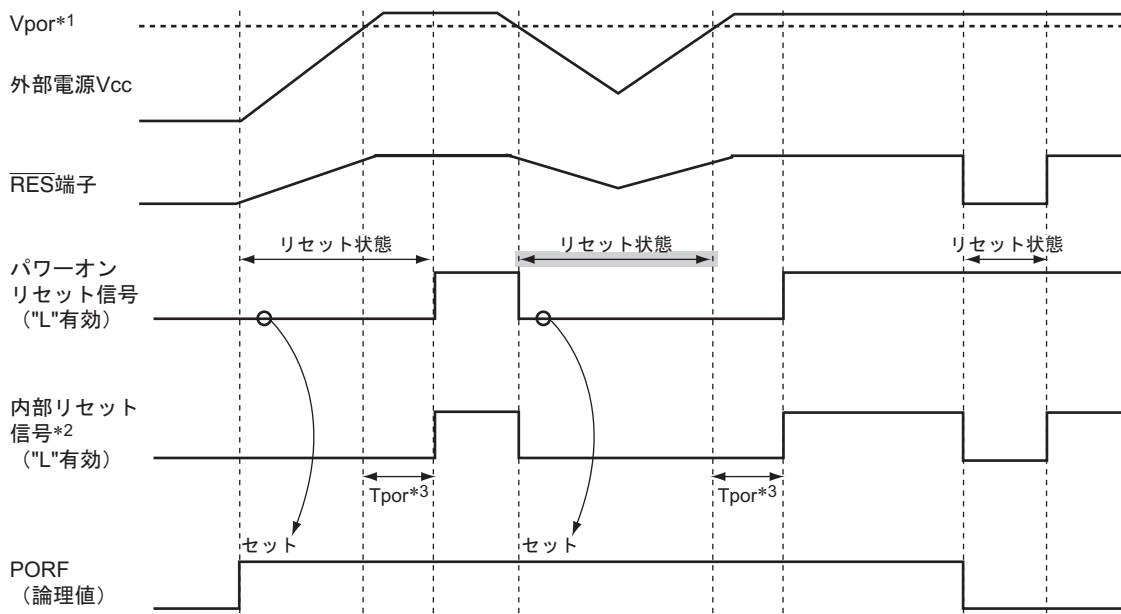
製品分類	MPU&MCU	発行番号	TN-H8*-A388A/J	Rev.	1版
題名	H8S/2112 グループ パワーオンリセット(POR) ハードウェアマニュアル変更のご案内		情報分類	技術情報	
適用製品	H8S/2112	対象ロット等	関連資料	H8S/2112 グループ, ハードウェアマニュアル (RJ09B0473-0100 Rev1.0)	
		全ロット			

H8S/2112 ハードウェアマニュアル/パワーオンリセット(POR)に関する記述内容変更について、下記のとおりご案内致します。

- H8S/2112 グループ：
- 4. リセット
 - 25. レジスタ一覧
 - 26. 電気的特性

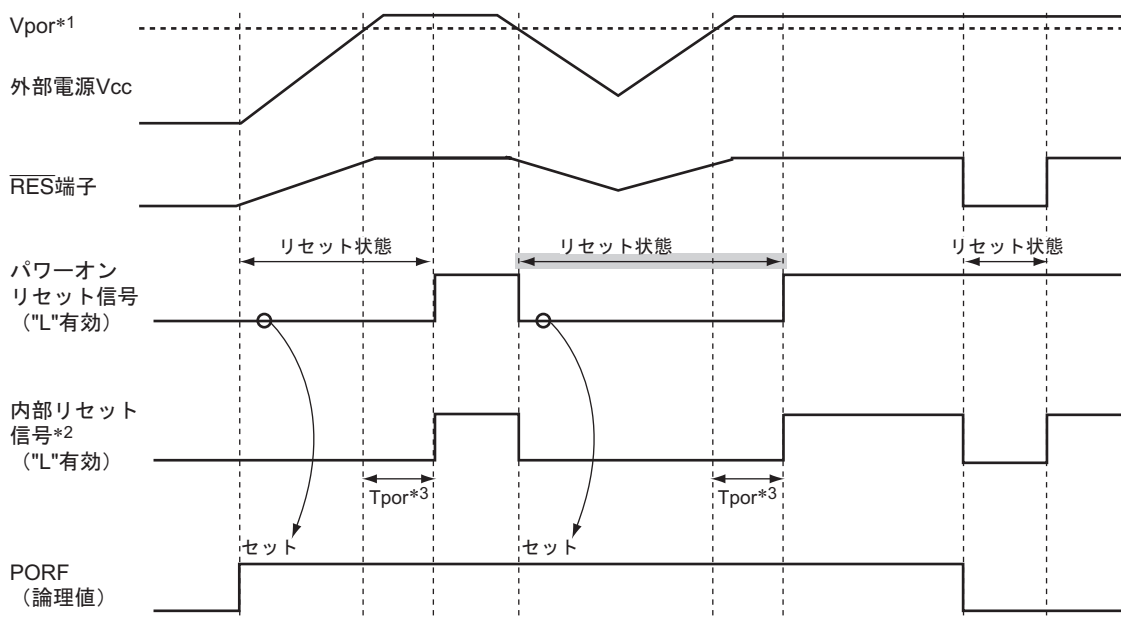
表1 H8S/2112 グループハードウェアマニュアル変更表

変更箇所	ページ	変更内容
図 4.2 パワーオンリセットの動作	4-9	(変更前) 当資料の図1 (変更後) 当資料の図2
4.5 パワーオンリセット	4-10	(変更前) $\overline{\text{RES}}$ 端子を Low レベルにした状態 (端子リセットの状態) で VCC を立ち上げた場合、VCC が V_{por} より高いレベルにある状態で $\overline{\text{RES}}$ 端子が High レベルに解除されたときは、パワーオンリセット機能は無効となり安定時間を待たずにリセット例外処理を開始します。 (変更後) $\overline{\text{RES}}$ 端子を Low レベルにした状態 (端子リセットの状態) で VCC を立ち上げた場合、VCC が V_{por} より高いレベルにある状態で $\overline{\text{RES}}$ 端子が High レベルに解除されたときは、パワーオンリセット機能は無効となりパワーオンリセット時間を待たずにリセット例外処理を開始します。
4.5 パワーオンリセット	4-10	(変更前) この場合は VCC が V_{por} 以上になって安定時間が経過した後、パワーオンリセットが解除され、リセット例外処理を開始します。 (変更後) この場合は VCC が V_{por} 以上になってパワーオンリセット時間が経過した後、パワーオンリセットが解除され、リセット例外処理を開始します。
25.3 各動作モードにおけるレジスタの状態 RSTSR リセット	25-28	(変更前) 初期化 (変更後) 初期化* 【注】* RSTSR.PORF ビットは端子リセット発生時のみ初期化されます。
表 26.14 パワーオンリセット回路の電気的特性 パワーオンリセット時間 max.	26-20	(変更前) 80 (変更後) 60



- 【注】 電気的特性は「第26章 電気的特性」を参照してください。
 *1 Vporはパワーオンリセット検知レベルを示しています。
 *2 内部リセット信号はPORF以外の内部状態および端子状態を初期化します。
 *3 Tporはパワーオンリセット時間を示します。

図1 変更前



- 【注】 電気的特性は「第26章 電気的特性」を参照してください。
 *1 Vporはパワーオンリセット検知レベルを示しています。
 *2 内部リセット信号はPORF以外の内部状態および端子状態を初期化します。
 *3 Tporはパワーオンリセット時間を示します。

図2 変更後

— 以上 —