

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A202A/J	Rev.	第1版
題名	RX65Nグループ、RX651グループ ユーザーズマニュアル ハードウェア編の誤記訂正		情報分類	技術情報	
適用製品	RX65N グループ、RX651 グループ	対象ロット等	関連資料	RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編 Rev.2.10 (R01UH0590JJ0210)	
		全ロット			

RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編 Rev.2.10 において、誤記がありましたので、以下のとおり訂正いたします。

- Page 2359 of 2727

「表 49.8 バウンダリスキャンレジスタ (コードフラッシュメモリ容量が 1.5M バイト以上の製品) 145 ピン TFLGA」において、ビット名の列を以下のとおり訂正いたします。

【訂正後】

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (1 / 8)

Pin No	端子名	タイプ	ビット名
From TDI			
B3	P05	出力	333
		出カイナーブル	332
		入力	331
D3	P03	出力	330
		出カイナーブル	329
		入力	328
C2	P02	出力	327
		出カイナーブル	326
		入力	325
D4	P01	出力	324
		出カイナーブル	323
		入力	322
D1	P00	出力	321
		出カイナーブル	320
		入力	319
D2	PF5	出力	318
		出カイナーブル	317
		入力	316
E3	PJ5	出力	315
		出カイナーブル	314
		入力	313
F3	PJ3	出力	312
		出カイナーブル	311
		入力	310
G3	MD	出力	309
		出カイナーブル	308
		入力	307
H4	P35	入力	303
J2	P33	出力	299
		出カイナーブル	298
		入力	297
J3	P32	出力	296
		出カイナーブル	295
		入力	294
L1	P25	出力	281
		出カイナーブル	280
		入力	279
L4	P24	出力	278
		出カイナーブル	277
		入力	276
L2	P23	出力	275
		出カイナーブル	274
		入力	273

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (2 / 8)

Pin No	端子名	タイプ	ビット名
M1	P22	出力	272
		出カイナーブル	271
		入力	270
N1	P21	出力	269
		出カイナーブル	268
		入力	267
N2	P20	出力	266
		出カイナーブル	265
		入力	264
M2	P17	出力	263
		出カイナーブル	262
		入力	261
N3	P87	出力	260
		出カイナーブル	259
		入力	258
L3	P16	出力	257
		出カイナーブル	256
		入力	255
M3	P86	出力	254
		出カイナーブル	253
		入力	252
K4	P15	出力	251
		出カイナーブル	250
		入力	249
N4	P14	出力	248
		出カイナーブル	247
		入力	246
L5	P13	出力	245
		出カイナーブル	244
		入力	243
M4	P12	出力	242
		出カイナーブル	241
		入力	240
L6	P56	出力	239
		出カイナーブル	238
		入力	237
N7	P55	出力	236
		出カイナーブル	235
		入力	234
K5	P54	出力	233
		出カイナーブル	232
		入力	231

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (3 / 8)

Pin No	端子名	タイプ	ビット名
K6	P53	出力	230
		出カインェーブル	229
		入力	228
L7	P52	出力	227
		出カインェーブル	226
		入力	225
K7	P51	出力	224
		出カインェーブル	223
		入力	222
M7	P50	出力	221
		出カインェーブル	220
		入力	219
L8	P83	出力	218
		出カインェーブル	217
		入力	216
N9	PC7	出力	215
		出カインェーブル	214
		入力	213
M8	PC6	出力	212
		出カインェーブル	211
		入力	210
L9	PC5	出力	209
		出カインェーブル	208
		入力	207
N10	P82	出力	206
		出カインェーブル	205
		入力	204
M9	P81	出力	203
		出カインェーブル	202
		入力	201
K9	P80	出力	200
		出カインェーブル	199
		入力	198
L10	PC4	出力	197
		出カインェーブル	196
		入力	195
N11	PC3	出力	194
		出カインェーブル	193
		入力	192
M10	P77	出力	191
		出カインェーブル	190
		入力	189

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (4 / 8)

Pin No	端子名	タイプ	ビット名
K10	P76	出力	188
		出カインェーブル	187
		入力	186
L11	PC2	出力	185
		出カインェーブル	184
		入力	183
N12	P75	出力	182
		出カインェーブル	181
		入力	180
N13	P74	出力	179
		出カインェーブル	178
		入力	177
M12	PC1	出力	176
		出カインェーブル	175
		入力	174
M11	PC0	出力	173
		出カインェーブル	172
		入力	171
L12	P73	出力	170
		出カインェーブル	169
		入力	168
K11	PB7	出力	167
		出カインェーブル	166
		入力	165
K12	PB6	出力	164
		出カインェーブル	163
		入力	162
K13	PB5	出力	161
		出カインェーブル	160
		入力	159
J11	PB4	出力	158
		出カインェーブル	157
		入力	156
J10	PB3	出力	155
		出カインェーブル	154
		入力	153
J12	PB2	出力	152
		出カインェーブル	151
		入力	150
J13	PB1	出力	149
		出カインェーブル	148
		入力	147

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (5 / 8)

Pin No	端子名	タイプ	ビット名
H10	P72	出力	146
		出カインェーブル	145
		入力	144
H11	P71	出力	143
		出カインェーブル	142
		入力	141
H12	PB0	出力	140
		出カインェーブル	139
		入力	138
H13	PA7	出力	137
		出カインェーブル	136
		入力	135
G11	PA6	出力	134
		出カインェーブル	133
		入力	132
G10	PA5	出力	131
		出カインェーブル	130
		入力	129
G13	PA4	出力	128
		出カインェーブル	127
		入力	126
F10	PA3	出力	125
		出カインェーブル	124
		入力	123
F13	PA2	出力	122
		出カインェーブル	121
		入力	120
F12	PA1	出力	119
		出カインェーブル	118
		入力	117
E10	PA0	出力	116
		出カインェーブル	115
		入力	114
E13	P67	出力	113
		出カインェーブル	112
		入力	111
E11	P66	出力	110
		出カインェーブル	109
		入力	108
E12	P65	出力	107
		出カインェーブル	106
		入力	105

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (6 / 8)

Pin No	端子名	タイプ	ビット名
D10	PE7	出力	104
		出カインェーブル	103
		入力	102
D13	PE6	出力	101
		出カインェーブル	100
		入力	99
C12	P70	出力	98
		出カインェーブル	97
		入力	96
D12	PE5	出力	95
		出カインェーブル	94
		入力	93
B13	PE4	出力	92
		出カインェーブル	91
		入力	90
A13	PE3	出力	89
		出カインェーブル	88
		入力	87
B12	PE2	出力	86
		出カインェーブル	85
		入力	84
A12	PE1	出力	83
		出カインェーブル	82
		入力	81
C11	PE0	出力	80
		出カインェーブル	79
		入力	78
D9	P64	出力	77
		出カインェーブル	76
		入力	75
C10	P63	出力	74
		出カインェーブル	73
		入力	72
A11	P62	出力	71
		出カインェーブル	70
		入力	69
B11	P61	出力	68
		出カインェーブル	67
		入力	66
D8	P60	出力	65
		出カインェーブル	64
		入力	63

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (7 / 8)

Pin No	端子名	タイプ	ビット名
C9	PD7	出力	62
		出カイナーブル	61
		入力	60
A9	PD6	出力	59
		出カイナーブル	58
		入力	57
D7	PD5	出力	56
		出カイナーブル	55
		入力	54
B9	PD4	出力	53
		出カイナーブル	52
		入力	51
C8	PD3	出力	50
		出カイナーブル	49
		入力	48
A8	PD2	出力	47
		出カイナーブル	46
		入力	45
C7	PD1	出力	44
		出カイナーブル	43
		入力	42
B8	PD0	出力	41
		出カイナーブル	40
		入力	39
D6	P93	出力	38
		出カイナーブル	37
		入力	36
A7	P92	出力	35
		出カイナーブル	34
		入力	33
B7	P91	出力	32
		出カイナーブル	31
		入力	30
A6	P90	出力	29
		出カイナーブル	28
		入力	27
B6	P47	出力	26
		出カイナーブル	25
		入力	24
C5	P46	出力	23
		出カイナーブル	22
		入力	21

表49.8 バウンダリスキャンレジスタ
(コードフラッシュメモリ容量が1.5Mバイト以上の製品) 145ピンTFLGA (8 / 8)

Pin No	端子名	タイプ	ビット名
A5	P45	出力	20
		出カイナーブル	19
		入力	18
E5	P44	出力	17
		出カイナーブル	16
		入力	15
B5	P43	出力	14
		出カイナーブル	13
		入力	12
A4	P42	出力	11
		出カイナーブル	10
		入力	9
C4	P41	出力	8
		出カイナーブル	7
		入力	6
A3	P40	出力	5
		出カイナーブル	4
		入力	3
A2	P07	出力	2
		出カイナーブル	1
		入力	0
To TDO			

● Page 2643 of 2727

「表 60.13 リセットタイミング」の単位の欄を以下のとおり訂正いたします。

【訂正前】

表60.13 リセットタイミング

条件：VCC = AVCC0 = AVCC1 = VCC_USB = VBATT = 2.7~3.6V, 2.7V ≤ VREFH0 ≤ AVCC0,
VSS = AVSS0 = AVSS1 = VREFL0 = VSS_USB = 0V,

T_a = T_{opr}

項目		記号	min	typ	max	単位	測定条件
RES#/パルス幅	電源投入時	t _{RESWP}	1	—	—	ms	図 60.1
	ディープソフトウェアスタンバイモード	t _{RESWD}	0.6	—	—	ms	図 60.2
	ソフトウェアスタンバイモード、 低速動作モード2	t _{RESWS}	0.3	—	—	ms	
	コードフラッシュメモリのプログラム/イレーズ中、 データフラッシュメモリのプログラム/イレーズ/ バンクチェック中	t _{RESWF}	200	—	—	ms	
	上記以外	t _{RESW}	200	—	—	ms	
RES#解除後待機時間		t _{RESWT}	54	—	55	t _{Lcyc}	図 60.1
内部リセット時間 (独立ウォッチドッグタイマリセット、ウォッチドッグタイマリセッ ト、ソフトウェアリセット)		t _{RESW2}	100	—	108	t _{Lcyc}	

【訂正後】

表60.13 リセットタイミング

条件：VCC = AVCC0 = AVCC1 = VCC_USB = VBATT = 2.7~3.6V, 2.7V ≤ VREFH0 ≤ AVCC0,
VSS = AVSS0 = AVSS1 = VREFL0 = VSS_USB = 0V,

T_a = T_{opr}

項目		記号	min	typ	max	単位	測定条件
RES#/パルス幅	電源投入時	t _{RESWP}	1	—	—	ms	図 60.1
	ディープソフトウェアスタンバイモード	t _{RESWD}	0.6	—	—	ms	図 60.2
	ソフトウェアスタンバイモード、 低速動作モード2	t _{RESWS}	0.3	—	—	ms	
	コードフラッシュメモリのプログラム/イレーズ中、 データフラッシュメモリのプログラム/イレーズ/ バンクチェック中	t _{RESWF}	200	—	—	μs	
	上記以外	t _{RESW}	200	—	—	μs	
RES#解除後待機時間		t _{RESWT}	54	—	55	t _{Lcyc}	図 60.1
内部リセット時間 (独立ウォッチドッグタイマリセット、ウォッチドッグタイマリセッ ト、ソフトウェアリセット)		t _{RESW2}	100	—	108	t _{Lcyc}	

● Page 2685 of 2727

「図 60.54 RIIC バスインタフェース入出力タイミング／簡易 IIC バスインタフェース入出力タイミング」の信号線名を以下のとおり訂正いたします。

【訂正前】

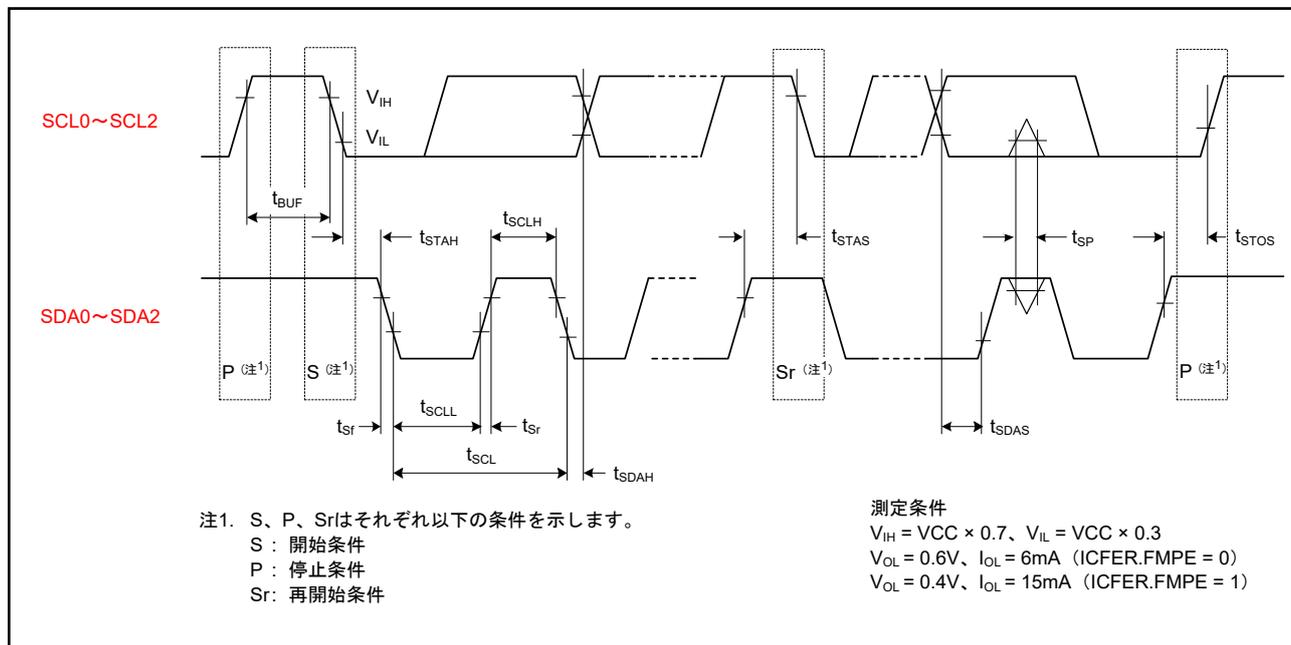


図 60.54 RIIC バスインタフェース入出力タイミング／簡易 IIC バスインタフェース入出力タイミング

【訂正後】

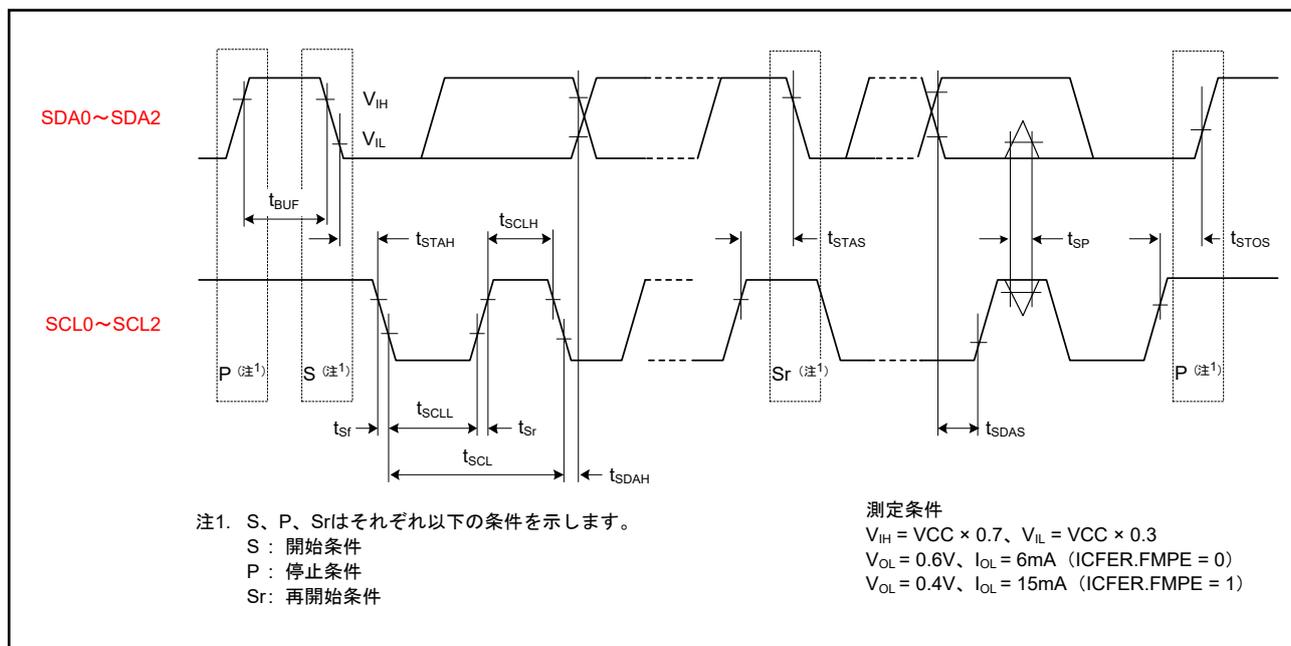


図 60.54 RIIC バスインタフェース入出力タイミング／簡易 IIC バスインタフェース入出力タイミング

以上