

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシアル  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/contact/>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-RX*-A0209A/J	Rev.	第1版
題名	RX71M グループ I/O レジスタのアクセスサイクル数に関する誤記訂正		情報分類	技術情報	
適用製品	RX71M グループ	対象ロット等	関連資料	RX71M グループ ユーザーズ マニュアル ハードウェア編 Rev.1.10 (R01UH0493JJ0110)	
		全ロット			

RX71M グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 の「5. I/O レジスタ章」において、表 5.1 記載のアクセスサイクル数に誤記がありましたので、以下のとおり訂正いたします。

## 【訂正前】

アドレス	モジュールシンボル	アクセスサイクル数		マニュアル 掲載ページ
		ICLK ≥ PCLK の場合	ICLK < PCLK の場合	
0008 0000h~0008 03FFh	SYSTEM	3ICLK		183
0008 1200h~0008 120Bh	RAM	2ICLK		183~184
0008 12C0h~0008 12D4h	ECCRAM	2ICLK		184
0008 1300h~0008 1311h	BSC	2ICLK		184
0008 2000h~0008 2204h	DMAC0~DMAC7, DMAC	2ICLK		184~186
0008 2400h~0008 240Fh	DTC	2ICLK		186
0008 2800h~0008 2BFFh	EXDMAC0, EXDMAC1, EXDMAC	1~2BCLK		186~187
0008 3002h~0008 3C50h	BSC	1~2BCLK		187~188
0008 6400h~0008 652Fh	MPU	1ICLK		188
0008 6610h	SYSTEM	1ICLK		188
0008 7010h~0008 7594h	ICU	2ICLK		188~189
0008 7600h~0008 77CFh		2ICLK~1PCLKB	2ICLK	189~191
0008 7830h~0008 79FFh		2ICLK~1PCLKA	2ICLK	191~192
0008 7A00h, 0008 7A01h		2ICLK~1PCLKA/B	2ICLK	192
0008 8000h~0008 801Dh	CMT, CMT0~CMT3	2~3PCLKB	2ICLK	192
0008 8020h~0008 8038h	WDT, IWDT	2~3PCLKB	2ICLK	192
0008 8040h~0008 8048h	DA	2~3PCLKB	2ICLK	192
0008 8100h~0008 816Bh	TPUA, TPU0~TPU5	2~3PCLKB	2ICLK	193~194
0008 81E6h~0008 81FFh	PPG0, PPG1	2~3PCLKB	2ICLK	194
0008 8200h~0008 821Dh	TMR0~TMR3, TMR01, TMR23	2~3PCLKB	2ICLK	194~195
0008 8280h~0008 8283h	CRC	2~3PCLKB	2ICLK	195
0008 8300h~0008 8353h	RIIC0, RIIC2	2~3PCLKB	2ICLK	195~196
0008 8500h~0008 857Fh	MMCIF	2~3PCLKB	2ICLK	196
0008 9000h~0008 91A4h	S12AD, S12AD1	2~3PCLKB	2ICLK	196~198
0008 9E00h~0008 9E2Bh	QSPI	4~5PCLKB	2~3ICLK	198~199

アドレス	モジュールシンボル	アクセスサイクル数		マニュアル 掲載ページ
		ICLK ≥ PCLK の場合	ICLK < PCLK の場合	
0008 A000h~0008 A00Fh	SCI0, SMC10	2~3PCLKB	2ICLK	199
0008 A00Eh (16 ビットアクセス)		4~5PCLKB	2ICLK	199
0008 A010h, 0008 A011h		2~3PCLKB	2ICLK	199
0008 A010h (16 ビットアクセス)		4~5PCLKB	2ICLK	199
0008 A012h		2~3PCLKB	2ICLK	199
0008 A020h~0008 A02Fh	SCI1, SMC11	2~3PCLKB	2ICLK	199
0008 A02Eh (16 ビットアクセス)		4~5PCLKB	2ICLK	199
0008 A030h, 0008 A031h		2~3PCLKB	2ICLK	199
0008 A030h (16 ビットアクセス)		4~5PCLKB	2ICLK	199
0008 A032h		2~3PCLKB	2ICLK	199
0008 A040h~0008 A04Fh	SCI2, SMC12	2~3PCLKB	2ICLK	199~200
0008 A04Eh (16 ビットアクセス)		4~5PCLKB	2ICLK	200
0008 A050h, 0008 A051h		2~3PCLKB	2ICLK	200
0008 A050h (16 ビットアクセス)		4~5PCLKB	2ICLK	200
0008 A052h		2~3PCLKB	2ICLK	200
0008 A060h~0008 A06Fh	SCI3, SMC13	2~3PCLKB	2ICLK	200
0008 A06Eh (16 ビットアクセス)		4~5PCLKB	2ICLK	200
0008 A070h, 0008 A071h		2~3PCLKB	2ICLK	200
0008 A070h (16 ビットアクセス)		4~5PCLKB	2ICLK	200
0008 A072h		2~3PCLKB	2ICLK	200
0008 A080h~0008 A08Fh	SCI4, SMC14	2~3PCLKB	2ICLK	200~201
0008 A08Eh (16 ビットアクセス)		4~5PCLKB	2ICLK	201
0008 A090h, 0008 A091h		2~3PCLKB	2ICLK	201
0008 A090h (16 ビットアクセス)		4~5PCLKB	2ICLK	201
0008 A092h		2~3PCLKB	2ICLK	201
0008 A0A0h~0008 A0AFh	SCI5, SMC15	2~3PCLKB	2ICLK	201
0008 A0AEh (16 ビットアクセス)		4~5PCLKB	2ICLK	201
0008 A0B0h, 0008 A0B1h		2~3PCLKB	2ICLK	201
0008 A0B0h (16 ビットアクセス)		4~5PCLKB	2ICLK	201
0008 A0B2h		2~3PCLKB	2ICLK	201
0008 A0C0h~0008 A0CFh	SCI6, SMC16	2~3PCLKB	2ICLK	201
0008 A0CEh (16 ビットアクセス)		4~5PCLKB	2ICLK	201
0008 A0D0h, 0008 A0D1h		2~3PCLKB	2ICLK	201
0008 A0D0h (16 ビットアクセス)		4~5PCLKB	2ICLK	201
0008 A0D2h		2~3PCLKB	2ICLK	201
0008 A0E0h~0008 A0EFh	SCI7, SMC17	2~3PCLKB	2ICLK	202
0008 A0EEh (16 ビットアクセス)		4~5PCLKB	2ICLK	202
0008 A0F0h, 0008 A0F1h		2~3PCLKB	2ICLK	202
0008 A0F0h (16 ビットアクセス)		4~5PCLKB	2ICLK	202
0008 A0F2h		2~3PCLKB	2ICLK	202
0008 A500h~0008 A563h	SSI0, SSI1	2~3PCLKB	2ICLK	202
0008 AC00h~0008 ADE3h	SDHI	2~3PCLKB	2ICLK	202~203
0008 B000h~0008 B00Bh	CAC	2~3PCLKB	2ICLK	203
0008 B080h~0008 B085h	DOC	2~3PCLKB	2ICLK	203
0008 B100h~0008 B143h	ELC	2~3PCLKB	2ICLK	203~204
0008 B300h~0008 B30Fh	SCI12, SMC112	2~3PCLKB	2ICLK	204
0008 B30Eh (16 ビットアクセス)		4~5PCLKB	2ICLK	204
0008 B310h, 0008 B311h		2~3PCLKB	2ICLK	204
0008 B310h (16 ビットアクセス)		4~5PCLKB	2ICLK	204
0008 B312h~0008 B333h		2~3PCLKB	2ICLK	204~205
0008 C000h~0008 C0F0h	PORT0~PORTJ	2~3PCLKB	2ICLK	205~207

アドレス	モジュールシンボル	アクセスサイクル数		マニュアル 掲載ページ
		ICLK ≥ PCLK の場合	ICLK < PCLK の場合	
0008 C100h~0008 C1D5h	MPC	2~3PCLKB	2ICLK	207~210
0008 C280h~0008 C294h	SYSTEM	4~5PCLKB	2~3ICLK	210
0008 C296h	FLASH	2ICLK		210
0008 C297h~0008 C2BFh	SYSTEM	4~5PCLKB	2~3ICLK	210
0008 C400h~0008 C47Ch	RTC	2~3PCLKB	2ICLK	210~212
0008 C4C0h~0008 C4E9h	POE3	2~3PCLKB	2ICLK	212
0008 C500h	TEMPS	2~3PCLKB	2ICLK	212
0008 C5C0h	DA	2~3PCLKB	2ICLK	212
0009 0200h~0009 2858h	CAN0~CAN2	2~3PCLKB	2ICLK	212~214
0009 4200h~0009 42A7h	CMTW0, CMTW1	2~3PCLKB	2ICLK	214
0009 8000h~0009 D6BFh	SRC	4~5PCLKB	2~3ICLK	214
0009 DFF0h~0009 DFF7h		5~6PCLKB	2~3ICLK	214
0009 DFF8h~0009 DFFFh		4~5PCLKB	2~3ICLK	214
000A 0000h		USB0	3~4PCLKB	2ICLK
000A 0004h, 000A 0008h	USB0	9PCLKB 以上	1+9×(ICLK/PCLKB の周波数比) の整数切り上げ以上 <sup>(注5)</sup>	214~215
000A 0014h~000A 002Fh		3~4PCLKB	2ICLK	215
000A 0030h~000A 0407h		9PCLKB 以上	1+9×(ICLK/PCLKB の周波数比) の周波数 <sup>(注5)</sup>	215~217
000A 0500h~000A 051Bh		PDC	2~3PCLKB	2ICLK
000C 0000h~000C 00DBh	EDMAC0	4~5PCLKA	2~3ICLK	217~218
000C 0100h~000C 01FBh	ETHERC0	13~14PCLKA	2~7ICLK	218
000C 0200h~000C 02DBh	EDMAC1	4~5PCLKA	2~3ICLK	218~219
000C 0300h~000C 03FBh	ETHERC1	13~14PCLKA	2~7ICLK	219
000C 0400h~000C 04DBh	PTPEDMAC	4~5PCLKA	2~3ICLK	219~220
000C 0500h, 000C 0504h	EPTPC	3~4PCLKA	2~3ICLK	220
000C 1200h~000C 1CB6h	MTU, MTU0~MTU8	5~6PCLKA	2~3ICLK	220~224
000C 2000h~000C 22C3h	GPT, GPT0~GPT3	4~5PCLKA	2~3ICLK	224~226
000C 4000h~000C 4017h	EPTPC	5~6PCLKA	2~3ICLK	226~227
000C 4040h~000C 437Fh		8~43PCLKA	2~22ICLK	227~228
000C 4400h~000C 4437h		9~10PCLKA	2~5ICLK	228
000C 4800h~000C 4DD7h		EPTPC0, EPTPC1	9~211PCLKA	2~106ICLK
000D 0000h~000D 0077h	SCIFA8~SCIFA11	3~4PCLKB	2ICLK	231~232
000D 0100h~000D 013Fh	RSPI0, RSPI1	3~4PCLKA	2ICLK	232
000D 0400h, 000D 0402h	USBA	3~4PCLKB	2ICLK	232
000D 0404h~000D 0567h		(3+BUSWAIT) PCLKA 以上	1+(3+BUSWAIT)×(ICLK/PCLKA の周波数比) の整数切り上げ以上 <sup>(注5)</sup>	232~237

【訂正後】

アドレス	モジュールシンボル	アクセスサイクル数		マニュアル 掲載ページ
		ICLK ≥ PCLK の場合	ICLK < PCLK の場合	
0008 0000h~0008 03FFh	SYSTEM	4ICLK		183
0008 1200h~0008 120Bh	RAM	3ICLK		183~184
0008 12C0h~0008 12D4h	ECCRAM	3ICLK		184
0008 1300h~0008 1311h	BSC	3ICLK		184
0008 2000h~0008 2204h	DMAC0~DMAC7, DMAC	3ICLK		184~186
0008 2400h~0008 240Fh	DTC	3ICLK		186
0008 2800h~0008 2BFFh	EXDMAC0, EXDMAC1, EXDMAC	2~3BCLK		186~187
0008 3002h~0008 3C50h	BSC	2~3BCLK		187~188
0008 6400h~0008 652Fh	MPU	1ICLK		188
0008 6610h	SYSTEM	2ICLK		188
0008 7010h~0008 7594h	ICU	3ICLK		188~189
0008 7600h~0008 77CFh		1~3PCLKB	3ICLK	189~191
0008 7830h~0008 79FFh		1~3PCLKA	3ICLK	191~192
0008 7A00h, 0008 7A01h		1~3PCLKA/B	3ICLK	192
0008 8000h~0008 801Dh	CMT, CMT0~CMT3	3~4PCLKB	3ICLK	192
0008 8020h~0008 8038h	WDT, IWDT	3~4PCLKB	3ICLK	192
0008 8040h~0008 8048h	DA	3~4PCLKB	3ICLK	192
0008 8100h~0008 816Bh	TPUA, TPU0~TPU5	3~4PCLKB	3ICLK	193~194
0008 81E6h~0008 81FFh	PPG0, PPG1	3~4PCLKB	3ICLK	194
0008 8200h~0008 821Dh	TMR0~TMR3, TMR01, TMR23	3~4PCLKB	3ICLK	194~195
0008 8280h~0008 8283h	CRC	3~4PCLKB	3ICLK	195
0008 8300h~0008 8353h	RIIC0, RIIC2	3~4PCLKB	3ICLK	195~196
0008 8500h~0008 857Fh	MMCIF	3~4PCLKB	3ICLK	196
0008 9000h~0008 91A4h	S12AD, S12AD1	3~4PCLKB	3ICLK	196~198
0008 9E00h~0008 9E2Bh	QSPI	5~6PCLKB	3~4ICLK	198~199
0008 A000h~0008 A00Fh	SCI0, SMC10	3~4PCLKB	3ICLK	199
0008 A00Eh (16 ビットアクセス)		5~6PCLKB	3ICLK	199
0008 A010h, 0008 A011h		3~4PCLKB	3ICLK	199
0008 A010h (16 ビットアクセス)		5~6PCLKB	3ICLK	199
0008 A012h		3~4PCLKB	3ICLK	199
0008 A020h~0008 A02Fh	SCI1, SMC11	3~4PCLKB	3ICLK	199
0008 A02Eh (16 ビットアクセス)		5~6PCLKB	3ICLK	199
0008 A030h, 0008 A031h		3~4PCLKB	3ICLK	199
0008 A030h (16 ビットアクセス)		5~6PCLKB	3ICLK	199
0008 A032h		3~4PCLKB	3ICLK	199
0008 A040h~0008 A04Fh	SCI2, SMC12	3~4PCLKB	3ICLK	199~200
0008 A04Eh (16 ビットアクセス)		5~6PCLKB	3ICLK	200
0008 A050h, 0008 A051h		3~4PCLKB	3ICLK	200
0008 A050h (16 ビットアクセス)		5~6PCLKB	3ICLK	200
0008 A052h		3~4PCLKB	3ICLK	200
0008 A060h~0008 A06Fh	SCI3, SMC13	3~4PCLKB	3ICLK	200
0008 A06Eh (16 ビットアクセス)		5~6PCLKB	3ICLK	200
0008 A070h, 0008 A071h		3~4PCLKB	3ICLK	200
0008 A070h (16 ビットアクセス)		5~6PCLKB	3ICLK	200
0008 A072h		3~4PCLKB	3ICLK	200

アドレス	モジュールシンボル	アクセスサイクル数		マニュアル 掲載ページ
		ICLK ≥ PCLK の場合	ICLK < PCLK の場合	
0008 A080h~0008 A08Fh	SCI4, SMC14	3~4PCLKB	3ICLK	200~201
0008 A08Eh (16 ビットアクセス)		5~6PCLKB	3ICLK	201
0008 A090h, 0008 A091h		3~4PCLKB	3ICLK	201
0008 A090h (16 ビットアクセス)		5~6PCLKB	3ICLK	201
0008 A092h		3~4PCLKB	3ICLK	201
0008 A0A0h~0008 A0AFh	SCI5, SMC15	3~4PCLKB	3ICLK	201
0008 A0AEh (16 ビットアクセス)		5~6PCLKB	3ICLK	201
0008 A0B0h, 0008 A0B1h		3~4PCLKB	3ICLK	201
0008 A0B0h (16 ビットアクセス)		5~6PCLKB	3ICLK	201
0008 A0B2h		3~4PCLKB	3ICLK	201
0008 A0C0h~0008 A0CFh	SCI6, SMC16	3~4PCLKB	3ICLK	201
0008 A0CEh (16 ビットアクセス)		5~6PCLKB	3ICLK	201
0008 A0D0h, 0008 A0D1h		3~4PCLKB	3ICLK	201
0008 A0D0h (16 ビットアクセス)		5~6PCLKB	3ICLK	201
0008 A0D2h		3~4PCLKB	3ICLK	201
0008 A0E0h~0008 A0EFh	SCI7, SMC17	3~4PCLKB	3ICLK	202
0008 A0EEh (16 ビットアクセス)		5~6PCLKB	3ICLK	202
0008 A0F0h, 0008 A0F1h		3~4PCLKB	3ICLK	202
0008 A0F0h (16 ビットアクセス)		5~6PCLKB	3ICLK	202
0008 A0F2h		3~4PCLKB	3ICLK	202
0008 A500h~0008 A563h	SSI0, SSI1	3~4PCLKB	3ICLK	202
0008 AC00h~0008 ADE3h	SDHI	3~4PCLKB	3ICLK	202~203
0008 B000h~0008 B00Bh	CAC	3~4PCLKB	3ICLK	203
0008 B080h~0008 B085h	DOC	3~4PCLKB	3ICLK	203
0008 B100h~0008 B143h	ELC	3~4PCLKB	3ICLK	203~204
0008 B300h~0008 B30Fh	SCI12, SMC12	3~4PCLKB	3ICLK	204
0008 B30Eh (16 ビットアクセス)		5~6PCLKB	3ICLK	204
0008 B310h, 0008 B311h		3~4PCLKB	3ICLK	204
0008 B310h (16 ビットアクセス)		5~6PCLKB	3ICLK	204
0008 B312h~0008 B333h		3~4PCLKB	3ICLK	204~205
0008 C000h~0008 C0F0h	PORT0~PORTJ	3~4PCLKB	3ICLK	205~207
0008 C100h~0008 C1D5h	MPC	3~4PCLKB	3ICLK	207~210
0008 C280h~0008 C294h	SYSTEM	6~7PCLKB	3~4ICLK	210
0008 C296h	FLASH	6~7PCLKB	3~4ICLK	210
0008 C297h~0008 C2BFh	SYSTEM	6~7PCLKB	3~4ICLK	210
0008 C400h~0008 C47Ch	RTC	3~4PCLKB	3ICLK	210~212
0008 C4C0h~0008 C4E9h	POE3	3~4PCLKB	3ICLK	212
0008 C500h	TEMPS	3~4PCLKB	3ICLK	212
0008 C5C0h	DA	3~4PCLKB	3ICLK	212
0009 0200h~0009 2858h	CAN0~CAN2	3~4PCLKB	3ICLK	212~214
0009 4200h~0009 42A7h	CMTW0, CMTW1	3~4PCLKB	3ICLK	214
0009 8000h~0009 D6BFh	SRC	5~6PCLKB	3~4ICLK	214
0009 DFF0h~0009 DFF7h		6~7PCLKB	4~5ICLK	214
0009 DFF8h~0009 DFFFh		5~6PCLKB	3~4ICLK	214
000A 0000h	USB0	4~5PCLKB	3ICLK	214
000A 0004h, 000A 0008h		6~13PCLKB	2 + 9 × (ICLK / PCLKB の周波数比) の整数切り上げ以上 <sup>(注5)</sup>	214~215
000A 0014h~000A 002Fh		4~5PCLKB	3ICLK	215
000A 0030h~000A 0407h		6~13PCLKB	2 + 9 × (ICLK / PCLKB の周波数比) の整数切り上げ以上 <sup>(注5)</sup>	215~217

アドレス	モジュールシンボル	アクセスサイクル数		マニュアル 掲載ページ
		ICLK ≥ PCLK の場合	ICLK < PCLK の場合	
000A 0500h~000A 051Bh	PDC	3~4PCLKB	3ICLK	217
000C 0000h~000C 00DBh	EDMAC0	5~6PCLKA	3~4ICLK	217~218
000C 0100h~000C 01FBh	ETHERC0	14~15PCLKA	3~8ICLK	218
000C 0200h~000C 02DBh	EDMAC1	5~6PCLKA	3~4ICLK	218~219
000C 0300h~000C 03FBh	ETHERC1	14~15PCLKA	3~8ICLK	219
000C 0400h~000C 04DBh	PTPEDMAC	5~6PCLKA	3~4ICLK	219~220
000C 0500h, 000C 0504h	EPTPC	4~5PCLKA	3~4ICLK	220
000C 1200h~000C 1CB6h	MTU, MTU0~MTU8	6~7PCLKA	3~4ICLK	220~224
000C 2000h~000C 22C3h	GPT, GPT0~GPT3	5~6PCLKA	3~4ICLK	224~226
000C 4000h~000C 4017h	EPTPC	6~7PCLKA	3~4ICLK	226~227
000C 4040h~000C 437Fh		9~44PCLKA	3~23ICLK	227~228
000C 4400h~000C 4437h		10~11PCLKA	3~6ICLK	228
000C 4800h~000C 4DD7h		EPTPC0, EPTPC1	10~212PCLKA	3~107ICLK
000D 0000h~000D 0077h	SCIFA8~SCIFA11	5~6PCLKA	3ICLK	231~232
000D 0100h~000D 013Fh	RSPI0, RSPI1	5~6PCLKA	3ICLK	232
000D 0400h, 000D 0402h	USBA	5~6PCLKA	3ICLK	232
000D 0404h~000D 0567h		(4 + BUSWAIT) PCLKA 以上	2 + (3 + BUSWAIT) × (ICLK / PCLKA の周波数 比) の整数切り上げ以上 <small>(注5)</small>	232~237

以上