

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

| | | | | | |
|------|------------------------|--------|-----------------|---|-----|
| 製品分類 | MPU & MCU | 発行番号 | TN-RZ*-A0143A/J | Rev. | 第1版 |
| 題名 | DDRメモリコントローラに関する不具合 | | 情報分類 | 技術情報 | |
| 適用製品 | RZ/T2H および RZ/N2H グループ | 対象ロット等 | 関連資料 | RZ/T2H および RZ/N2H グループ ユーザーズマニュアル ハードウェア 編 Rev.1.10 (R01UH1039JJ0110) | |
| | | すべて | | | |

このドキュメントでは、DDR メモリ コントローラの不具合について説明します。

1. 対象製品

| 製品 | 型名 | パッケージ | Cortex-A55 | Cortex-R52 | セキュリティ |
|--|--|--|---------------|------------|---------------|
| RZ/T2H | R9A09G077M48GBG#AC0 R9A09G077M48GBG#BC0 | 729-pin FCBGA | Quad cores | Two CPUs | Available |
| | R9A09G077M28GBG#AC0 R9A09G077M28GBG#BC0 | 729-pin FCBGA | Dual cores | Two CPUs | Available |
| | R9A09G077M08GBG#AC0 R9A09G077M08GBG#BC0 | 729-pin FCBGA | Single core | Two CPUs | Available |
| | R9A09G077M44GBG#AC0 R9A09G077M44GBG#BC0 | 729-pin FCBGA | Quad cores | Two CPUs | Not Available |
| | R9A09G077M24GBG#AC0 R9A09G077M24GBG#BC0 | 729-pin FCBGA | Dual cores | Two CPUs | Not Available |
| | R9A09G077M04GBG#AC0 R9A09G077M04GBG#BC0 | 729-pin FCBGA | Single core | Two CPUs | Not Available |
| | RZ/N2H | R9A09G087M48GBG#AC0 R9A09G087M48GBG#BC0 | 576-pin FCBGA | Quad cores | Two CPUs |
| R9A09G087M28GBG#AC0 R9A09G087M28GBG#BC0 | | 576-pin FCBGA | Dual cores | Two CPUs | Available |
| R9A09G087M08GBG#AC0 R9A09G087M08GBG#BC0 | | 576-pin FCBGA | Single core | Two CPUs | Available |
| R9A09G087M44GBG#AC0 R9A09G087M44GBG#BC0 | | 576-pin FCBGA | Quad cores | Two CPUs | Not Available |
| R9A09G087M24GBG#AC0 R9A09G087M24GBG#BC0 | | 576-pin FCBGA | Dual cores | Two CPUs | Not Available |
| R9A09G087M04GBG#AC0 R9A09G087M04GBG#BC0 | | 576-pin FCBGA | Single core | Two CPUs | Not Available |

2. 不具合内容

以下のバスマスタが DDR メモリにアクセスする際に、稀に異常な読み出しデータが返されることがあります

対象バスマスタ

- ポート A0: SDHI(ユニット 0、1), LCDC
- ポート A1: GMAC(ユニット 1、2), PCIE(ユニット 0、1), USBHC, USBf, CoreSight ETR
- ポート R2: DMAC(ユニット 0~2), GMAC(ユニット 0), CoreSight AXI-AP

注：本不具合は、ポート R3 (Cortex-R52 CPU0, CPU1) およびポート A4 (Cortex-A55) には影響しません。

3. 制限事項

本不具合のため、本製品をお客様の量産製品に適用することは推奨しません。

ただし、弊社 Web で別途提供予定のソフトウェアを適用して問題発生の可能性を減らすことで、評価目的として使用することは可能です。

4. 改訂計画

本不具合に対処するため、対象製品を改訂いたします。

改訂版の量産は 2025 年 10 月を予定しており、現行版は PCN で改訂版への置き換えを計画しています。