

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A092A/J	Rev.	第1版
題名	RX630 グループ ユーザーズマニュアル ハードウェア編のバウンダリスキャンレジスタに関する誤記訂正		情報分類	技術情報	
適用製品	RX630 グループ	対象ロット等	関連資料	RX630 グループ ユーザーズマニュアル ハードウェア編 Rev.1.50 (R01UH0040JJ0150)	
		全ロット			

RX630 グループ ユーザーズマニュアル ハードウェア編の「1. 概要」、「44. バウンダリスキャン」章において誤記がありましたので以下のとおり訂正いたします。

1. 表 1.3 製品一覧表 の注 2 に、以下の下線部分を追記いたします。

注2. サブクロック発振器、リアルタイムクロック およびバウンダリスキャン の仕様が異なります。

詳細は、「11.2.8 サブクロック発振器ウェイトコントロールレジスタ (SOSCWTCR)」、

「28.2.19 RTCコントロールレジスタ3 (RCR3)」、「44.2.4 バウンダリスキャンレジスタ (JTBSR)」を参照してください。

2. 表44.6 バウンダリスキャンレジスタ 177ピンTFLGA/176ピンLFBGA (3 / 10) について、以下の下線部分を訂正いたします。

(訂正前)

Pin No	端子名	タイプ	ビット名
⋮	⋮	⋮	⋮
N8	PL2	出力	311
		出力イネーブル	310
		入力	309
<u>M6</u>	P55	出力	308
		出力イネーブル	307
		入力	306

(訂正後)

Pin No	端子名	タイプ	ビット名
⋮	⋮	⋮	⋮
N8	PL2	出力	311
		出力イネーブル	310
			309
<u>N7</u>	P55	出力	308
		出力イネーブル	307
		入力	306

3. 表 44.7 バウンダリスキャンレジスタ 145 ピン TFLGA について、以下の下線部分を追記いたします。

145 ピン TFLGA(1/8)

From TDI				
Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
B3	P05	出力	417	<u>339</u>
		出力イネーブル	416	<u>338</u>
		入力	415	<u>337</u>
D3	P03	出力	414	<u>336</u>
		出力イネーブル	413	<u>335</u>
		入力	412	<u>334</u>
C2	P02	出力	411	<u>333</u>
		出力イネーブル	410	<u>332</u>
		入力	409	<u>331</u>
D4	P01	出力	408	<u>330</u>
		出力イネーブル	407	<u>329</u>
		入力	406	<u>328</u>
D1	P00	出力	405	<u>327</u>
		出力イネーブル	404	<u>326</u>
		入力	403	<u>325</u>
D2	PF5	出力	402	<u>324</u>
		出力イネーブル	401	<u>323</u>
		入力	400	<u>322</u>
E3	PJ5	出力	399	<u>321</u>
		出力イネーブル	398	<u>320</u>
		入力	397	<u>319</u>
F3	PJ3	出力	396	<u>318</u>
		出力イネーブル	395	<u>317</u>
		入力	394	<u>316</u>
H4	P35	入力	393	<u>315</u>
J2	P33	出力	392	<u>314</u>
		出力イネーブル	391	<u>313</u>
		入力	390	<u>312</u>
J3	P32	出力	389	<u>311</u>
		出力イネーブル	388	<u>310</u>
		入力	387	<u>309</u>
L1	P25	出力	386	<u>308</u>
		出力イネーブル	385	<u>307</u>
		入力	384	<u>306</u>
L4	P24	出力	380	<u>305</u>
		出力イネーブル	379	<u>304</u>
		入力	378	<u>303</u>
L2	P23	出力	374	<u>302</u>
		出力イネーブル	373	<u>301</u>
		入力	372	<u>300</u>
M1	P22	出力	371	<u>299</u>
		出力イネーブル	370	<u>298</u>
		入力	369	<u>297</u>

145 ピン TFLGA(2/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
N1	P21	出力	368	<u>296</u>
		出力イネーブル	367	<u>295</u>
		入力	366	<u>294</u>
N2	P20	出力	359	<u>287</u>
		出力イネーブル	358	<u>286</u>
		入力	357	<u>285</u>
M2	P17	出力	356	<u>284</u>
		出力イネーブル	355	<u>283</u>
		入力	354	<u>282</u>
N3	P87	出力	353	<u>281</u>
		出力イネーブル	352	<u>280</u>
		入力	351	<u>279</u>
L3	P16	出力	350	<u>278</u>
		出力イネーブル	349	<u>277</u>
		入力	348	<u>276</u>
M3	P86	出力	347	<u>275</u>
		出力イネーブル	346	<u>274</u>
		入力	345	<u>273</u>
K4	P15	出力	344	<u>272</u>
		出力イネーブル	343	<u>271</u>
		入力	342	<u>270</u>
N4	P14	出力	341	<u>269</u>
		出力イネーブル	340	<u>268</u>
		入力	339	<u>267</u>
L5	P13	出力	335	<u>266</u>
		出力イネーブル	334	<u>265</u>
		入力	333	<u>264</u>
M4	P12	出力	332	<u>263</u>
		出力イネーブル	331	<u>262</u>
		入力	330	<u>261</u>
L6	P56	出力	320	<u>260</u>
		出力イネーブル	319	<u>259</u>
		入力	318	<u>258</u>
N7	P55	出力	308	<u>257</u>
		出力イネーブル	307	<u>256</u>
		入力	306	<u>255</u>
K5	P54	出力	305	<u>254</u>
		出力イネーブル	304	<u>253</u>
		入力	303	<u>252</u>
K6	P53	出力	302	<u>251</u>
		出力イネーブル	301	<u>250</u>
		入力	300	<u>249</u>

145ピン TFLGA(3/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
L7	P52	出力	296	<u>248</u>
		出力イネーブル	295	<u>247</u>
		入力	294	<u>246</u>
K7	P51	出力	293	<u>245</u>
		出力イネーブル	292	<u>244</u>
		入力	291	<u>243</u>
M7	P50	出力	290	<u>242</u>
		出力イネーブル	289	<u>241</u>
		入力	288	<u>240</u>
L8	P83	出力	287	<u>239</u>
		出力イネーブル	286	<u>238</u>
		入力	285	<u>237</u>
N9	PC7	出力	284	<u>236</u>
		出力イネーブル	283	<u>235</u>
		入力	282	<u>234</u>
M8	PC6	出力	281	<u>233</u>
		出力イネーブル	280	<u>232</u>
		入力	279	<u>231</u>
L9	PC5	出力	278	<u>230</u>
		出力イネーブル	277	<u>229</u>
		入力	276	<u>228</u>
N10	P82	出力	275	<u>227</u>
		出力イネーブル	274	<u>226</u>
		入力	273	<u>225</u>
M9	P81	出力	272	<u>224</u>
		出力イネーブル	271	<u>223</u>
		入力	270	<u>222</u>
K9	P80	出力	269	<u>221</u>
		出力イネーブル	268	<u>220</u>
		入力	267	<u>219</u>
L10	PC4	出力	266	<u>218</u>
		出力イネーブル	265	<u>217</u>
		入力	264	<u>216</u>
N11	PC3	出力	263	<u>215</u>
		出力イネーブル	262	<u>214</u>
		入力	261	<u>213</u>
M10	P77	出力	260	<u>212</u>
		出力イネーブル	259	<u>211</u>
		入力	258	<u>210</u>
K10	P76	出力	257	<u>209</u>
		出力イネーブル	256	<u>208</u>
		入力	255	<u>207</u>
L11	PC2	出力	254	<u>206</u>
		出力イネーブル	253	<u>205</u>
		入力	252	<u>204</u>

145ピン TFLGA(4/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
N12	P75	出力	251	<u>203</u>
		出力イネーブル	250	<u>202</u>
		入力	249	<u>201</u>
N13	P74	出力	248	<u>200</u>
		出力イネーブル	247	<u>199</u>
		入力	246	<u>198</u>
M12	PC1	出力	245	<u>197</u>
		出力イネーブル	244	<u>196</u>
		入力	243	<u>195</u>
M13	PL1	出力	242	<u>194</u>
		出力イネーブル	241	<u>193</u>
		入力	240	<u>192</u>
M11	PC0	出力	239	<u>191</u>
		出力イネーブル	238	<u>190</u>
		入力	237	<u>189</u>
L13	PL0	出力	236	<u>188</u>
		出力イネーブル	235	<u>187</u>
		入力	234	<u>186</u>
L12	P73	出力	233	<u>185</u>
		出力イネーブル	232	<u>184</u>
		入力	231	<u>183</u>
K11	PB7	出力	230	<u>182</u>
		出力イネーブル	229	<u>181</u>
		入力	228	<u>180</u>
K12	PB6	出力	227	<u>179</u>
		出力イネーブル	226	<u>178</u>
		入力	225	<u>177</u>
K13	PB5	出力	224	<u>176</u>
		出力イネーブル	223	<u>175</u>
		入力	222	<u>174</u>
J11	PB4	出力	221	<u>173</u>
		出力イネーブル	220	<u>172</u>
		入力	219	<u>171</u>
J10	PB3	出力	218	<u>170</u>
		出力イネーブル	217	<u>169</u>
		入力	216	<u>168</u>
J12	PB2	出力	215	<u>167</u>
		出力イネーブル	214	<u>166</u>
		入力	213	<u>165</u>
J13	PB1	出力	212	<u>164</u>
		出力イネーブル	211	<u>163</u>
		入力	210	<u>162</u>
H10	P72	出力	209	<u>161</u>
		出力イネーブル	208	<u>160</u>
		入力	207	<u>159</u>

145ピン TFLGA(5/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
H11	P71	出力	206	<u>158</u>
		出力イネーブル	205	<u>157</u>
		入力	204	<u>156</u>
H12	PB0	出力	200	<u>155</u>
		出力イネーブル	199	<u>154</u>
		入力	198	<u>153</u>
H13	PA7	出力	194	<u>152</u>
		出力イネーブル	193	<u>151</u>
		入力	192	<u>150</u>
G11	PA6	出力	191	<u>149</u>
		出力イネーブル	190	<u>148</u>
		入力	189	<u>147</u>
G10	PA5	出力	188	<u>146</u>
		出力イネーブル	187	<u>145</u>
		入力	186	<u>144</u>
G13	PA4	出力	185	<u>143</u>
		出力イネーブル	184	<u>142</u>
		入力	183	<u>141</u>
F10	PA3	出力	182	<u>140</u>
		出力イネーブル	181	<u>139</u>
		入力	180	<u>138</u>
F13	PA2	出力	176	<u>137</u>
		出力イネーブル	175	<u>136</u>
		入力	174	<u>135</u>
F12	PA1	出力	170	<u>134</u>
		出力イネーブル	169	<u>133</u>
		入力	168	<u>132</u>
E10	PA0	出力	164	<u>131</u>
		出力イネーブル	163	<u>130</u>
		入力	162	<u>129</u>
E13	P67	出力	158	<u>128</u>
		出力イネーブル	157	<u>127</u>
		入力	156	<u>126</u>
E11	P66	出力	152	<u>125</u>
		出力イネーブル	151	<u>124</u>
		入力	150	<u>123</u>
E12	P65	出力	146	<u>122</u>
		出力イネーブル	145	<u>121</u>
		入力	144	<u>120</u>
D10	PE7	出力	143	<u>119</u>
		出力イネーブル	142	<u>118</u>
		入力	141	<u>117</u>
D13	PE6	出力	140	<u>116</u>
		出力イネーブル	139	<u>115</u>
		入力	138	<u>114</u>

145ピン TFLGA(6/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
D11	PK5	出力	137	<u>113</u>
		出力イネーブル	136	<u>112</u>
		入力	135	<u>111</u>
C12	P70	出力	134	<u>110</u>
		出力イネーブル	133	<u>109</u>
		入力	132	<u>108</u>
C13	PK4	出力	131	<u>107</u>
		出力イネーブル	130	<u>106</u>
		入力	129	<u>105</u>
D12	PE5	出力	128	<u>104</u>
		出力イネーブル	127	<u>103</u>
		入力	126	<u>102</u>
B13	PE4	出力	125	<u>101</u>
		出力イネーブル	124	<u>100</u>
		入力	123	<u>99</u>
A13	PE3	出力	122	<u>98</u>
		出力イネーブル	121	<u>97</u>
		入力	120	<u>96</u>
B12	PE2	出力	119	<u>95</u>
		出力イネーブル	118	<u>94</u>
		入力	117	<u>93</u>
A12	PE1	出力	116	<u>92</u>
		出力イネーブル	115	<u>91</u>
		入力	114	<u>90</u>
C11	PE0	出力	113	<u>89</u>
		出力イネーブル	112	<u>88</u>
		入力	111	<u>87</u>
D9	P64	出力	110	<u>86</u>
		出力イネーブル	109	<u>85</u>
		入力	108	<u>84</u>
C10	P63	出力	107	<u>83</u>
		出力イネーブル	106	<u>82</u>
		入力	105	<u>81</u>
A11	P62	出力	104	<u>80</u>
		出力イネーブル	103	<u>79</u>
		入力	102	<u>78</u>
B11	P61	出力	101	<u>77</u>
		出力イネーブル	100	<u>76</u>
		入力	99	<u>75</u>
A10	PK3	出力	98	<u>74</u>
		出力イネーブル	97	<u>73</u>
		入力	96	<u>72</u>
D8	P60	出力	95	<u>71</u>
		出力イネーブル	94	<u>70</u>
		入力	93	<u>69</u>

145ピン TFLGA(7/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
B10	PK2	出力	92	<u>68</u>
		出力イネーブル	91	<u>67</u>
		入力	90	<u>66</u>
C9	PD7	出力	89	<u>65</u>
		出力イネーブル	88	<u>64</u>
		入力	87	<u>63</u>
A9	PD6	出力	83	<u>62</u>
		出力イネーブル	82	<u>61</u>
		入力	81	<u>60</u>
D7	PD5	出力	77	<u>59</u>
		出力イネーブル	76	<u>58</u>
		入力	75	<u>57</u>
B9	PD4	出力	74	<u>56</u>
		出力イネーブル	73	<u>55</u>
		入力	72	<u>54</u>
C8	PD3	出力	68	<u>53</u>
		出力イネーブル	67	<u>52</u>
		入力	66	<u>51</u>
A8	PD2	出力	56	<u>50</u>
		出力イネーブル	55	<u>49</u>
		入力	54	<u>48</u>
C7	PD1	出力	50	<u>47</u>
		出力イネーブル	49	<u>46</u>
		入力	48	<u>45</u>
B8	PD0	出力	44	<u>44</u>
		出力イネーブル	43	<u>43</u>
		入力	42	<u>42</u>
D6	P93	出力	41	<u>41</u>
		出力イネーブル	40	<u>40</u>
		入力	39	<u>39</u>
A7	P92	出力	38	<u>38</u>
		出力イネーブル	37	<u>37</u>
		入力	36	<u>36</u>
B7	P91	出力	35	<u>35</u>
		出力イネーブル	34	<u>34</u>
		入力	33	<u>33</u>
A6	P90	出力	32	<u>32</u>
		出力イネーブル	31	<u>31</u>
		入力	30	<u>30</u>
B6	P47	出力	29	<u>29</u>
		出力イネーブル	28	<u>28</u>
		入力	27	<u>27</u>
C5	P46	出力	26	<u>26</u>
		出力イネーブル	25	<u>25</u>
		入力	24	<u>24</u>

145ピン TFLGA(8/8)

Pin No	端子名	タイプ	ビット名 (注1)	ビット名 (注2)
A5	P45	出力	23	<u>23</u>
		出力イネーブル	22	<u>22</u>
		入力	21	<u>21</u>
E5	P44	出力	20	<u>20</u>
		出力イネーブル	19	<u>19</u>
		入力	18	<u>18</u>
B5	P43	出力	17	<u>17</u>
		出力イネーブル	16	<u>16</u>
		入力	15	<u>15</u>
A4	P42	出力	14	<u>14</u>
		出力イネーブル	13	<u>13</u>
		入力	12	<u>12</u>
C4	P41	出力	11	<u>11</u>
		出力イネーブル	10	<u>10</u>
		入力	9	<u>9</u>
A3	P40	出力	8	<u>8</u>
		出力イネーブル	7	<u>7</u>
		入力	6	<u>6</u>
A2	P07	出力	5	<u>5</u>
		出力イネーブル	4	<u>4</u>
		入力	3	<u>3</u>
To TDO				

注1. 表 1.3 製品一覧表で注2のない製品

注2. 表 1.3 製品一覧表で注2のある製品

以上