

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

| | | | | | |
|------|------------------------------------|--------|----------------|---|-----|
| 製品分類 | MPU & MCU | 発行番号 | TN-SH7-A790A/J | Rev. | 第1版 |
| 題名 | SH7785 PCI コントローラハードウェアマニュアルの訂正(2) | | 情報分類 | 技術情報 | |
| 適用製品 | SH7785 グループ | 対象ロット等 | 関連資料 | SH7785 ハードウェアマニュアル Rev 1.00 2009年9月18日発行 (RJJ09B0285-0100) | |
| | | 全ロット | | | |

SH7785 の PCI コントローラに関して、ハードウェアマニュアルの誤記訂正があります。
 下記において、取り消し線部分が訂正前(削除)、網掛け部分が訂正後(追加)となります。

【訂正内容】

関連資料 13.4.5(5)表 13.6 割り込み優先順位(p13-88)

| 名 称 | 割り込み要因 | INTEVT | 優先順位 |
|--------------------|--|--------|--------|
| : | : | : | 高 |
| PCISERR | PCISERR PCIC がエラー時、PCIIR(SDIを除く)と PCIAINT による(マスク可能) | H' AA0 | ↑ ↓ |
| : | : | : | 低 |

【補 足】

SERR#の割り込み処理は、PCISERR により処理してください。

以 上