

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

平成 13 年 2 月 1 日

# — 日立マイクロコンピュータ技術情報 —

〒 1 0 0 - 0 0 0 4  
 東京都千代田区大手町 2 丁目 6 番 2 号  
 (日本ビル)  
 TEL (03) 5201-5192 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

|      |                         |        |      |  |  |      |
|------|-------------------------|--------|------|--|--|------|
| 題目   | SH7615 ハードウェアマニュアルの誤記訂正 |        | 発行番号 | TN-SH7-302A                              |  |      |
|      |                         |        | 分類   | 1. 仕様変更<br>2. ドキュメント訂正追加等<br>3. 使用上の注意事項 |  |      |
| 適用製品 | HD6417615ARF            | 対象ロット等 | 関連資料 | SH7615 ハードウェアマニュアル<br>第1版                |  | 有効期限 |
|      |                         | 全ロット   |      |  |  | 永年   |

拝啓、貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。

SH7615 ハードウェアマニュアルに以下の誤記訂正があります。  
 本内容をご配慮の上、ご使用下さいますよう、よろしくお願い申し上げます。

- 第 10 章 イーサネットコントローラ用ダイレクトメモリアクセスコントローラ(E-DMAC)
  10. 2. 13 E-DMAC 動作制御レジスタ(EDOCR)

**【変更前】**

ビット:

| 7    | 6 | 5 | 4 | 3 | 2   | 1   | 0   |
|------|---|---|---|---|-----|-----|-----|
| —    | — | — | — | — | FEC | AEC | EDH |
| 初期値: | 0 | 0 | 0 | 0 | 0   | 0   | 0   |
| R/W: | R | R | R | R | R/W | R/W | R/W |

ビット31~3: 予約ビット  
 読み出すと常に0が読み出されます。書き込む値も常に0にして下さい。

ビット2: FIFOエラー制御 (FEC)

ビット1: アドレスエラー制御 (AEC)

ビット0: E-DMAC停止 (EDH)

**【変更後】**

ビット:

| 7    | 6 | 5 | 4 | 3   | 2   | 1   | 0 |
|------|---|---|---|-----|-----|-----|---|
| —    | — | — | — | FEC | AEC | EDH | — |
| 初期値: | 0 | 0 | 0 | 0   | 0   | 0   | 0 |
| R/W: | R | R | R | R   | R/W | R/W | R |

ビット31~4: 予約ビット  
 読み出すと常に0が読み出されます。書き込む値も常に0にして下さい。

ビット3: FIFOエラー制御 (FEC)

ビット2: アドレスエラー制御 (AEC)

ビット1: E-DMAC停止 (EDH)

ビット0: 予約ビット  
 読み出すと常に0が読み出されます。書き込む値も常に0にして下さい。

2. 第 21 章 電気的特性

(1) 21. 2 DC 特性

表 21. 2 DC 特性

【変更前】

| 項目            | 記号                      | min             | typ                  | max | 単位 | 測定条件 |                          |
|---------------|-------------------------|-----------------|----------------------|-----|----|------|--------------------------|
| 出力ハイ<br>レベル電圧 | 3.3V/5V兼用端子<br>その他の入力端子 | V <sub>OH</sub> | V <sub>CC</sub> -0.7 | —   | —  | V    | I <sub>OH</sub> =-200 μA |
|               |                         |                 | V <sub>CC</sub> -0.5 | —   | —  | V    | I <sub>OH</sub> =-200 μA |
|               |                         |                 | V <sub>CC</sub> -0.1 | —   | —  | V    | I <sub>OH</sub> =-1mA    |

【変更後】

| 項目            | 記号                      | min             | typ                   | max | 単位 | 測定条件 |                          |
|---------------|-------------------------|-----------------|-----------------------|-----|----|------|--------------------------|
| 出力ハイ<br>レベル電圧 | 3.3V/5V兼用端子<br>その他の入力端子 | V <sub>OH</sub> | PV <sub>CC</sub> -0.7 | —   | —  | V    | I <sub>OH</sub> =-200 μA |
|               |                         |                 | V <sub>CC</sub> -0.5  | —   | —  | V    | I <sub>OH</sub> =-200 μA |
|               |                         |                 | V <sub>CC</sub> -0.1  | —   | —  | V    | I <sub>OH</sub> =-1mA    |

(2) 21. 3. 3 バスタイミング

表 21. 7 PLL オンバスタイミング [モード 0, 4] (3)

【変更前】

条件: V<sub>CC</sub>=PLL<sub>VCC</sub>=3.3V±0.3V、PV<sub>CC</sub>=5.0V±0.5V/3.3V±0.3V、PV<sub>CC</sub>≥V<sub>CC</sub>、  
V<sub>SS</sub>=PV<sub>SS</sub>=PLL<sub>VSS</sub>=0V、T<sub>a</sub>=-5~+70°C、SDRAM バスサイクル時

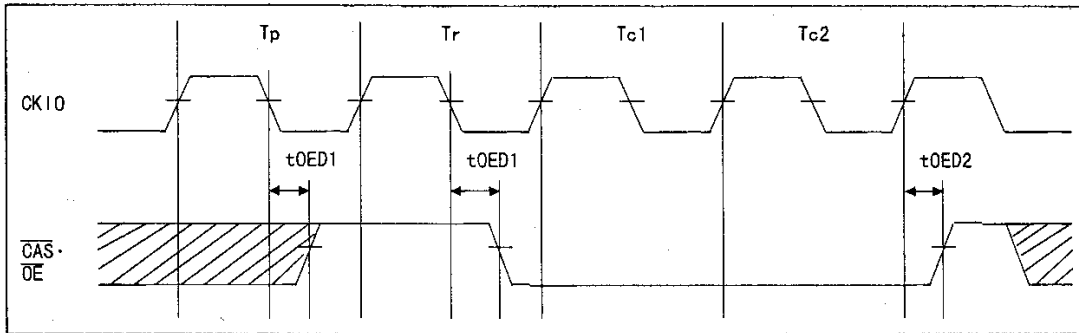
【変更後】

条件: V<sub>CC</sub>=PLL<sub>VCC</sub>=3.3V±5%、PV<sub>CC</sub>=5.0V±5%/3.3V±5%、PV<sub>CC</sub>≥V<sub>CC</sub>、  
V<sub>SS</sub>=PV<sub>SS</sub>=PLL<sub>VSS</sub>=0V、T<sub>a</sub>=-5~+70°C、SDRAM バスサイクル時

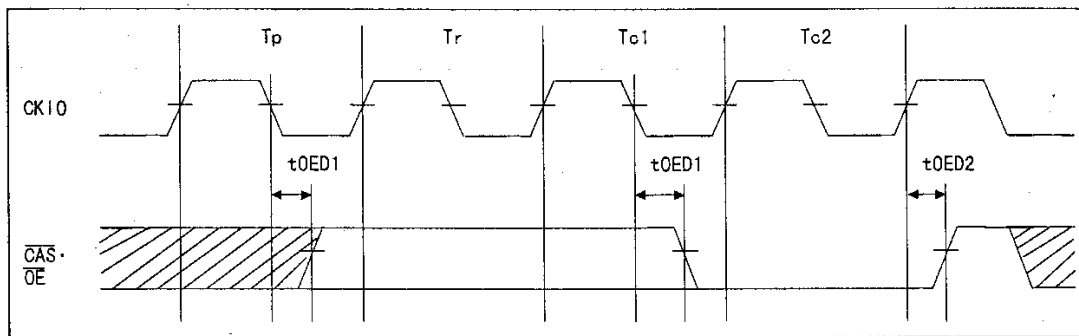
(3) 図 21. 39 EDO リードサイクル

CAS・OE 出カタイミング

【変更前】



【変更後】



2. 3 イーサネットコントローラタイミング

表 21. 16 イーサネットコントローラタイミング

【変更前】

| 項目           | 記号    | min | typ | max | 単位   | 参照図 |
|--------------|-------|-----|-----|-----|------|-----|
| TX-CLKサイクル時間 | tTcyc | 2.4 | —   | —   | tcyc |     |
| RX-CLKサイクル時間 | tRcyc | 2.4 | —   | —   | tcyc |     |

【変更後】

| 項目           | 記号    | min | typ | max | 単位 | 参照図 |
|--------------|-------|-----|-----|-----|----|-----|
| TX-CLKサイクル時間 | tTcyc | 40  | —   | —   | ns |     |
| RX-CLKサイクル時間 | tRcyc | 40  | —   | —   | ns |     |

—以上—