

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <http://japan.renesas.com/contact/>
E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RA*-A0128A/J	Rev.	第1版
題名	セキュリティ属性モニタレジスタの訂正		情報分類	技術情報	
適用製品	RA4E1, RA4M2, RA4M3, RA6E1, RA6M4, RA6M5, RA6T2 各グループ	対象ロット等	関連資料	表1を参照	
		全ロット			

表 1 関連資料表

No	資料名	Rev	Document Control Number
1	RA4E1 グループ ユーザーズマニュアル ハードウェア編	1.20	R01UH0929JJ0120
2	RA4M2 グループ ユーザーズマニュアル ハードウェア編	1.30	R01UH0892JJ0130
3	RA4M3 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0893JJ0140
4	RA6E1 グループ ユーザーズマニュアル ハードウェア編	1.20	R01UH0930JJ0120
5	RA6M4 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0890JJ0140
6	RA6M5 グループ ユーザーズマニュアル ハードウェア編	1.30	R01UH0891JJ0130
7	RA6T2 グループ ユーザーズマニュアル ハードウェア編	1.40	R01UH0951JJ0140

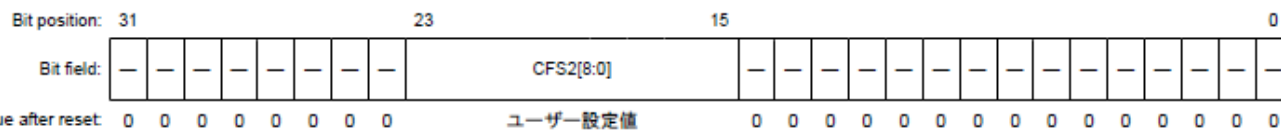
1. RA4E1 マイコンコントローラ グループの変更は次のとおりです。

1.1 「42.5.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 1395 ページ

Base address: PSCU = 0x400E_0000

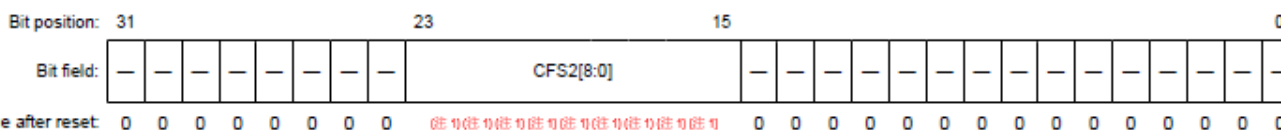
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



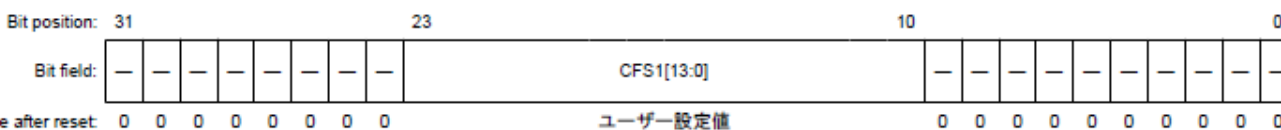
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

1.2 「42.5.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 1395 ページ

Base address: PSCU = 0x400E_0000

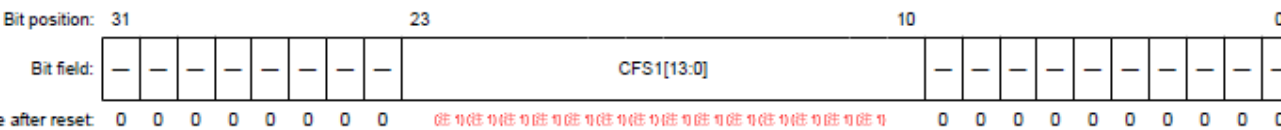
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



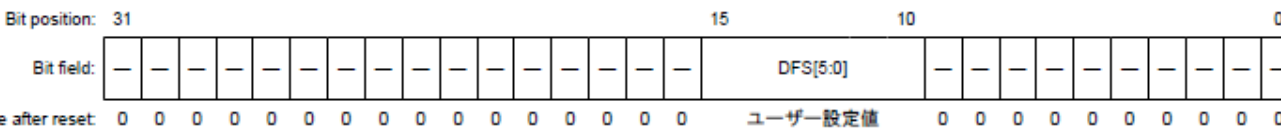
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

1.3 「42.5.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 1395 ページ

Base address: PSCU = 0x400E_0000

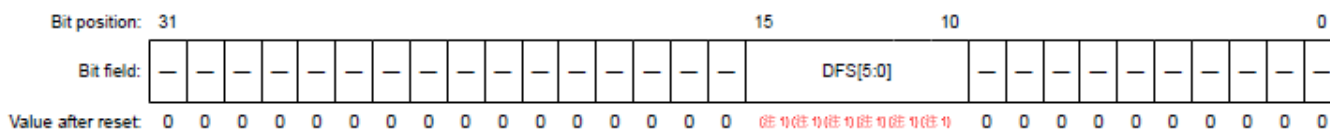
Offset address: 0x20



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x20



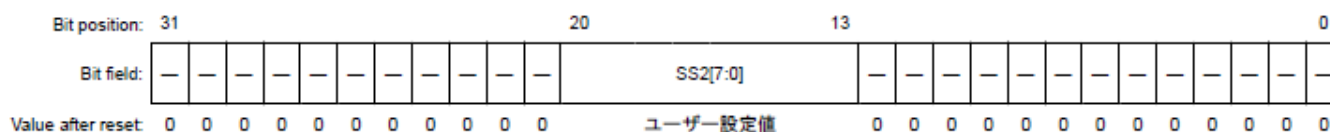
注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

1.4 「42.5.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

<修正前> 1396 ページ

Base address: PSCU = 0x400E_0000

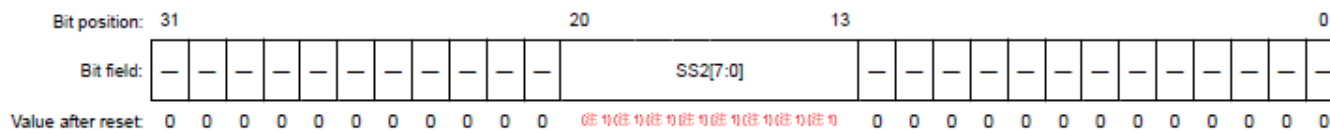
Offset address: 0x24



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x24



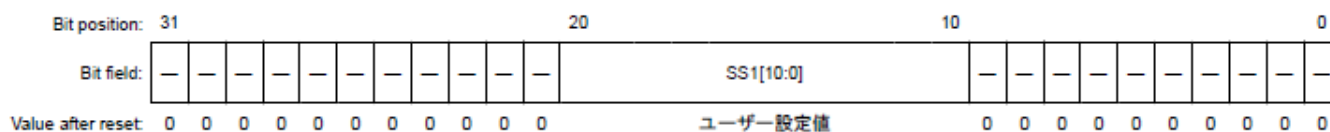
注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

1.5 「42.5.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

<修正前> 1396 ページ

Base address: PSCU = 0x400E_0000

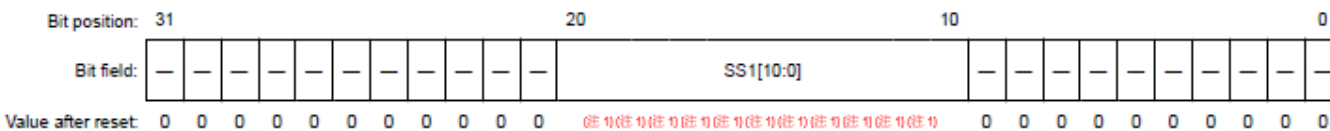
Offset address: 0x28



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x28



注 1. ブランク品の値は、0x7F です。ユーザーがプログラムした値になります。

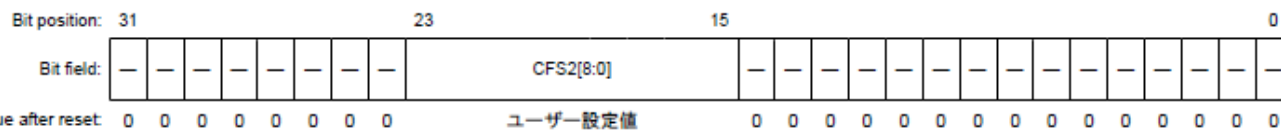
2. RA4M2 マイクロコントローラ グループの変更は次のとおりです。

2.1 「46.5.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 1618 ページ

Base address: PSCU = 0x400E_0000

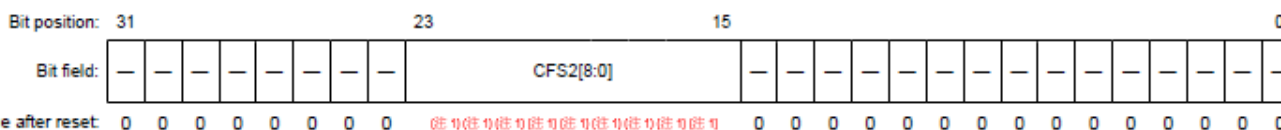
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



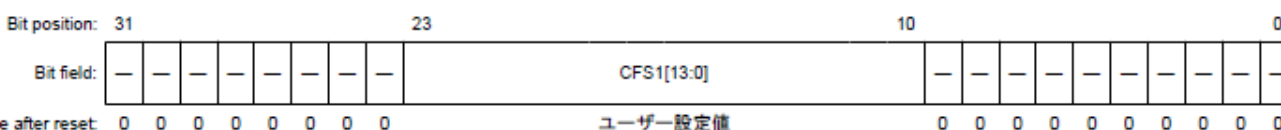
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

2.2 「46.5.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 1619 ページ

Base address: PSCU = 0x400E_0000

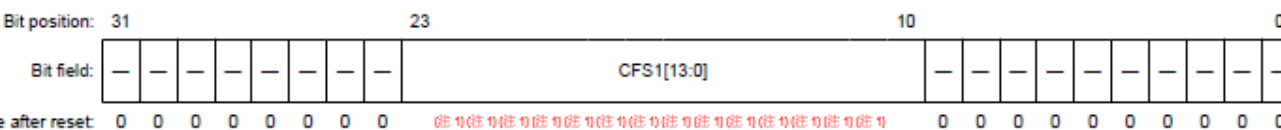
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



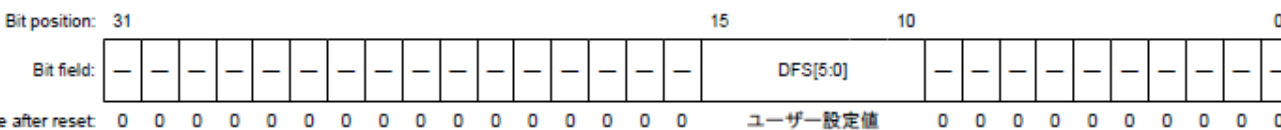
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

2.3 「46.5.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 1619 ページ

Base address: PSCU = 0x400E_0000

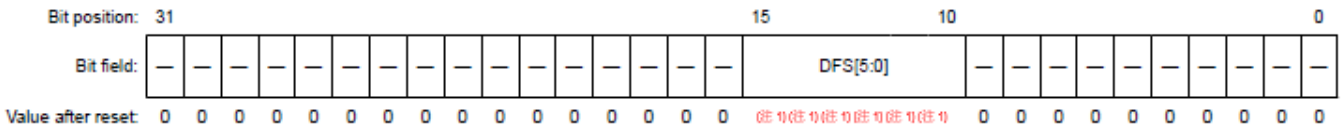
Offset address: 0x20



＜修正後＞

Base address: PSCU = 0x400E_0000

Offset address: 0x20



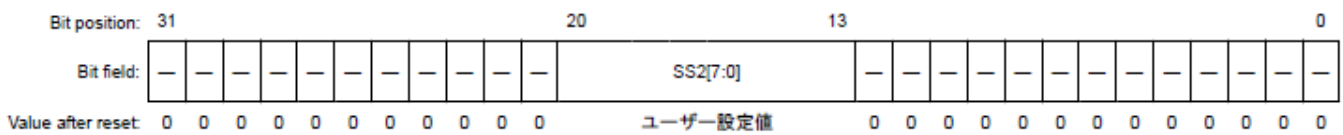
注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

2.4 「46.5.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

＜修正前＞ 1619 ページ

Base address: PSCU = 0x400E_0000

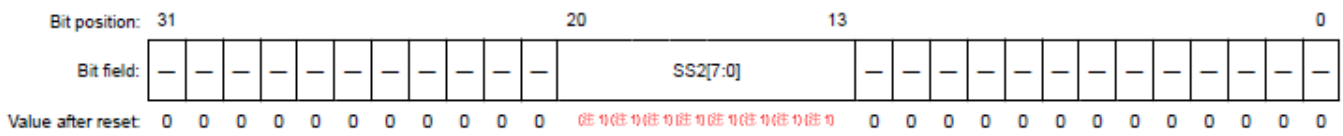
Offset address: 0x24



＜修正後＞

Base address: PSCU = 0x400E_0000

Offset address: 0x24



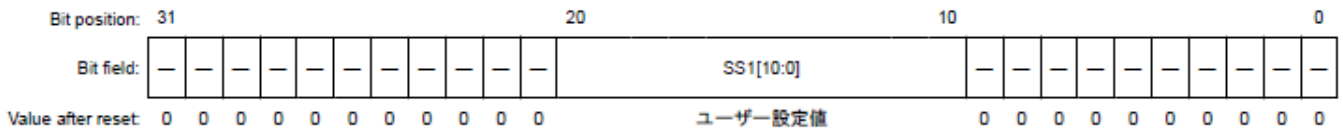
注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

2.5 「46.5.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

＜修正前＞ 1620 ページ

Base address: PSCU = 0x400E_0000

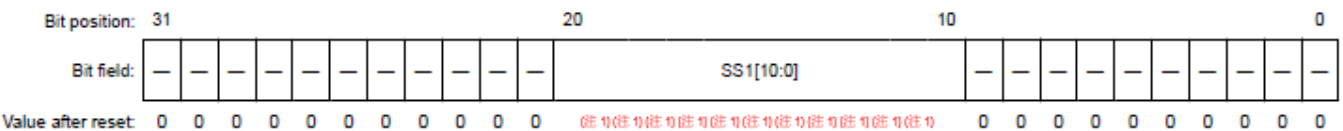
Offset address: 0x28



＜修正後＞

Base address: PSCU = 0x400E_0000

Offset address: 0x28



注 1. ブランク品の値は、0x7FF です。ユーザーがプログラムした値になります。

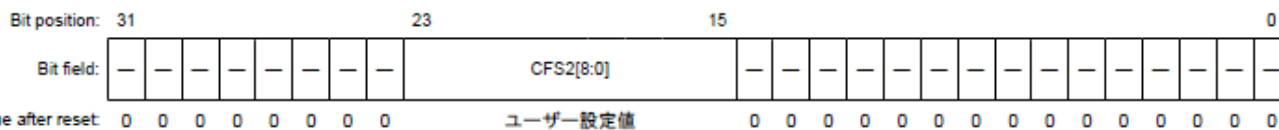
3. RA4M3 マイクロコントローラ グループの変更は次のとおりです。

3.1 「46.5.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 1648 ページ

Base address: PSCU = 0x400E_0000

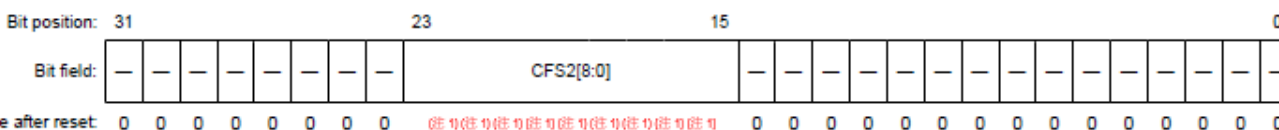
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



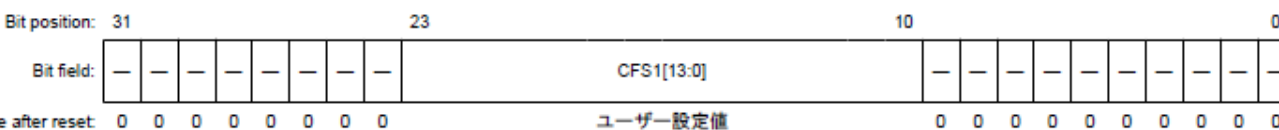
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

3.2 「46.5.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 1649 ページ

Base address: PSCU = 0x400E_0000

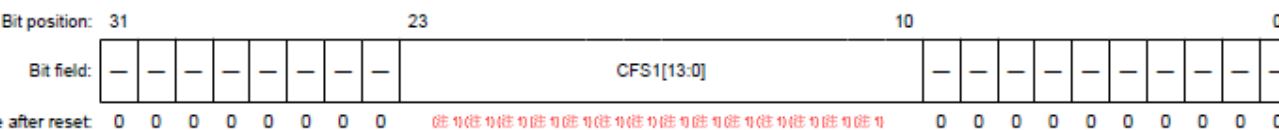
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



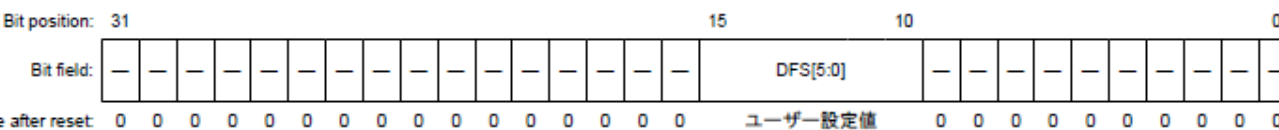
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

3.3 「46.5.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 1649 ページ

Base address: PSCU = 0x400E_0000

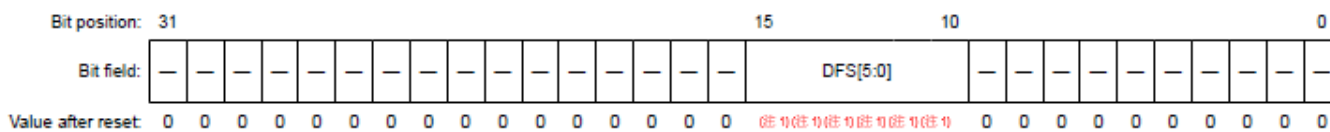
Offset address: 0x20



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x20



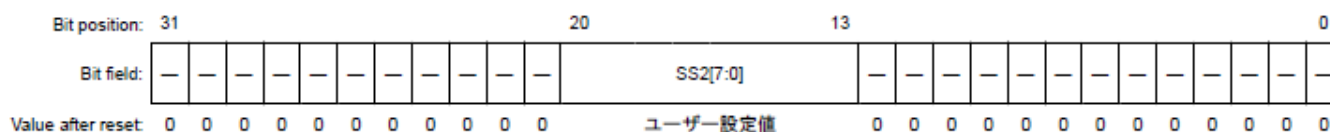
注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

3.4 「46.5.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

<修正前> 1649 ページ

Base address: PSCU = 0x400E_0000

Offset address: 0x24



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x24



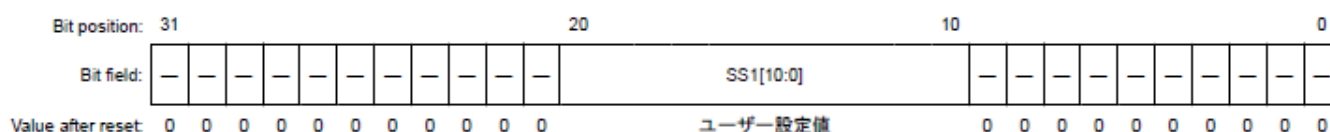
注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

3.5 「46.5.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

<修正前> 1650 ページ

Base address: PSCU = 0x400E_0000

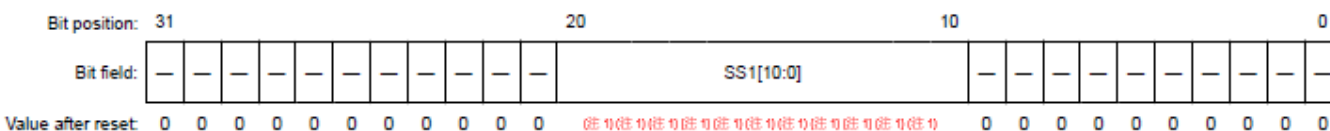
Offset address: 0x28



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x28



注 1. ブランク品の値は、0x7F です。ユーザーがプログラムした値になります。

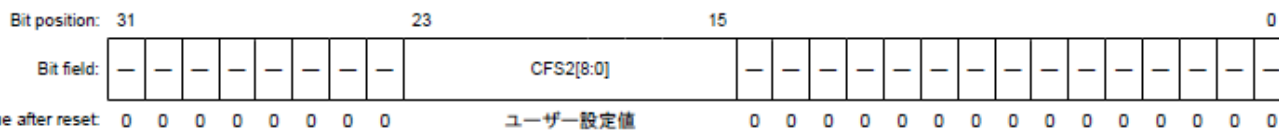
4. RA6E1 マイクロコントローラ グループの変更は次のとおりです。

4.1 「46.6.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 1642 ページ

Base address: PSCU = 0x400E_0000

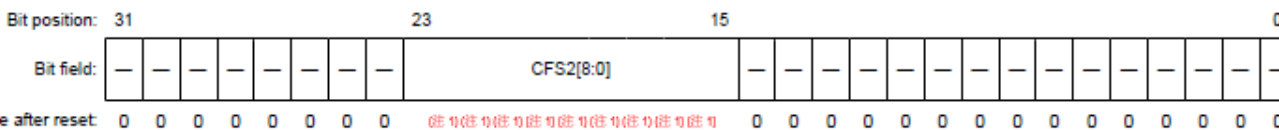
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



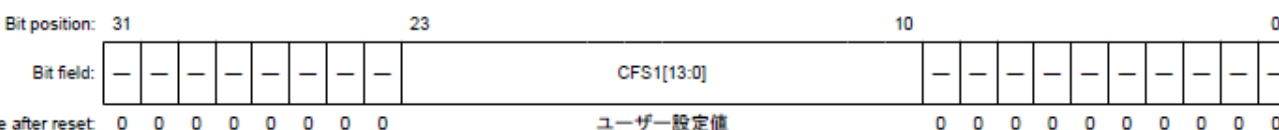
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

4.2 「46.6.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 1642 ページ

Base address: PSCU = 0x400E_0000

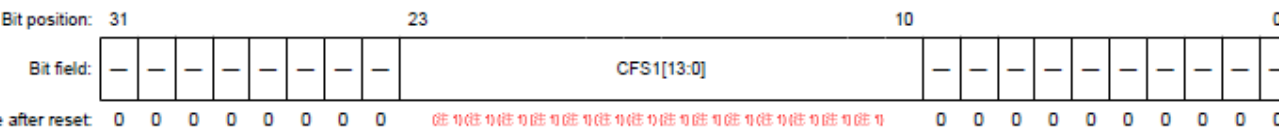
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



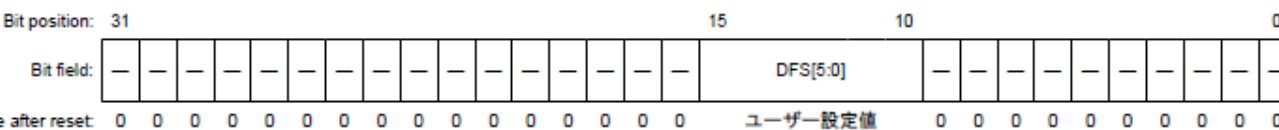
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

4.3 「46.6.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 1643 ページ

Base address: PSCU = 0x400E_0000

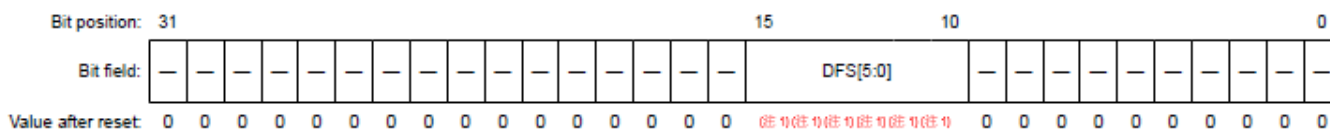
Offset address: 0x20



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x20



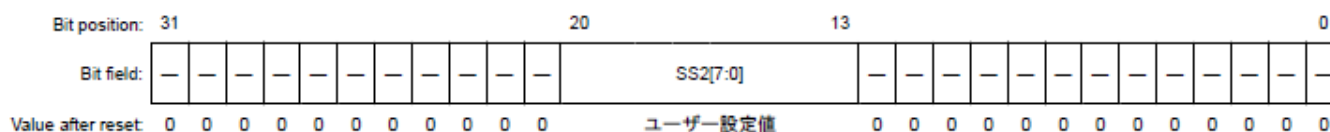
注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

4.4 「46.6.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

<修正前> 1643 ページ

Base address: PSCU = 0x400E_0000

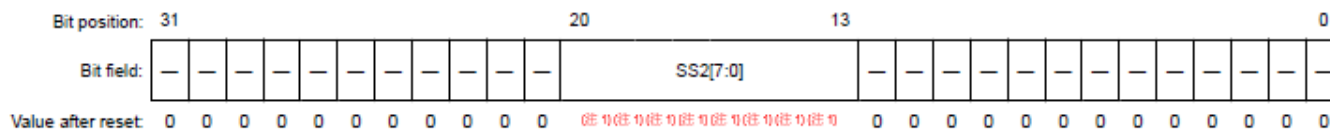
Offset address: 0x24



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x24



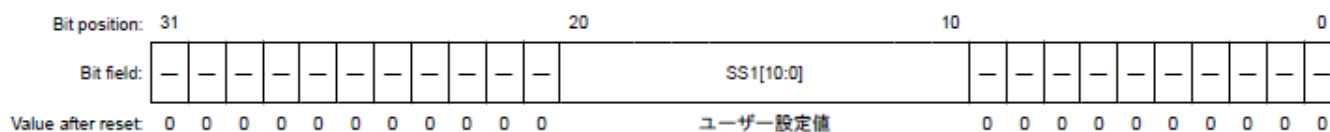
注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

4.5 「46.6.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

<修正前> 1643 ページ

Base address: PSCU = 0x400E_0000

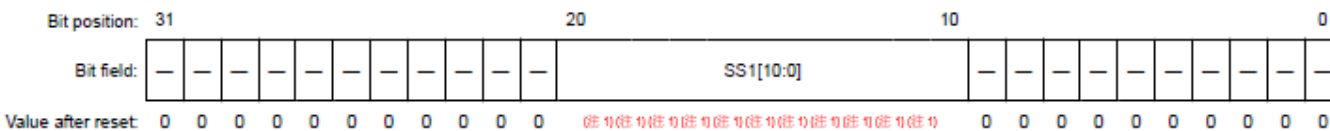
Offset address: 0x28



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x28



注 1. ブランク品の値は、0x7FF です。ユーザーがプログラムした値になります。

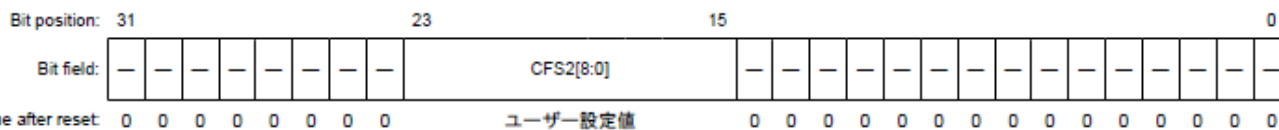
5. RA6M4 マイクロコントローラ グループの変更は次のとおりです。

5.1 「49.6.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 1824 ページ

Base address: PSCU = 0x400E_0000

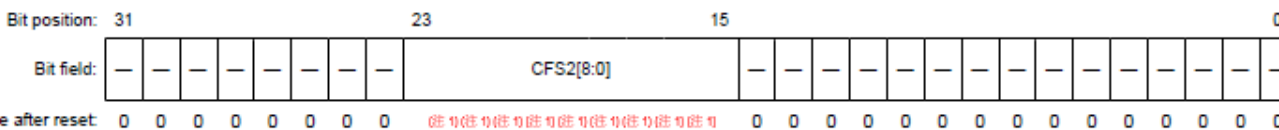
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



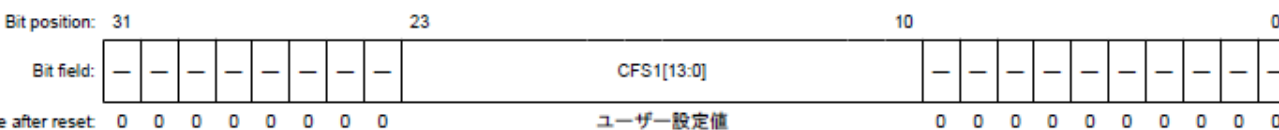
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

5.2 「49.6.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 1824 ページ

Base address: PSCU = 0x400E_0000

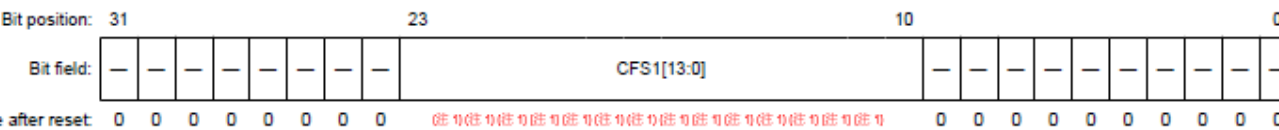
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



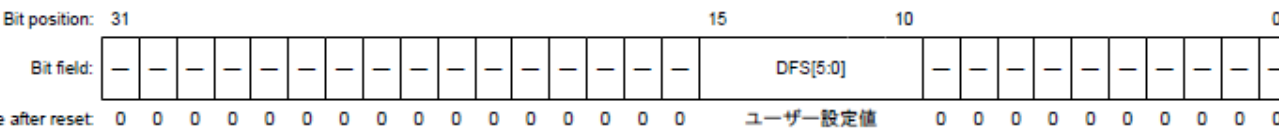
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

5.3 「49.6.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 1825 ページ

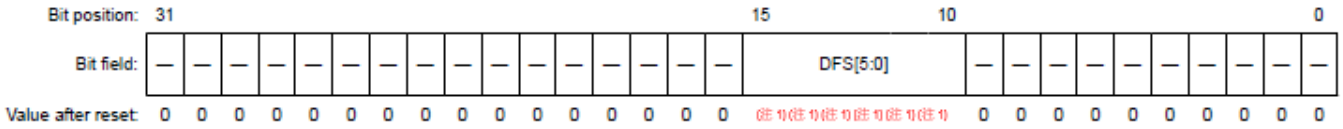
Base address: PSCU = 0x400E_0000

Offset address: 0x20



＜修正後＞

Base address: PSCU = 0x400E_0000
 Offset address: 0x20

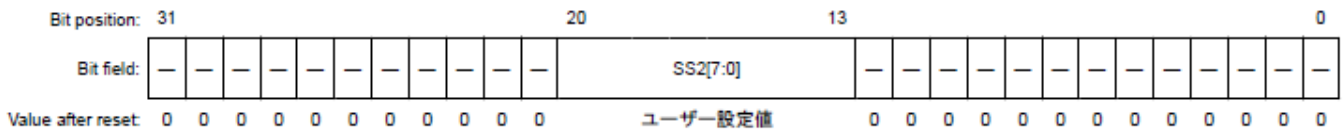


注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

5.4 「49.6.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

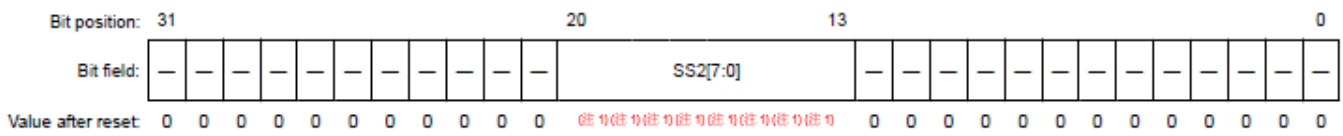
＜修正前＞ 1825 ページ

Base address: PSCU = 0x400E_0000
 Offset address: 0x24



＜修正後＞

Base address: PSCU = 0x400E_0000
 Offset address: 0x24

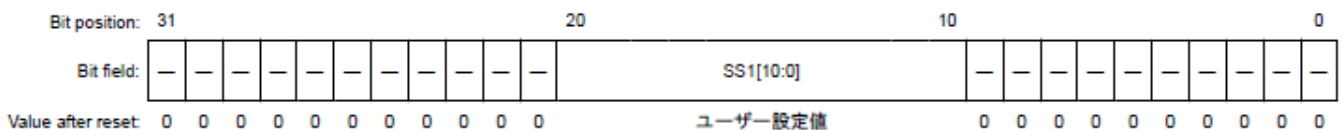


注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

5.5 「49.6.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

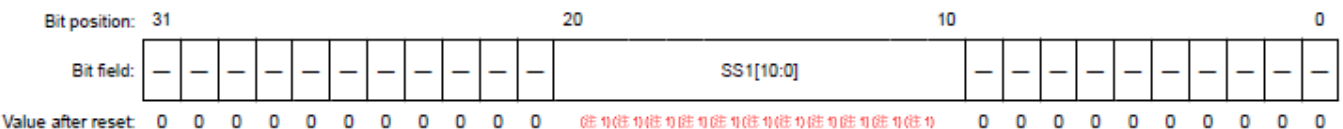
＜修正前＞ 1825 ページ

Base address: PSCU = 0x400E_0000
 Offset address: 0x28



＜修正後＞

Base address: PSCU = 0x400E_0000
 Offset address: 0x28



注 1. ブランク品の値は、0x7FF です。ユーザーがプログラムした値になります。

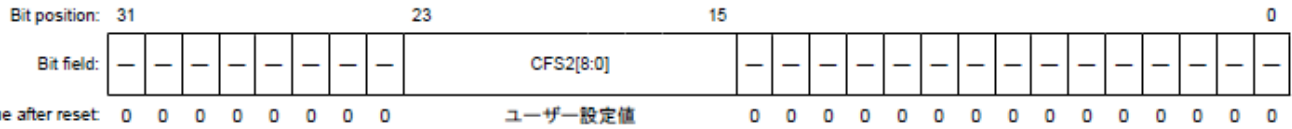
6. RA6M5 マイクロコントローラ グループの変更は次のとおりです。

6.1 「52.6.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 2195 ページ

Base address: PSCU = 0x400E_0000

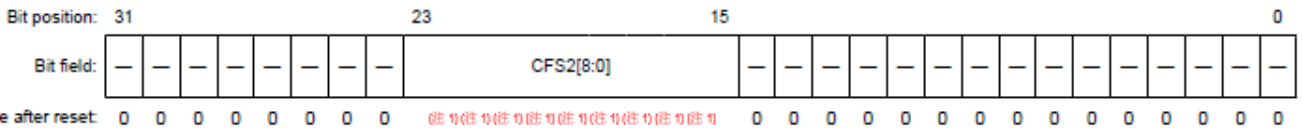
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



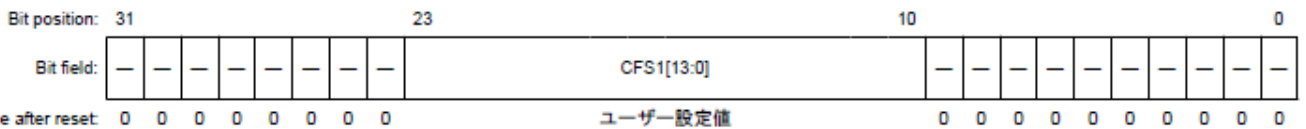
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

6.2 「52.6.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 2195 ページ

Base address: PSCU = 0x400E_0000

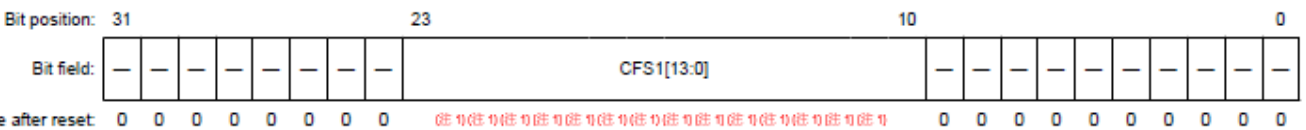
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



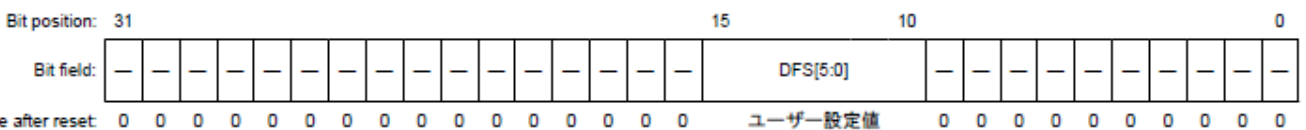
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

6.3 「52.6.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 2196 ページ

Base address: PSCU = 0x400E_0000

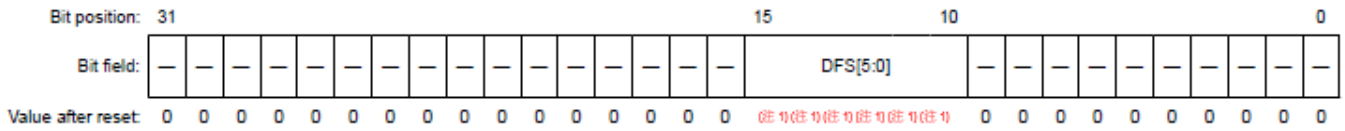
Offset address: 0x20



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x20



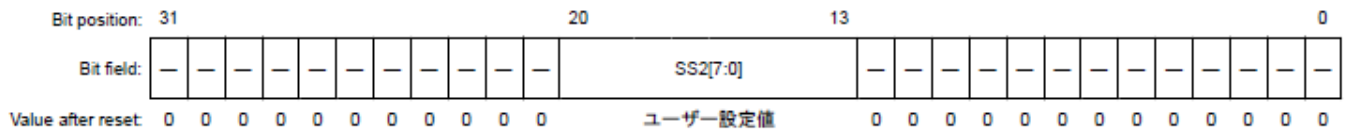
注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

6.4 「52.6.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

<修正前> 2196 ページ

Base address: PSCU = 0x400E_0000

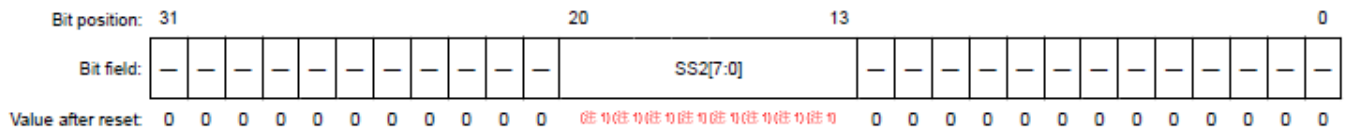
Offset address: 0x24



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x24



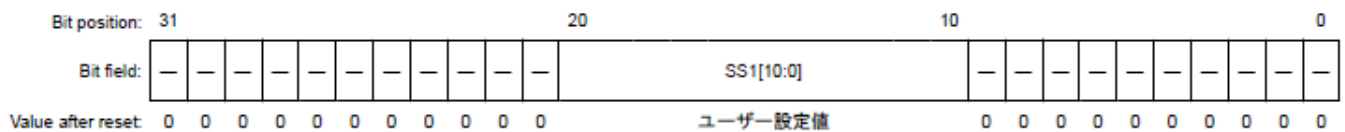
注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

6.5 「52.6.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

<修正前> 2196 ページ

Base address: PSCU = 0x400E_0000

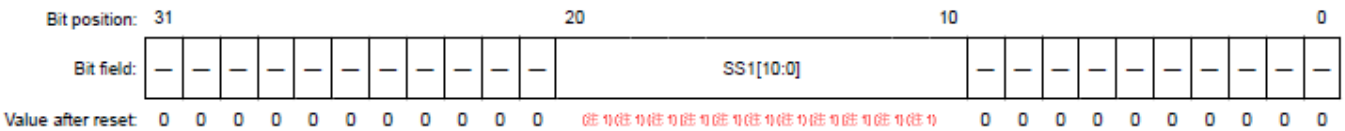
Offset address: 0x28



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x28



注 1. ブランク品の値は、0x7FF です。ユーザーがプログラムした値になります。

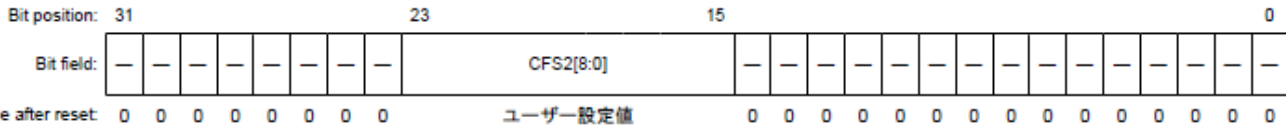
7. RA6T2 マイクロコントローラ グループの変更は次のとおりです。

7.1 「45.5.6 CFSAMONA：コードフラッシュセキュリティ属性モニタレジスタ A」

<修正前> 1721 ページ

Base address: PSCU = 0x400E_0000

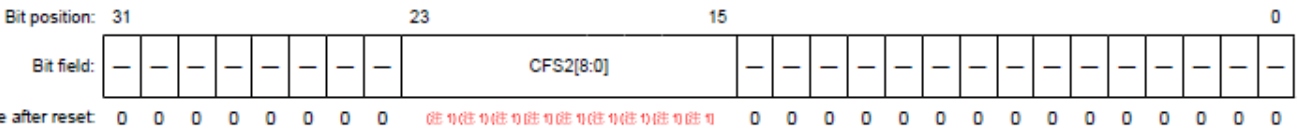
Offset address: 0x18



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x18



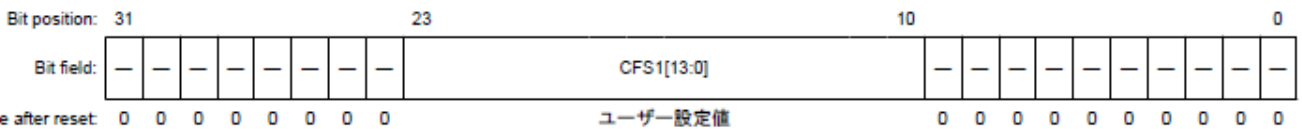
注 1. ブランク品の値は、0x1FF です。ユーザーがプログラムした値になります。

7.2 「45.5.7 CFSAMONB: コードフラッシュセキュリティ属性モニタレジスタ B」

<修正前> 1721 ページ

Base address: PSCU = 0x400E_0000

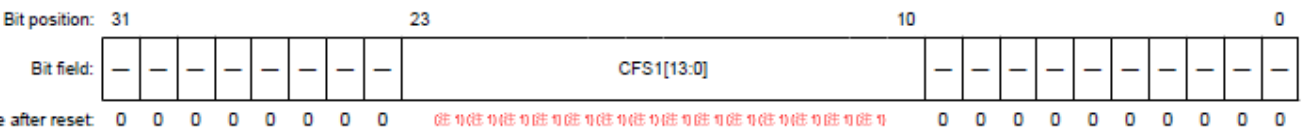
Offset address: 0x1C



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x1C



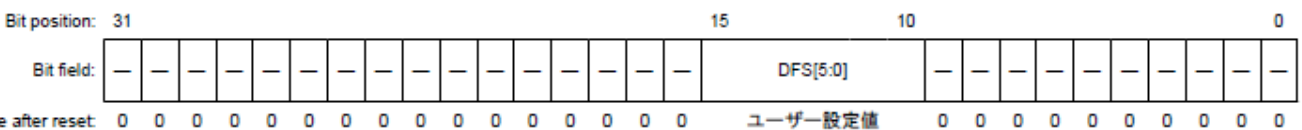
注 1. ブランク品の値は、0x3FFF です。ユーザーがプログラムした値になります。

7.3 「45.5.8 DFSAMON: データフラッシュセキュリティ属性モニタレジスタ」

<修正前> 1722 ページ

Base address: PSCU = 0x400E_0000

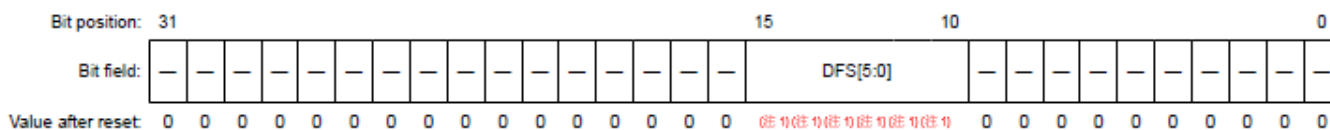
Offset address: 0x20



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x20



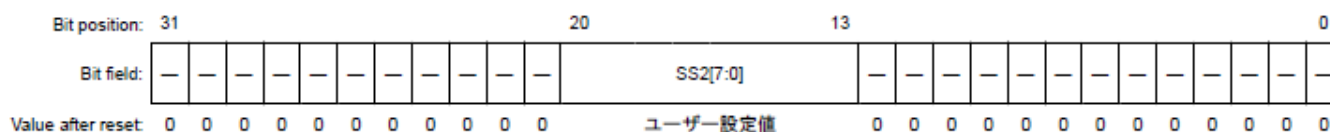
注 1. ブランク品の値は、0x3F です。ユーザーがプログラムした値になります。

7.4 「45.5.9 SSAMONA: SRAM セキュリティ属性モニタレジスタ A」

<修正前> 1722 ページ

Base address: PSCU = 0x400E_0000

Offset address: 0x24



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x24



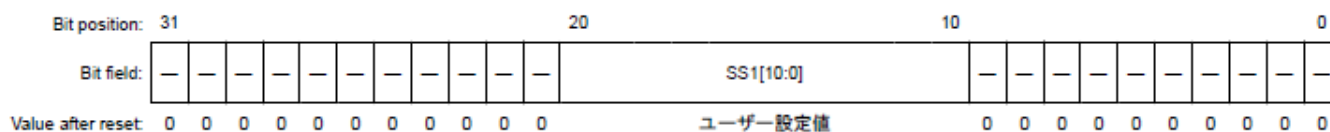
注 1. ブランク品の値は、0xFF です。ユーザーがプログラムした値になります。

7.5 「45.5.10 SSAMONB : SRAM セキュリティ属性モニタレジスタ B」

<修正前> 1722 ページ

Base address: PSCU = 0x400E_0000

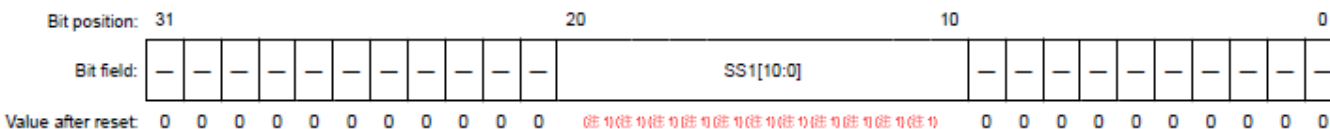
Offset address: 0x28



<修正後>

Base address: PSCU = 0x400E_0000

Offset address: 0x28



注 1. ブランク品の値は、0x7FF です。ユーザーがプログラムした値になります。

以上