

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24

豊洲フォレシア

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

製品分類	MPU & MCU	発行番号	TN-RL*-A0138A/J	Rev.	第1版
題名	誤記訂正通知 RL78/G12 ユーザーズマニュアル Rev.2.40 の記載変更		情報分類	技術情報	
適用製品	RL78/G12 グループ	対象ロット等	関連資料	RL78/G12 ユーザーズマニュアル ハードウェア編 Rev.2.40 R01UH0200JJ0240 (Mar.2024)	
		全ロット			

RL78/G12 ユーザーズマニュアルハードウェア編 Rev.2.40 (R01UH0200JJ0240) において、下記訂正がございます。

今回通知する訂正内容

訂正箇所	該当ページ	内容
4.5.3 使用するポート機能および兼用機能のレジスタ設定例	p.107, p.109, p.112, p.114	誤記訂正

ドキュメント改善計画

本訂正内容については、次回ユーザーズマニュアル改版時に修正を行います。

ユーザーズマニュアルの訂正一覧

No	訂正内容と該当箇所			本通知での 該当ページ
	ドキュメント No.	和文	R01UH0200JJ0240	
1	4.5.3 使用するポート機能および兼用機能のレジスタ設定例		p.107, p.109, p.112, p.114	p.3 ~ p.6

誤記訂正の該当箇所は、誤 太字下線、正 グレー・ハッチングで記載します。

発行文書履歴

RL78/G12 ユーザーズマニュアル Rev.2.40 誤記訂正通知 発行文書履歴

文書番号	発行日	記事
TN-RL*-A0138A/J	2024年11月20日	初版発行 訂正一覧の No.1 誤記訂正（本通知です。）

1. 4.5.3 使用するポート機能および兼用機能のレジスタ設定例 (p.107, p.109, p.112, p.114)

誤)

(p.107)

(略)

表4-7 端子機能使用時のレジスタ，出力ラッチの設定例（20，24ピン製品）（1/5）

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P00 ^{#1}	P00	入力	-	-	-	1	x	-	-
		出力	-	-	-	0	0/1	-	-
	KR6	入力	-	-	-	1	x	-	-
P10	P10	入力	-	x	0	1	x	x	x
		出力	-	0	0	0	0/1	SCK00/ SCL00 = 1	PCLBZ0 = 0
		N-chOD出力	-	1	0	0	0/1		
	ANI16	入力	-	x	1	1	x	x	x
	PCLBZ0	出力	-	0	0	0	0	SCK00/ SCL00 = 1	x
	SCK00	入力	-	x	0	1	x	x	PCLBZ0 = 0
		出力	-	0/1	0	0	1	x	PCLBZ0 = 0
	SCL00 ^{#2}	出力	-	0/1	0	0	1	x	PCLBZ0 = 0

注1. 24ピン製品のみ

2. R5F102製品のみ

正)

(p.107)

(略)

表4-7 端子機能使用時のレジスタ，出力ラッチの設定例（20，24ピン製品）（1/5）

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P00 ^{#1}	P00	入力	-	-	-	1	x	-	-
		出力	-	-	-	0	0/1	-	-
	KR6	入力	-	-	-	1	x	-	-
P10	P10	入力	-	x	0	1	x	x	x
		出力	-	0	0	0	0/1	SCK00/ SCL00 = 1	PCLBUZ0 = 0
		N-chOD出力	-	1	0	0	0/1		
	ANI16	入力	-	x	1	1	x	x	x
	PCLBUZ0	出力	-	0	0	0	0	SCK00/ SCL00 = 1	x
	SCK00	入力	-	x	0	1	x	x	x
		出力	-	0/1	0	0	1	x	PCLBUZ0 = 0
	SCL00 ^{#2}	出力	-	0/1	0	0	1	x	PCLBUZ0 = 0

注1. 24ピン製品のみ

2. R5F102製品のみ

誤)

(p.109)

表4-7 端子機能使用時のレジスタ、出力ラッチの設定例 (20, 24ピン製品) (4/5)

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P40	P40	入力	—	—	—	1	×	—	—
		出力	—	—	—	0	0/1	—	—
	KR0	入力	—	—	—	1	×	—	—
P41	P41	入力	—	×	0	1	×	×	×
		出力	—	0	0	0	0/1	SO01/ SDA01 = 1	TO02 = 0
		N-chOD出力	—	1	0	0	0/1		
	ANI22	入力	—	×	1	1	×	×	
	SO01 ^{注2}	出力	PIOR3 = 0 ^{注1}	0/1	0	0	1	×	TO02 = 0
	SDA01 ^{注2}	入出力	PIOR3 = 0 ^{注1}	1	0	0	1	×	TO02 = 0
	TI02	入力	PIOR2 = 0	×	0	1	×	×	×
	TO02	出力	—	0	0	0	0	SO01/ SDA01 = 1	×
	INTP1	入力	—	×	0	1	×	×	×
P42	P42	入力	—	—	0	1	×	×	×
		出力	—	—	0	0	0/1	SCK01/ SCL01 = 1	TO03 = 0
	ANI21	入力	—	—	1	1	×	×	×
	SCK01 ^{注2}	入力	PIOR3 = 0 ^{注1}	—	0	1	×	×	×
		出力	PIOR3 = 0 ^{注1}	—	0	0	1	×	TO03 = 0
	SCL01 ^{注2}	出力	PIOR3 = 0 ^{注1}	—	0	0	1	×	TO03 = 0
	TI03	入力	PIOR2 = 0	—	0	1	×	×	×
	TO03	出力	—	—	0	0	0	SCK01/ SCL01 = 1	×
P60	P60	入力	—	—	—	1	×	×	—
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	SCLA0/(TxD0) = 1	—
	KR4	入力	—	—	—	1	×	×	—
	SCLA0	入出力	—	—	—	0	0	×	—
	(TxD0)	出力	PIOR1 = 1	—	—	0	1	×	—
P61	P61	入力	—	—	—	1	×	×	—
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	SDAA0 = 1	—
	KR5	入力	—	—	—	1	×	×	—
	SDAA0	入出力	—	—	—	0	0	×	—
	(RxDO)	入力	PIOR1 = 1	—	—	1	×	×	—

注1. 24ピン製品のみ
2. R5F102製品のみ

正)

(p.109)

表4-7 端子機能使用時のレジスタ、出力ラッチの設定例 (20, 24ピン製品) (4/5)

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P40	P40	入力	—	—	—	1	×	—	—
		出力	—	—	—	0	0/1	—	—
	KR0	入力	—	—	—	1	×	—	—
P41	P41	入力	—	×	0	1	×	×	×
		出力	—	0	0	0	0/1	SO01/ SDA01 = 1	TO02 = 0
		N-chOD出力	—	1	0	0	0/1		
	ANI22	入力	—	×	1	1	×	×	×
	SO01 ^{注2}	出力	PIOR3 = 0 ^{注1}	0/1	0	0	1	×	TO02 = 0
	SDA01 ^{注2}	入出力	PIOR3 = 0 ^{注1}	1	0	0	1	×	TO02 = 0
	TI02	入力	PIOR2 = 0	×	0	1	×	×	×
	TO02	出力	—	0	0	0	0	SO01/ SDA01 = 1	×
	INTP1	入力	—	×	0	1	×	×	×
P42	P42	入力	—	—	0	1	×	×	×
		出力	—	—	0	0	0/1	SCK01/ SCL01 = 1	TO03 = 0
	ANI21	入力	—	—	1	1	×	×	×
	SCK01 ^{注2}	入力	PIOR3 = 0 ^{注1}	—	0	1	×	×	×
		出力	PIOR3 = 0 ^{注1}	—	0	0	1	×	TO03 = 0
	SCL01 ^{注2}	出力	PIOR3 = 0 ^{注1}	—	0	0	1	×	TO03 = 0
	TI03	入力	PIOR2 = 0	—	0	1	×	×	×
	TO03	出力	—	—	0	0	0	SCK01/ SCL01 = 1	×
P60	P60	入力	—	—	—	1	×	×	×
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	(TxDO) = 1	SCLA0 = 0
	KR4	入力	—	—	—	1	×	×	×
	SCLA0	入出力	—	—	—	0	0	×	×
	(TxDO)	出力	PIOR1 = 1	—	—	0	1	×	×
P61	P61	入力	—	—	—	1	×	—	×
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	—	SDAA0 = 0
	KR5	入力	—	—	—	1	×	—	×
	SDAA0	入出力	—	—	—	0	0	—	×
	(RxDO)	入力	PIOR1 = 1	—	—	1	×	—	×

注1. 24ピン製品のみ
2. R5F102製品のみ

誤)

(p.112)

表4-8 端子機能使用時のレジスタ，出力ラッチの設定例（30ピン製品）（2/6）

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P14	P14	入力	—	x	—	1	x		
		出力	—	0	—	0	0/1	SDA20 = 1	(SCLA0) / (TO03) = 0
		N-chOD出力	—	1	—	0	0/1		
	RxD2 ^注	入力	PIOR1 = 0	x	—	1	x	x	x
	SI20 ^注	入力	PIOR1 = 0	x	—	1	x	x	x
	SDA20 ^注	入出力	PIOR1 = 0	1	—	0	1	x	(SCLA0) / (TO03) = 0
	(SCLA0)	入出力	PIOR2 = 1	1	—	0	0	SDA20 = 1	(TO03) = 0
	(TI03)	入力	PIOR0 = 1	x	—	1	x	x	x
P17	P15	入力	—	x	—	1	x	x	x
		出力	—	0	—	0	0/1	(TxD0) = 1	TO02 = 0
		N-chOD出力	—	1	—	0	0/1		
	TI02	入力	PIOR0 = 0	x	—	1	x	x	x
	TO02	出力	PIOR0 = 0	0	—	0	0	(TxD0) = 1	x
	(TxD0)	出力	PIOR1 = 1	0/1	—	0	1	x	TO02 = 0

注 R5F102製品のみ

正)

(p.112)

表4-8 端子機能使用時のレジスタ，出力ラッチの設定例（30ピン製品）（2/6）

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P14	P14	入力	—	x	—	1	x	x	x
		出力	—	0	—	0	0/1	SDA20 = 1	(SCLA0) / (TO03) = 0
		N-chOD出力	—	1	—	0	0/1		
	RxD2 ^注	入力	PIOR1 = 0	x	—	1	x	x	x
	SI20 ^注	入力	PIOR1 = 0	x	—	1	x	x	x
	SDA20 ^注	入出力	PIOR1 = 0	1	—	0	1	x	(SCLA0) / (TO03) = 0
	(SCLA0)	入出力	PIOR2 = 1	1	—	0	0	SDA20 = 1	(TO03) = 0
	(TI03)	入力	PIOR0 = 1	x	—	1	x	x	x
P17	P15	入力	—	x	—	1	x	x	x
		出力	—	0	—	0	0/1	(TxD0) = 1	TO02 = 0
		N-chOD出力	—	1	—	0	0/1		
	TI02	入力	PIOR0 = 0	x	—	1	x	x	x
	TO02	出力	PIOR0 = 0	0	—	0	0	(TxD0) = 1	x
	(TxD0)	出力	PIOR1 = 1	0/1	—	0	1	x	TO02 = 0

注 R5F102製品のみ

誤)

(p.114)

表4-8 端子機能使用時のレジスタ，出力ラッチの設定例（30ピン製品）（5/6）

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P60	P60	入力	—	—	—	1	×	×	—
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	SCLA0=1	—
	SCLA0	入出力	PIOR2=0	—	—	0	0	×	—
P61	P61	入力	—	—	—	1	×	×	—
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	SDAA0=1	—
	SDAA0	入出力	PIOR2=0	—	—	0	0	×	—
P120	P120	入力	—	—	0	1	×	—	—
		出力	—	—	0	0	0/1	—	—
	ANI19	アナログ入力	—	—	1	1	×	—	—
P137	P137	入力	—	—	—	—	×	—	—
	INTP0	入力	—	—	—	—	×	—	—
P147	P147	入力	—	—	0	1	×	—	—
		出力	—	—	0	0	0/1	—	—
	ANI18	アナログ入力	—	—	1	1	×	—	—

(略)

正)

(p.114)

表4-8 端子機能使用時のレジスタ，出力ラッチの設定例（30ピン製品）（5/6）

端子名称	使用機能		PIORx	POMxx	PMCxx	PMxx	Pxx	兼用機能出力	
	機能名称	入出力						SAU系	それ以外
P60	P60	入力	—	—	—	1	×	—	×
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	—	SCLA0=0
	SCLA0	入出力	PIOR2=0	—	—	0	0	—	×
P61	P61	入力	—	—	—	1	×	—	×
		N-chOD出力 (6V耐圧)	—	—	—	0	0/1	—	SDAA0=0
	SDAA0	入出力	PIOR2=0	—	—	0	0	—	×
P120	P120	入力	—	—	0	1	×	—	—
		出力	—	—	0	0	0/1	—	—
	ANI19	アナログ入力	—	—	1	1	×	—	—
P137	P137	入力	—	—	—	—	×	—	—
	INTP0	入力	—	—	—	—	×	—	—
P147	P147	入力	—	—	0	1	×	—	—
		出力	—	—	0	0	0/1	—	—
	ANI18	アナログ入力	—	—	1	1	×	—	—

(略)

以上