

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0129A/J	Rev.	第1版
題名	機能の比較表の訂正		情報分類	技術情報	
適用製品	RA6M2 グループ、RA6M3 グループ、 RA6M4 グループ、RA6M5 グループ、 RA6E1 グループ	対象ロット等 全ロット	関連資料	末尾の表を参照	

本ドキュメントにて「機能の比較」の表の記載事項を訂正します。

1) RA6M2

訂正前記述

表 1.16 機能の比較

機能	型名		
	R7FA6M2AF2CLK/ R7FA6M2AD2CLK/ R7FA6M2AF3CLK/ R7FA6M2AD3CLK	R7FA6M2AF3CFB/ R7FA6M2AD3CFB	R7FA6M2AF3CFP/ R7FA6M2AD3CFP
端子総数	145	144	100
パッケージ	LGA	LQFP	LQFP

(中略)

通信	型名		
	R7FA6M2AF2CLK/ R7FA6M2AD2CLK/ R7FA6M2AF3CLK/ R7FA6M2AD3CLK	R7FA6M2AF3CFB/ R7FA6M2AD3CFB	R7FA6M2AF3CFP/ R7FA6M2AD3CFP
SCI	10		
IIC	3		2
SPI	2		
SSIE	1		
QSPI	1		
SDHI	2		
CAN	2		
USBFS	あり		
ETHERC	1		

注 1. 各 ADC ユニットの入力チャネルが、同一ポートにアサインされています。

訂正後記述

表 1.16 機能の比較

機能	型名		
	R7FA6M2AF2CLK/ R7FA6M2AD2CLK/ R7FA6M2AF3CLK/ R7FA6M2AD3CLK	R7FA6M2AF3CFB/ R7FA6M2AD3CFB	R7FA6M2AF3CFP/ R7FA6M2AD3CFP
端子総数	145	144	100
パッケージ	LGA	LQFP	LQFP

(中略)

通信	型名		
	R7FA6M2AF2CLK/ R7FA6M2AD2CLK/ R7FA6M2AF3CLK/ R7FA6M2AD3CLK	R7FA6M2AF3CFB/ R7FA6M2AD3CFB	R7FA6M2AF3CFP/ R7FA6M2AD3CFP
SCI	10		
IIC	3		2
SPI	2		
SSIE	1		
QSPI	1		
SDHI	2		
CAN	2		
USBFS	あり		
ETHERC	1		1 ^(注2)

注 1. 各 ADC ユニットの入力チャネルが、同一ポートにアサインされています。

注 2. RMII のみ有効

2) RA6M3

訂正前記述

表 1.15 機能の比較

機能	型名				
	R7FA6M3AH2CBG/ R7FA6M3AF2CBG	R7FA6M3AH3CFC/ R7FA6M3AF3CFC	R7FA6M3AH2CLK/ R7FA6M3AF2CLK	R7FA6M3AH3CFB/ R7FA6M3AF3CFB	R7FA6M3AH3CFP/ R7FA6M3AF3CFP
端子総数	176	176	145	144	100
パッケージ	BGA	LQFP	LGA	LQFP	LQFP

(中略)

通信	SCI	10				
	IIC	3			2	
	SPI	2				
	SSIE	2			1	
	QSPI	1				
	SDHI	2				
	CAN	2				
	USBFS	あり				
	USBHS	あり		なし		
	ETHERC			1		

注 1. 各 ADC ユニットの入力チャネルが、同一ポートにアサインされています。

訂正後記述

表 1.15 機能の比較

機能	型名				
	R7FA6M3AH2CBG/ R7FA6M3AF2CBG	R7FA6M3AH3CFC/ R7FA6M3AF3CFC	R7FA6M3AH2CLK/ R7FA6M3AF2CLK	R7FA6M3AH3CFB/ R7FA6M3AF3CFB	R7FA6M3AH3CFP/ R7FA6M3AF3CFP
端子総数	176	176	145	144	100
パッケージ	BGA	LQFP	LGA	LQFP	LQFP

(中略)

通信	SCI	10				
	IIC	3			2	
	SPI	2				
	SSIE	2			1	
	QSPI	1				
	SDHI	2				
	CAN	2				
	USBFS	あり				
	USBHS	あり		なし		
	ETHERC	1(注2)		1	1(注2)	

注 1. 各 ADC ユニットの入力チャネルが、同一ポートにアサインされています。

注 2. RMII のみ有効

3) RA6M4

訂正前記述

表 1.15 機能の比較

型名	R7FA6M4AXXCFB	R7FA6M4AXXCMB	R7FA6M4AXXCFP	R7FA6M4AXXCFM	R7FA6M4AXXCBQ
端子総数	144		100	64	
パッケージ	LQFP	BGA	LQFP		BGA

(中略)

通信	SCI	10		8	
	IIC	2			
	SPI	2			
	CAN	2			
	USBFS	あり			
	QSPI	あり			
	OSPI	あり		なし	
	SSIE	あり		なし	あり
	SDHI/MMC	あり		なし	
	ETHERC	あり		なし	

注 1. 使用できる端子はピン数によります。詳細は、「1.7. 端子一覧」を参照してください。

注 2. ADC ユニットの一部の入力チャネルは、同一のポート端子を共用しています。

訂正後記述

表 1.15 機能の比較

型名	R7FA6M4AXXCFB	R7FA6M4AXXCMB	R7FA6M4AXXCFP	R7FA6M4AXXCFM	R7FA6M4AXXCBQ
端子総数	144		100	64	
パッケージ	LQFP	BGA	LQFP		BGA

(中略)

通信	SCI	10		8	
	IIC	2			
	SPI	2			
	CAN	2			
	USBFS	あり			
	QSPI	あり			
	OSPI	あり		なし	
	SSIE	あり		なし	あり
	SDHI/MMC	あり		なし	
	ETHERC	あり		あり ^(注3)	なし

注 1. 使用できる端子はピン数によります。詳細は、「1.7. 端子一覧」を参照してください。

注 2. ADC ユニットの一部の入力チャネルは、同一のポート端子を共用しています。

注 3. RMII のみ有効

4) RA6M5

訂正前記述

表 1.15 機能の比較

型名	R7FA6M5XX2CBG	R7FA6M5XX3CFC	R7FA6M5XXCBM	R7FA6M5XX3CFB	R7FA6M5XX3CFP
端子総数	176		144		100
パッケージ	BGA	LQFP	BGA	LQFP	LQFP

(中略)

通信	SCI	10	10	10
	IIC		3	
	SPI		2	
	CAN または CANFD		2	
	USBFS		あり	
	USBHS	あり		なし
	QSPI		あり	
	OSPI		あり	
	SSIE		あり	
	SDHI/MMC		あり	
	ETHERC		あり	
	CEC		あり	

(中略)

HMI	CTSU	20	12
-----	------	----	----

注. 製品型名は、メモリサイズと、CAN と CANFD のどちらをサポートしているかによって異なります。「1.3. 型名」を参照してください。

注 1. 使用できる端子はピン数によります。詳細は、「1.7. 端子一覧」を参照してください。

注 2. ADC ユニットの一部の入力チャネルは、同一のポート端子を共用しています。

訂正後記述

表 1.15 機能の比較

型名	R7FA6M5XX2CBG	R7FA6M5XX3CFC	R7FA6M5XXCBM	R7FA6M5XX3CFB	R7FA6M5XX3CFP
端子総数	176		144		100
パッケージ	BGA	LQFP	BGA	LQFP	LQFP

(中略)

通信	SCI	10	10	10	
	IIC		3		
	SPI		2		
	CAN または CANFD		2		
	USBFS		あり		
	USBHS	あり		なし	
	QSPI		あり		
	OSPI		あり		
	SSIE		あり		
	SDHI/MMC		あり		
	ETHERC	あり ^(注3)		あり	あり ^(注3)
	CEC		あり		

(中略)

HMI	CTSU	15	20	12
-----	------	----	----	----

注. 製品型名は、メモリサイズと、CAN と CANFD のどちらをサポートしているかによって異なります。「1.3. 型名」を参照してください。

注 1. 使用できる端子はピン数によります。詳細は、「1.7. 端子一覧」を参照してください。

注 2. ADC ユニットの一部の入力チャネルは、同一のポート端子を共用しています。

注 3. RMII のみ有効

5) RA6E1

訂正前記述

表 1.14 機能の比較

型名	R7FA6E10F2CFP R7FA6E10D2CFP	R7FA6E10F2CFM R7FA6E10D2CFM	R7FA6E10F2CNE R7FA6E10D2CNE
端子総数	100	64	48
パッケージ	100ピン、64ピンはLQFP 48ピンはQFN		

(中略)

通信	SCI ^(注1)	6	
	IIC	2	1
	SPI	2	1
	CAN	1	
	USBFS	あり	
	QSPI	あり	No
	SSIE	あり	No
	SDHI/MMC	あり	No
	ETHERC	あり	No

注 1. 使用できる端子はピン数によります。詳細は、「1.7. 端子一覧」を参照してください。

注 2. アクセス制御回路、乱数生成回路、およびユニーク ID のみをサポートしています。他の回路の動作は保証対象外です

訂正後記述

表 1.14 機能の比較

型名	R7FA6E10F2CFP R7FA6E10D2CFP	R7FA6E10F2CFM R7FA6E10D2CFM	R7FA6E10F2CNE R7FA6E10D2CNE
端子総数	100	64	48
パッケージ	100ピン、64ピンはLQFP 48ピンはQFN		

(中略)

通信	SCI ^(注1)	6	
	IIC	2	1
	SPI	2	1
	CAN	1	
	USBFS	あり	
	QSPI	あり	No
	SSIE	あり	No
	SDHI/MMC	あり	No
	ETHERC	あり ^(注3)	No

注 1. 使用できる端子はピン数によります。詳細は、「1.7. 端子一覧」を参照してください。

注 2. アクセス制御回路、乱数生成回路、およびユニーク ID のみをサポートしています。他の回路の動作は保証対象外です

注 3. RMII のみ有効

関連資料表

製品	資料名
RA6M2 グループ	Renesas RA6M2 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10
RA6M3 グループ	Renesas RA6M3 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10
RA6M4 グループ	Renesas RA6M4 グループ ユーザーズマニュアル ハードウェア編 Rev.1.40
RA6M5 グループ	Renesas RA6M5 グループ ユーザーズマニュアル ハードウェア編 Rev.1.30
RA6E1 グループ	Renesas RA6E1 グループ ユーザーズマニュアル ハードウェア編 Rev.1.20