

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/inquiry>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-SH7-A771A/J	Rev.	第1版
題名	ハードウェアマニュアル誤記訂正		情報分類	技術情報	
適用製品	<ul style="list-style-type: none"> <li>SH7216 グループ</li> <li>SH7214 グループ</li> </ul>	対象ロット等	関連資料	SH7216 グループハードウェア マニュアル (RJJ09B0575-0101)	
		全ロット			

上記適用製品のハードウェアマニュアルにおいて誤記がございましたので、訂正のご連絡を致します。詳細は、以下をご参照ください。

「SH7216 ハードウェアマニュアル、16章 シリアルコミュニケーションインターフェース(SCI)」P16-15の「16.3.7 シリアルステータスレジスタ(SCSSR)」のTENDビットの説明を以下のように修正します。

#### 【修正前】

ビット	ビット名	初期値	R/W	説明
2	TEND	1	R	トランスミットエンド [クリア条件] ・TDRE=1の状態を読み出した後、TDREフラグに0を書き込んだとき

#### 【修正後】

ビット	ビット名	初期値	R/W	説明
2	TEND	1	R	トランスミットエンド [クリア条件] ・TEND=1の状態を読み出した後、TENDフラグに0を書き込んだとき

「SH7216 ハードウェアマニュアル、22章 ビンファンクションコントローラ(PFC)」P22-17の「22.1.2 ポートAコントロールレジスタL4(PACRL4)」のPA12MD[2:0]の注記を削除します。

#### 【修正前】

「PACRL4 レジスタの bit2~0 の初期値は内部 ROM 無効拡張モードでは初期値=3'b001 になり、CS0 出力になる」

#### 【修正後】

「PACRL4 レジスタの bit2~0 の初期値は動作モードに関係なく初期値=3'b000 になる」

以上