

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-760-A017A/J	Rev.	第1版
題名	64M ビットシンクロナス DRAM との接続方法に関する記述変更		情報分類	技術情報	
適用製品	HD6417615ARF, HD6417615ARFV, HD6417615ARBP, HD6417615ARBPV, HD6417616SF	対象ロット等	関連資料	・ SH7615 ハードウェアマニュアル RJJ09B0129-0200 (Rev.2.00) ・ SH7616 ハードウェアマニュアル RJJ09B0316-0200 (Rev.2.00)	
		全ロット			

上記適用製品のハードウェアマニュアルの 64M ビットシンクロナス DRAM との接続方法に関する記述内容を変更いたします。

ハードウェアマニュアル

7.5.11 64M ビットシンクロナス DRAM (2M ワード× 32 ビット品) との接続方法

[変更前]

(3) シンクロナス DRAM に対するモード設定

シンクロナス DRAM に対してモードを設定する場合には、CPU から X+H'FFFF0000、または X+H'FFFF8000 番地書き込みを行ってください (X は、設定した値)。X+H'FFFF0000 と X+H'FFFF8000 のどちらを使うかは、シンクロナス DRAM の仕様に依存します。

[変更後]

(3) シンクロナス DRAM に対するモード設定

シンクロナス DRAM に対してモードを設定する場合には、CPU から X+H'FFFF0000、X+H'FFFF8000 X+H'FFBF0000、または X+H'FFBF8000 番地書き込みを行ってください (X は、設定した値)。どの番地を使うかはシンクロナス DRAM の仕様に依存します。

以上