

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/contact/>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-SH7-A856A/J	Rev.	第1版
題名	メモリコントローラ(BSC3)接続対象メモリの誤記訂正		情報分類	技術情報	
適用製品	SH7734	対象ロット等	関連資料	SH7734 ユーザーズマニュアル ハードウェア編 Rev.2.00 (R01UH0233JJ0200)	
		全ロット			

上記製品のメモリコントローラ(BSC3)の接続対象メモリに関して、誤記訂正がございますので連絡いたします。

【変更前】表 4.1 DBSC3 機能(SDRAM 共通の機能)

接続対象メモリ	DDR3-SDRAM JEDEC 準拠 (512Mbit~2Gbit 品の×8品 2個接続、×16品 1個接続をサポート。×4品は非サポート、 ライトレベリング機能も非サポート) DDR2-SDRAM JEDEC 準拠 (256Mbit~2Gbit 品の×8品 2個接続、×16品 1個接続をサポート。×4品は非サポート)
---------	---

【変更後】表 4.1 DBSC3 機能(SDRAM 共通の機能)

接続対象メモリ	DDR3-SDRAM JEDEC 準拠 (512Mbit~1Gbit 品の×8品 2個接続、512Mbit~2Gbit 品の×16品 1個接続をサポート。 ×4品は非サポート、ライトレベリング機能も非サポート) DDR2-SDRAM JEDEC 準拠 (256Mbit~1Gbit 品の×8品 2個接続、256Mbit~2Gbit 品の×16品 1個接続をサポート。 ×4品は非サポート)
---------	---

以上