

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A624A/J	Rev.	第1版
題名	TPU の誤記訂正について		情報分類	技術情報	
適用製品	SH7720 グループ SH7721 グループ SH7705 グループ SH7730 グループ	対象ロット等 全ロット	関連資料	SH7720 ハードウェアマニュアル Rev.2.00 (RJJ09B0027-0200) SH7705 ハードウェアマニュアル Rev.2.00 (RJJ09B0075-0200) SH7730 ハードウェアマニュアル Rev.1.00 (RJJ09B0339-0100)	

SH7720 グループ、SH7721 グループ、SH7705 グループ、および、SH7730 グループの TPU の PWM モードについて、下記の誤記訂正がございます。ご理解、ご了承いただきますよう、お願いいたします。

(誤) デューティ 0%と 100%の条件を以下に示します。

- ・ デューティ 0% : デューティレジスタ (TGRA) に対して周期レジスタ (TGRB) の設定値を TGRA+1 にした場合

(正) デューティ 0%と 100%の条件を以下に示します。

- ・ デューティ 0% : 周期レジスタ (TGRB) に対して デューティレジスタ (TGRA) の設定値を TGRB+1 にした場合