

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A123A/J	Rev.	第1版
題名	RX64M グループ パワーオンリセットと PLL 回路の併用時の注意事項		情報分類	技術情報	
適用製品	RX64M グループ	対象ロット等	関連資料	RX64M グループ ユーザーズマニュアル ハードウェア編 (R01UH0377JJ0100)	
		全ロット			

RX64M グループ ユーザーズマニュアル ハードウェア編のリセット、クロック発生回路の章において、パワーオンリセットと PLL 回路を併用時の注意事項を以下の通り追加いたします。

- Page 246 of 2955 に 6.4 使用上の注意事項、6.4.1 パワーオンリセットと PLL 回路を併用時の注意事項を追加します。

【正】

6.4 使用上の注意事項

6.4.1 パワーオンリセットと PLL 回路を併用時の注意事項

パワーオンリセットと PLL 回路を併用する場合、LVD1CR1.LVD1IDTSEL[1:0] ビット、または LVD2CR1.LVD2IDTSEL[1:0] ビットを“01b” に設定して、電圧監視割り込みを下降検出時 ($V_{cc} < V_{det}$) に選択してください。

さらに割込み処理ルーチンの先頭で、SCKCR3.CKSEL[2:0] ビットを“100b” 以外にして PLL 回路以外を選択した後、PLLCR2.PLEN ビットを“1” にして PLL 回路を停止してください。

- Page 324 of 2955 に 9.10.7 パワーオンリセットと PLL 回路を併用時の注意事項を追加します。

【正】

9.10.7 パワーオンリセットと PLL 回路を併用時の注意事項

パワーオンリセットと PLL 回路を併用する場合、LVD1CR1.LVD1IDTSEL[1:0] ビット、または LVD2CR1.LVD2IDTSEL[1:0] ビットを“01b” に設定して、電圧監視割り込みを下降検出時 ($V_{cc} < V_{det}$) に選択してください。

さらに割込み処理ルーチンの先頭で、SCKCR3.CKSEL[2:0] ビットを“100b” 以外にして PLL 回路以外を選択した後、PLLCR2.PLEN ビットを“1” にして PLL 回路を停止してください。