

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A167A/J	Rev.	第1版
題名	12 ビット A/D コンバータ (S12ADa) の A/D サンプルングステートレジスタ (ADSSTR01) に関する記載内容の追加		情報分類	技術情報	
適用製品	RX630 グループ、 RX63N グループ、RX631 グループ	対象ロット等	関連資料	下記関連資料参照	
		全ロット			

12 ビット A/D コンバータ (S12ADa) の A/D サンプルングステートレジスタ 01 (ADSSTR01) のサンプルング時間 1 設定ビット (SST1[7:0]) におきまして、記載内容の追加がありますのでご連絡致します。追加内容を赤字で示します。

【追加前】

SST1[7:0]ビット (サンプルング時間 1 設定ビット)

チャンネル選択によるアナログ入力サンプルング時間の設定を行います。

1 ステート=1ADCLK (A/D 変換クロック) 幅で ADCLK が 50MHz であれば 1 ステート=20ns になります。初期値は、20 ステートです。アナログ入力信号源のインピーダンスが高くサンプルング時間が不足する場合や、ADCLK が低速な場合に、サンプルング時間を調整することができます。SST1[7:0]ビットの設定は、ADCSR.ADST ビットが”0”のときに行ってください。

サンプルング時間の設定値は、10 ステート以上 255 ステート以下の値を設定してください。また、サンプルング時間が 0.4us 以上となるように設定してください。

【追加後】

SST1[7:0]ビット (サンプルング時間 1 設定ビット)

チャンネル選択によるアナログ入力サンプルング時間の設定を行います。

1 ステート=1ADCLK (A/D 変換クロック) 幅で ADCLK が 50MHz であれば 1 ステート=20ns になります。初期値は、20 ステートです。アナログ入力信号源のインピーダンスが高くサンプルング時間が不足する場合や、ADCLK が低速な場合に、サンプルング時間を調整することができます。SST1[7:0]ビットの設定は、ADCSR.ADST ビットが”0”のときに行ってください。

サンプルング時間の設定値は、10 ステート以上 255 ステート以下の値を設定してください。また、サンプルング時間が 0.4us 以上となるように設定してください。

本ビットの対象アナログ入力チャンネルは AN008～AN020 です。AN000～AN007 は 20 ステート固定です。

【関連資料】

グループ	関連資料	Rev.	管理番号	対象ページ
RX630	RX630 グループ ユーザーズマニュアル ハードウェア編	1.60	R01UH0040JJ0160	1479
RX63N、 RX631	RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編	1.80	R01UH0041JJ0180	1783

以上