

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

MESC TECHNICAL NEWS

No. M7700-117-9911

7751シリーズ ソフトウェアマニュアル 追加情報 (REV.D)

1995年5月発行の『7751シリーズ ソフトウェアマニュアル』(印刷番号:HU-054A)に、一部内容の訂正がありましたのでお知らせいたします。本マニュアルをご使用の際は、留意のほど宜しくお願いいたします。

添付の正誤表(REV.D)には、同マニュアルの正誤表(REV.C)(ニュースNo.M7700-76-9801)の内容も記載しています (REV.Dで追加した内容は、左端の 印で示しています)。

添付：『7751シリーズ ソフトウェアマニュアル』正誤表(REV.D) 1枚

7751シリーズ ソフトウェアマニュアル (印刷番号HU-054A) 正誤表(REV.D)

訂正箇所	誤	正																																																
2-9ペ - ジ 2.1.9 (2) 3行目	...します。10進演算モード時の加算命令 (ADC命令) では、このフラグの内容は無効です。...	...します。10進演算モード時の加算命令 (ADC命令) 及び減算命令 (SBC命令) では、このフラグの内容は無効です。...																																																
4-24ペ - ジ BRA 【説明】	...ジャンプ先の番地は相対で示します。	...ジャンプ先の番地は相対で示します。 BRAL (ロングレタイプ) の場合は、飛び先番地の下位16ビット (PC) がFFFF ₁₆ 番地にならないようにしてください。飛び先番地の下位16ビットがFFFF ₁₆ 番地になる場合はJMPL命令を使用してください。																																																
4-42ペ - ジ DIV 【ステータスフラグ】	I : 変化しません。	I : 変化しません。 除数が "0" の場合は "1" になります。																																																
4-96ペ - ジ PSH 【動作】	M(S ~ S - i) A, B, X, Y, DPR, DT, PG, PS 退避順序 S S - i - 1	M(S ~ S - i + 1) A, B, X, Y, DPR, DT, PG, PS 退避順序 S S - i																																																
4-110ペ - ジ SBC 【ステータスフラグ】	Z : 演算結果が "0" のとき "1" になります。それ以外では "0" になります。	Z : 演算結果が "0" のとき "1" になります。それ以外では "0" になります。 <u>10進演算では意味を持ちません。</u>																																																
4-143ペ - ジ 4.3 (2) 1行目	(2) プログラムバンクレジスタ及び...	(2) <u>内部ROM領域が60Kバイト以下の機種では、</u> プログラムバンクレジスタ及び...																																																
4-143ペ - ジ 4.3 (3) 2行目、 5 ~ 7行目	ADC命令では キャリーフラグのみ有効 ゼロフラグ、ネガティブフラグ、オーバフローフラグは無効 SBC命令では キャリーフラグ、ゼロフラグのみ有効 ネガティブフラグ、オーバフローフラグは無効になります。	ADC命令及びSBC命令とも キャリーフラグのみ有効 ゼロフラグ、ネガティブフラグ、オーバフローフラグは無効になります。																																																
7-24ペ - ジ	<table border="1"> <tr><td colspan="2">D₃ ~ D₀</td><td>0000</td><td>1011</td></tr> <tr><td colspan="2">D₇ ~ D₄</td><td>0</td><td>B</td></tr> <tr><td colspan="2">16進表記</td><td>0</td><td>B</td></tr> <tr><td>0000</td><td>0</td><td></td><td></td></tr> <tr><td>1001</td><td>9</td><td></td><td></td></tr> <tr><td>1010</td><td>A</td><td></td><td></td></tr> </table> <p style="text-align: right;">EXTZ B</p>	D ₃ ~ D ₀		0000	1011	D ₇ ~ D ₄		0	B	16進表記		0	B	0000	0			1001	9			1010	A			<table border="1"> <tr><td colspan="2">D₃ ~ D₀</td><td>0000</td><td>1011</td></tr> <tr><td colspan="2">D₇ ~ D₄</td><td>0</td><td>B</td></tr> <tr><td colspan="2">16進表記</td><td>0</td><td>B</td></tr> <tr><td>0000</td><td>0</td><td></td><td></td></tr> <tr><td>1001</td><td>9</td><td></td><td></td></tr> <tr><td>1010</td><td>A</td><td></td><td></td></tr> </table> <p style="text-align: right;">EXTZ B</p>	D ₃ ~ D ₀		0000	1011	D ₇ ~ D ₄		0	B	16進表記		0	B	0000	0			1001	9			1010	A		
D ₃ ~ D ₀		0000	1011																																															
D ₇ ~ D ₄		0	B																																															
16進表記		0	B																																															
0000	0																																																	
1001	9																																																	
1010	A																																																	
D ₃ ~ D ₀		0000	1011																																															
D ₇ ~ D ₄		0	B																																															
16進表記		0	B																																															
0000	0																																																	
1001	9																																																	
1010	A																																																	
7-25ペ - ジ	<table border="1"> <tr><td colspan="2">D₃ ~ D₀</td><td>0000</td><td>1001</td></tr> <tr><td colspan="2">D₇ ~ D₄</td><td>0</td><td>9</td></tr> <tr><td colspan="2">16進表記</td><td>0</td><td>9</td></tr> <tr><td>0000</td><td>0</td><td></td><td></td></tr> <tr><td>0100</td><td>4</td><td></td><td></td></tr> </table> <p style="text-align: right;">RLA A, IMM</p>	D ₃ ~ D ₀		0000	1001	D ₇ ~ D ₄		0	9	16進表記		0	9	0000	0			0100	4			<table border="1"> <tr><td colspan="2">D₃ ~ D₀</td><td>0000</td><td>1001</td></tr> <tr><td colspan="2">D₇ ~ D₄</td><td>0</td><td>9</td></tr> <tr><td colspan="2">16進表記</td><td>0</td><td>9</td></tr> <tr><td>0000</td><td>0</td><td></td><td></td></tr> <tr><td>0100</td><td>4</td><td></td><td></td></tr> </table> <p style="text-align: right;">RLA IMM</p>	D ₃ ~ D ₀		0000	1001	D ₇ ~ D ₄		0	9	16進表記		0	9	0000	0			0100	4										
D ₃ ~ D ₀		0000	1001																																															
D ₇ ~ D ₄		0	9																																															
16進表記		0	9																																															
0000	0																																																	
0100	4																																																	
D ₃ ~ D ₀		0000	1001																																															
D ₇ ~ D ₄		0	9																																															
16進表記		0	9																																															
0000	0																																																	
0100	4																																																	