

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## MSC TECHNICAL NEWS

No.M7700-41-9304

7700シリーズ割り込み  
優先レベル変更の際しての注意事項

## 対象品種

7700シリーズ

## 注意事項

割り込み優先レベル選択ビット(注1)を書き替える命令を実行すると、実際に内容が書き替わるまでに最大1~4命令サイクル必要となります。書き替えに必要なとなるサイクル数は、割り込み優先順位判定時間(注2)によって異なります。

したがって、数命令間の非常に短い時間内に同一割り込み要因の割り込み優先レベルを変更する場合には、割り込み優先レベルが変更される時間を確保するため、次のようにプログラムしてください。

## 【プログラム例】

SEB	; 割り込み優先レベル選択ビット 書き替え(レベル0 1~7) ; NOP命令又はNOP命令のサイクル数に相当する命令の挿入(注3) (SEB命令とCLB命令を除く)
CLB	; 割り込み優先レベル選択ビット 書き替え(レベル1~7 0)

注1:割り込み優先レベルは、各割り込み制御レジスタのビット2~0で指定。

注2:割り込み優先順位判定時間は、プロセッサモードレジスタのビット5、4で指定。

注3:挿入する命令数は、選択した割り込み優先順位判定時間によって異なる。

## 書き替え命令間に挿入する命令数

割り込み優先順位判定時間	挿入する命令数
2サイクル	1
4サイクル	2
7サイクル	4

\* なお、割り込み優先順位判定時間はできるだけ2サイクルに設定してください。