

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

平成12年4月14日

# 日立マイクロコンピュータ技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)5201-5191 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

題 目	SH7055F ハードウェアマニュアル /AUDRST、AUDMD 端子の DC 特性の訂正		発行番号	TN-SH7-226A		
			分 類	1. 仕様変更 ②. ドキュメント訂正追加等 3. 使用上の注意事項		
適 用 製 品	HD64F7055 HD64F7055R	対象ロット等	関連資料	SH7055F-ZTAT ハードウェア マニュアル	Rev.	有効期限
		全ロット			第3版	永年

SH7055F ハードウェアマニュアルの DC 特性の記述に誤りがありましたので訂正いたします。  
 訂正内容は、/AUDRST、AUDMD 端子の入力ハイレベル電圧の min 値についてです。

P.875 表 25.4 DC 特性

変更前：

項目	記号	min	typ	max	単位	測定条件
入力ハイレベル電圧 (シュミットトリガ入力 端子を除く)	/AUDRST、AUDMD VIH	<b>PVcc2- 0.5</b>	-	PVcc2+0.3	V	

変更後：

項目	記号	min	typ	max	単位	測定条件
入力ハイレベル電圧 (シュミットトリガ入力 端子を除く)	/AUDRST、AUDMD VIH	<b>Vcc-0.5</b>	-	PVcc2+0.3	V	