

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

MESC TECHNICAL NEWS

No.M7700-86-9804

M37733/35/36 EH/MH 改訂及び一部仕様変更のお知らせ

7733/35/36 EH/MH (ROM124Kバイト版) について、以下のような不具合改訂及び一部仕様変更を行いました。

1. 対象機種

M37733EHBFP, M37733MHBXXXFP, M37733EHLHP, M37733MHLXXXHP
M37735EHBFP, M37735MHBXXXFP, M37735EHLHP, M37735MHLXXXHP
M37736EHBGP, M37736MHBXXXGP, M37736EHLHP, M37736MHLXXXHP

2. 不具合改訂内容

以下のテクニカルニュースでお伝えした不具合を改訂しました。

No.7700-72-9611 7733/35/36 UART2受信割り込み要求不具合
No.7700-73-9611 7733/35/36 タイマ二相パルス信号不具合

3. 仕様変更内容

メモリ配置選択ビットに関する仕様を一部変更しました。

詳しくは、「5. メモリ配置選択ビット仕様変更」の説明を参照ください。

4. 改訂品の区別方法

現行量産品と今回改訂品の区別は、マーキングのロットナンバで行います。
今回改訂品は、以下のようにロットナンバの4桁目の記号が“E”になります。

- ・ M37733EH, M37735EH, M37736EH

現行量産品 : XXXAXXX

今回改訂品 : XXXEXXX

- ・ M37733MH, M37735MH, M37736MH

現行量産品 : XXXBXXX, XXXCXXX, XXXDXXX

今回改訂品 : XXXEXXX

今後順次、生産・出荷を改訂品へ移行していきます。改訂品出荷を希望されるお客様は、三菱電機又は代理店の営業にご相談ください。

5. メモリ配置選択ビット仕様変更

メモリ配置制御レジスタ(63₁₆番地)のメモリ配置選択ビットの機能に仕様変更がありました。以下に変更内容、注意事項等を示します。

本資料では便宜上、形名の7、8桁目を用いて機種を表します。

例) MHの場合、M37733MHBXXXFPなど内蔵ROM容量124Kのものすべて(7733/35/36、5V版/低電圧版に関わらず)を示す。

なお、既刊印刷物のうち、次のものは現行量産品の仕様を記述しています。

- ・三菱半導体データブック1996
16ビットシングルチップマイクロコンピュータ編 Vol.3 (印刷番号: HD-162A)
- ・7733/35/36グループユーザズマニュアル (印刷番号: HU-066A)

次のものは、今回改訂品の仕様を記述しています。

- ・三菱半導体データブック1998
16ビットシングルチップマイクロコンピュータ編 Vol.3 (印刷番号: HD-162B)

5.1 仕様変更内容

(1) MH、EHの仕様変更

メモリ配置選択ビット (ML₂, ML₁, ML₀) で選択できる値と、その値に対応する内部メモリ容量を表1に示します。

新仕様には(2)に示す新機種M4、M8に対応するメモリ配置を追加し、ROM32Kバイト / RAM3968バイトの選択を削除しました。

表1. MH/EHのメモリ配置選択ビットで選択できる値と対応するメモリ容量

| メモリ配置選択ビットの内容 | | | 内部メモリ容量 (バイト) | | | | 配 置 (番地) | |
|-----------------|-----------------|-----------------|---------------|------|------|------|--|--------------------------------------|
| | | | 現行量産品 | | 改訂品 | | | |
| ML ₂ | ML ₁ | ML ₀ | ROM | RAM | ROM | RAM | ROM | RAM |
| 0 | 0 | 0 | 124K | 3968 | 124K | 3968 | 1000 ₁₆ ~ 1FFFF ₁₆ | 80 ₁₆ ~ FFF ₁₆ |
| 0 | 0 | 1 | 120K | 3968 | 120K | 3968 | 2000 ₁₆ ~ 1FFFF ₁₆ | 80 ₁₆ ~ FFF ₁₆ |
| 0 | 1 | 0 | - | - | 60K | 2048 | 1000 ₁₆ ~ FFFF ₁₆ | 80 ₁₆ ~ 87F ₁₆ |
| 0 | 1 | 1 | - | - | - | - | | |
| 1 | 0 | 0 | - | - | 32K | 2048 | 8000 ₁₆ ~ FFFF ₁₆ | 80 ₁₆ ~ 87F ₁₆ |
| 1 | 0 | 1 | - | - | 16K | 2048 | C000 ₁₆ ~ FFFF ₁₆ | 80 ₁₆ ~ 87F ₁₆ |
| 1 | 1 | 0 | 96K | 3968 | 96K | 3968 | 8000 ₁₆ ~ 1FFFF ₁₆ | 80 ₁₆ ~ FFF ₁₆ |
| 1 | 1 | 1 | 32K | 3968 | - | - | 8000 ₁₆ ~ FFFF ₁₆ | 80 ₁₆ ~ FFF ₁₆ |

- : 選択禁止

(2) 新機種M4、M8の仕様

新機種としてM4、M8が増えました。表2にMH、M4、M8の相違を示します。

M4、M8の評価には改訂品のEHを使用してください。表3にM4、M8評価時のメモリ配置選択ビットの値を示します。

表2. M4、M8、MHの相違

| 項 目 | | M4 | M8 | MH |
|------------|-----|------------|---------|------------|
| 内蔵メモリ容量 | ROM | 32Kバイト | 60Kバイト | 124Kバイト |
| | RAM | 2048バイト | 2048バイト | 3968バイト |
| メモリ配置選択ビット | | 1ビット(表3参照) | なし | 3ビット(表1参照) |

表3. M4、M8評価時のメモリ配置選択ビットの値

| 機種 | メモリ配置選択ビット (ML ₀) | 内部メモリ容量 | | EHで評価する場合のメモリ配置選択ビットの値 |
|----|-------------------------------|---------|---------|------------------------|
| | | ROM | RAM | |
| M4 | 0 | 32Kバイト | 2048バイト | 1,0,0 |
| | 1 | 16Kバイト | 2048バイト | 1,0,1 |
| M8 | | 60Kバイト | 2048バイト | 0,1,0 |

5.2 仕様変更に伴う注意事項等

(1) MH、EHを内部ROM容量96Kバイト以上で使用する場合は、従来通りですので、現行量産品でも改訂品でも同様に使用できます。

(2) MH、EHを内部ROM容量32Kバイトで使用する場合は、現行量産品と改訂品で、メモリ配置選択ビットの設定値と、RAM容量が違いますので注意してください(表1参照)。

(3) EHでM8を評価する場合は、必ず改訂品を使用し、メモリ配置選択ビットの値を“0,1,0”にしてください。

また、これらのビットの内容は“0,1,0”のままマスク化してください。

(4) EHでM4を評価する場合は、必ず改訂品を使用してください。メモリ配置選択ビットの値は、ROM容量32Kバイトで使用する場合は“1,0,0”に、ROM容量16Kバイトで使用する場合は“1,0,1”にしてください。

M4のメモリ配置選択ビットはビット0 (ML₀)のみですので、これらのビットの内容を“1,0,0”のままマスク化するとML₀が“0”に、“1,0,1”のままマスク化するとML₀が“1”になり、メモリ容量が正常に選択されます。

(5) やむなく現行量産品のEHでM4を評価する場合は、以下の点に注意してください。

現行改訂品のEHで、内部ROM容量16Kバイトの選択はできません。

内部ROM容量32Kバイトの場合は、現行量産品のEHのメモリ配置選択ビットの値は“1,1,1”です。このとき、内部RAM容量は3968バイトです。

の状態の評価したプログラムをマスク化する場合は、メモリ配置選択ビットのビット0 (ML₀)を“0”にするよう、プログラムを書き直してください。

の状態ではML₀が“1”なので、M4でマスク化した時、内部ROM容量が16Kバイトになり、8000₁₆ ~ BFFF₁₆番地が外部領域になります。

5.3 仕様変更に伴う7733/35/36グループユーザズマニュアル変更点

7733/35/36グループユーザズマニュアルの記述は、現行量産品のM37733MHBXXXFPを中心にしています。(5/7)(6/7)(7/7)に仕様変更に伴う7733/35/36グループユーザズマニュアル変更点を示します。

なお、マニュアルには、M4、M8に関する記述はありませんので、前記1、2、及び1998年データブックの各機種のパージを参照してください。

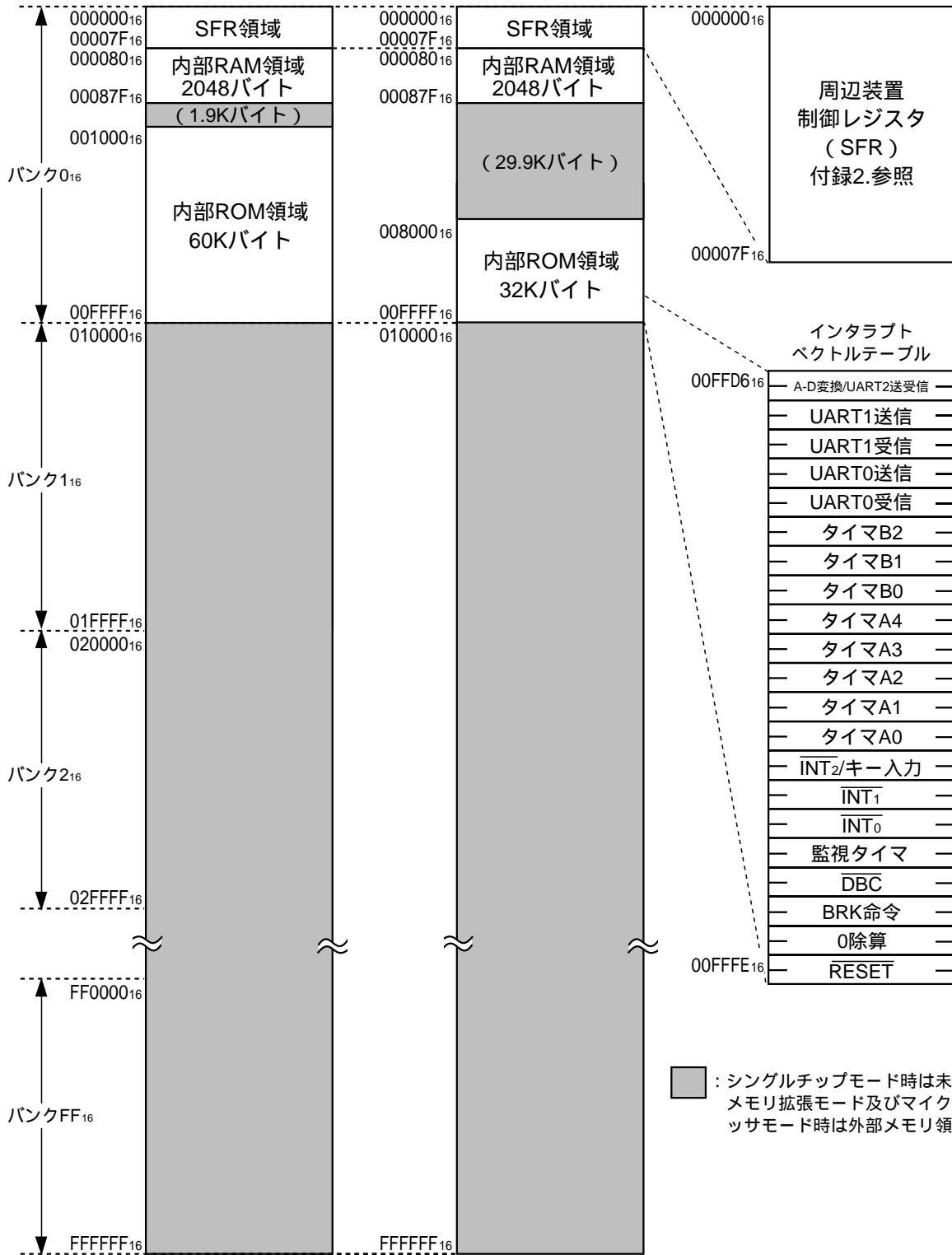
7733/35/36グループ ユーザーズマニュアル(印刷番号HU-066A)変更点 No.1

| 訂正箇所 | 現行量産品 | 改訂品 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
|--|--|--|---|----------|------------|-------|--|-------|--|-------|--------|---|--------|-------|--------|---|--------|-------|---|---|---|--|-----|---|---|---------------|-------|-------|---------|------------|---------|-------|------------|---------|-------|---|---------|-------|--------|---|-------|-----------|---------|---|-----------|---------|-------|---|---------|-------|--------|---|---|---|---|---|
| 第1部 2-21ペ - ジ 図2.4.1 第1部 21-30ペ - ジ | <table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th colspan="2">機 能</th> </tr> </thead> <tbody> <tr> <td>b2 b1 b0</td> <td>ROM容量 (番地)</td> </tr> <tr> <td>0 0 0</td> <td>: 124K(001000₁₆ ~ 01FFFF₁₆)</td> </tr> <tr> <td>0 0 1</td> <td>: 120K(002000₁₆ ~ 01FFFF₁₆)</td> </tr> <tr> <td>0 1 0</td> <td>: 選択禁止</td> </tr> <tr> <td>0 1 1</td> <td>: 選択禁止</td> </tr> <tr> <td>1 0 0</td> <td>: 選択禁止</td> </tr> <tr> <td>1 0 1</td> <td>: 選択禁止</td> </tr> <tr> <td>1 1 0</td> <td>: 96K(008000₁₆ ~ 01FFFF₁₆)</td> </tr> <tr> <td>1 1 1</td> <td>: 32K(008000₁₆ ~ 00FFFF₁₆)</td> </tr> </tbody> </table> <p>注1. 下記...</p> <p>2. このビットの変更は、変更前、変更後とも内部ROMになる領域 (例: 008000₁₆ ~ 00FFFF₁₆) で行ってください。また、必ず下記「設定方法」に示す手順で変更してください。</p> <p>3. <u>M37733S4BFP、M37733S4LHP、M37735S4BFP、M37735S4LHP</u>については、この番地は書き込み禁止です。</p> | 機 能 | | b2 b1 b0 | ROM容量 (番地) | 0 0 0 | : 124K(001000 ₁₆ ~ 01FFFF ₁₆) | 0 0 1 | : 120K(002000 ₁₆ ~ 01FFFF ₁₆) | 0 1 0 | : 選択禁止 | 0 1 1 | : 選択禁止 | 1 0 0 | : 選択禁止 | 1 0 1 | : 選択禁止 | 1 1 0 | : 96K(008000 ₁₆ ~ 01FFFF ₁₆) | 1 1 1 | : 32K(008000 ₁₆ ~ 00FFFF ₁₆) | <table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th colspan="3">機 能</th> </tr> </thead> <tbody> <tr> <td>b2 b1 b0</td> <td>ROM容量</td> <td>RAM容量</td> </tr> <tr> <td>0 0 0</td> <td>: 124Kバイト、</td> <td>3968バイト</td> </tr> <tr> <td>0 0 1</td> <td>: 120Kバイト、</td> <td>3968バイト</td> </tr> <tr> <td>0 1 0</td> <td>: 60Kバイト、</td> <td>2048バイト</td> </tr> <tr> <td>0 1 1</td> <td>: 選択禁止</td> <td></td> </tr> <tr> <td>1 0 0</td> <td>: 32Kバイト、</td> <td>2048バイト</td> </tr> <tr> <td>1 0 1</td> <td>: 16Kバイト、</td> <td>2048バイト</td> </tr> <tr> <td>1 1 0</td> <td>: 96Kバイト、</td> <td>3968バイト</td> </tr> <tr> <td>1 1 1</td> <td>: 選択禁止</td> <td></td> </tr> </tbody> </table> <p>注1. 下記...</p> <p>2. このビットの変更は、変更前、変更後とも内部ROMになる領域 (例: 00C000₁₆ ~ 00FFFF₁₆) で行ってください。また、必ず下記「設定方法」に示す手順で変更してください。</p> <p>3. この図は、<u>M37733MHBXXXFP</u>の場合です。<u>その他の機種は最新データブックを参照してください。</u></p> | 機 能 | | | b2 b1 b0 | ROM容量 | RAM容量 | 0 0 0 | : 124Kバイト、 | 3968バイト | 0 0 1 | : 120Kバイト、 | 3968バイト | 0 1 0 | : 60Kバイト、 | 2048バイト | 0 1 1 | : 選択禁止 | | 1 0 0 | : 32Kバイト、 | 2048バイト | 1 0 1 | : 16Kバイト、 | 2048バイト | 1 1 0 | : 96Kバイト、 | 3968バイト | 1 1 1 | : 選択禁止 | | | | | |
| 機 能 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| b2 b1 b0 | ROM容量 (番地) | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 0 0 | : 124K(001000 ₁₆ ~ 01FFFF ₁₆) | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 0 1 | : 120K(002000 ₁₆ ~ 01FFFF ₁₆) | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 1 0 | : 選択禁止 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 1 1 | : 選択禁止 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 0 0 | : 選択禁止 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 0 1 | : 選択禁止 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 1 0 | : 96K(008000 ₁₆ ~ 01FFFF ₁₆) | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 1 1 | : 32K(008000 ₁₆ ~ 00FFFF ₁₆) | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 機 能 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| b2 b1 b0 | ROM容量 | RAM容量 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 0 0 | : 124Kバイト、 | 3968バイト | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 0 1 | : 120Kバイト、 | 3968バイト | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 1 0 | : 60Kバイト、 | 2048バイト | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 1 1 | : 選択禁止 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 0 0 | : 32Kバイト、 | 2048バイト | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 0 1 | : 16Kバイト、 | 2048バイト | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 1 0 | : 96Kバイト、 | 3968バイト | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 1 1 | : 選択禁止 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 第1部 2-23ペ - ジ 図2.4.3 第1部 21-3ページ 図2 第2部 21-4ページ 図2 第3部 20-4ページ 図2 | 省 略 | (6 / 7) (7 / 7) 参照 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 第1部 19-4ペ - ジ 表19.1.3 | <table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th colspan="3">メモリ配置選択ビットの内容</th> <th rowspan="2">プログラム領域</th> </tr> <tr> <th>b2</th> <th>b1</th> <th>b0</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>01000₁₆ ~ 1FFFF₁₆</td> </tr> <tr> <td>0</td> <td>0</td> <td>1</td> <td>02000₁₆ ~ 1FFFF₁₆</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> <td>08000₁₆ ~ 1FFFF₁₆</td> </tr> <tr style="border: 2px solid black;"> <td>1</td> <td>1</td> <td>1</td> <td>08000₁₆ ~ 0FFFF₁₆</td> </tr> </tbody> </table> | メモリ配置選択ビットの内容 | | | プログラム領域 | b2 | b1 | b0 | 0 | 0 | 0 | 01000 ₁₆ ~ 1FFFF ₁₆ | 0 | 0 | 1 | 02000 ₁₆ ~ 1FFFF ₁₆ | 1 | 1 | 0 | 08000 ₁₆ ~ 1FFFF ₁₆ | 1 | 1 | 1 | 08000 ₁₆ ~ 0FFFF ₁₆ | <table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th colspan="3">メモリ配置選択ビットの内容</th> <th rowspan="2">プログラム領域</th> </tr> <tr> <th>b2</th> <th>b1</th> <th>b0</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>01000₁₆ ~ 1FFFF₁₆</td> </tr> <tr> <td>0</td> <td>0</td> <td>1</td> <td>02000₁₆ ~ 1FFFF₁₆</td> </tr> <tr style="border: 2px solid black;"> <td>0</td> <td>1</td> <td>0</td> <td>01000₁₆ ~ 0FFFF₁₆</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> <td>08000₁₆ ~ 0FFFF₁₆</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>0C000₁₆ ~ 0FFFF₁₆</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> <td>08000₁₆ ~ 1FFFF₁₆</td> </tr> </tbody> </table> | メモリ配置選択ビットの内容 | | | プログラム領域 | b2 | b1 | b0 | 0 | 0 | 0 | 01000 ₁₆ ~ 1FFFF ₁₆ | 0 | 0 | 1 | 02000 ₁₆ ~ 1FFFF ₁₆ | 0 | 1 | 0 | 01000 ₁₆ ~ 0FFFF ₁₆ | 1 | 0 | 0 | 08000 ₁₆ ~ 0FFFF ₁₆ | 1 | 0 | 1 | 0C000 ₁₆ ~ 0FFFF ₁₆ | 1 | 1 | 0 | 08000 ₁₆ ~ 1FFFF ₁₆ |
| メモリ配置選択ビットの内容 | | | プログラム領域 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| b2 | b1 | b0 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 0 | 0 | 01000 ₁₆ ~ 1FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 0 | 1 | 02000 ₁₆ ~ 1FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 1 | 0 | 08000 ₁₆ ~ 1FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 1 | 1 | 08000 ₁₆ ~ 0FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| メモリ配置選択ビットの内容 | | | プログラム領域 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| b2 | b1 | b0 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 0 | 0 | 01000 ₁₆ ~ 1FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 0 | 1 | 02000 ₁₆ ~ 1FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 1 | 0 | 01000 ₁₆ ~ 0FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 0 | 0 | 08000 ₁₆ ~ 0FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 0 | 1 | 0C000 ₁₆ ~ 0FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 1 | 0 | 08000 ₁₆ ~ 1FFFF ₁₆ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 第1部 21-87ペ - ジ 16行目 | 008000 ₁₆ ~ 00FFFF ₁₆ 番地) で... | 00C000 ₁₆ ~ 00FFFF ₁₆ 番地) で... | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |

7733/35/36グループ ユーザーズマニュアル(印刷番号HU-066A)変更点 No.2

改訂品

- ・メモリ配置選択ビット(b2, b1, b0)=(0, 1, 0)
- ・ROM容量 : 60Kバイト
- ・RAM容量 : 2048バイト
- ・メモリ配置選択ビット(b2, b1, b0)=(1, 0, 0)
- ・ROM容量 : 32Kバイト
- ・RAM容量 : 2048バイト

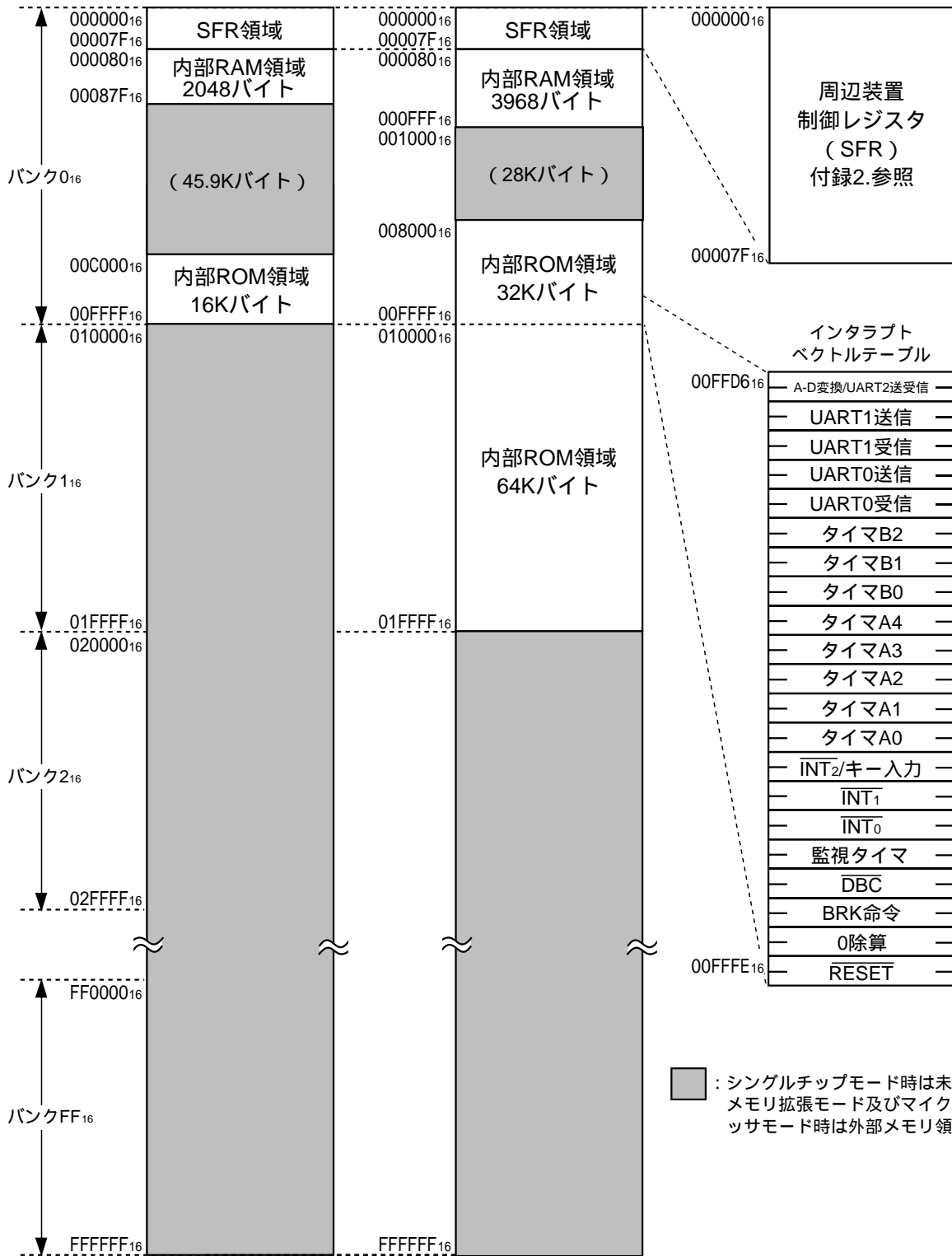


マイクロプロセッサモード時は、内部ROM領域へのアクセスは禁止されます(「2.5 プロセッサモード」参照)。
7735グループ及び7736グループの外部バスモードBではバンク10₁₆~FF₁₆はアクセスできません。

7733/35/36グループ ユーザーズマニュアル(印刷番号HU-066A)変更点 No.3

改訂品

- ・メモリ配置選択ビット(b2, b1, b0)=(1, 0, 1)
- ・ROM容量 : 16Kバイト
- ・RAM容量 : 2048バイト
- ・メモリ配置選択ビット(b2, b1, b0)=(1, 1, 0)
- ・ROM容量 : 96Kバイト
- ・RAM容量 : 3.9Kバイト



マイクロプロセッサモード時は、内部ROM領域へのアクセスは禁止されます(「2.5 プロセッサモード」参照)。
7735グループ及び7736グループの外部バスモードBではバンク10₁₆~FF₁₆はアクセスできません。