

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# MESC TECHNICAL NEWS

No. M380-44-9910

## 7516 グループ、3850/3851 グループ CPU モードレジスタに関する注意事項

### 1 . 対象品種

ワンタイム PROM 版

M37516E6HP, M38504E6SP/FP, M38514E6SP/FP

マスク ROM 版

M37516M6-XXXHP, M37516M4-XXXHP, M38504M6-XXXSP/FP,

M38514M6-XXXSP/FP, M38503M2H-XXXSP/FP, M38503M4H-XXXSP/FP

### 2 . 注意事項

CPU モードレジスタ (003B<sub>16</sub> 番地) のビット 3 は “1” に固定してください。  
(“0” を書き込まないでください。) リセット解除後は “1” になります。

### 3 . 理由

ポート P2<sub>0</sub>, P2<sub>1</sub> を X<sub>CIN</sub>-X<sub>COU</sub>T 発振機能として使用時、CPU モードレジスタ  
(003B<sub>16</sub> 番地) のビット 3 を “0” にして X<sub>CIN</sub>-X<sub>COU</sub>T 間で発振させた場合、正常  
に発振しない場合があります。

### 4 . 対策

CPU モードレジスタ (003B<sub>16</sub> 番地) のビット 3 は “1” に固定してください。

### 5 . 備考

M37515M4-XXXHP、M37515E4HP、M38503M2-XXXSP/FP、M38503M4-XXXSP/FP、  
M38513M4-XXXSP/FP、M38503E4SP/FP、M38513E4SP/FP では、CPU モード  
レジスタ (003B<sub>16</sub> 番地) のビット 3 を “0” で使用しても X<sub>CIN</sub>-X<sub>COU</sub>T 間の発振は  
可能ですが、“1” でご使用ください。