

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# MAEC TECHNICAL NEWS

No. M16C-71-0104

## プロセッサモードビットの設定手順

分 類	ドキュメント正誤表 注意事項 ノウハウ その他	対 象	M16C/80 シリーズ M16C/60 シリーズ
--------	----------------------------------	--------	------------------------------

### 1. 注意事項

プロセッサモードビットはプロセッサモードレジスタ0のビット1、ビット0に配置されています。CNVss端子のレベルにかかわらず、プロセッサモードビットを書き替えると、対応するモードになります。したがって、プロセッサモードビット以外のビットを書き替えるとき、プロセッサモードビットが変化しないように注意してください。プロセッサモードビットを“012”または“112”に書き替えるときは、他のビットと同時にプロセッサモードビットを書き替えないでください。他のビットを書き替えてから、プロセッサモードビットを書き替えてください。

図1にM16C/62Aグループのプロセッサモードレジスタ0の構成、図2に設定手順を示します。

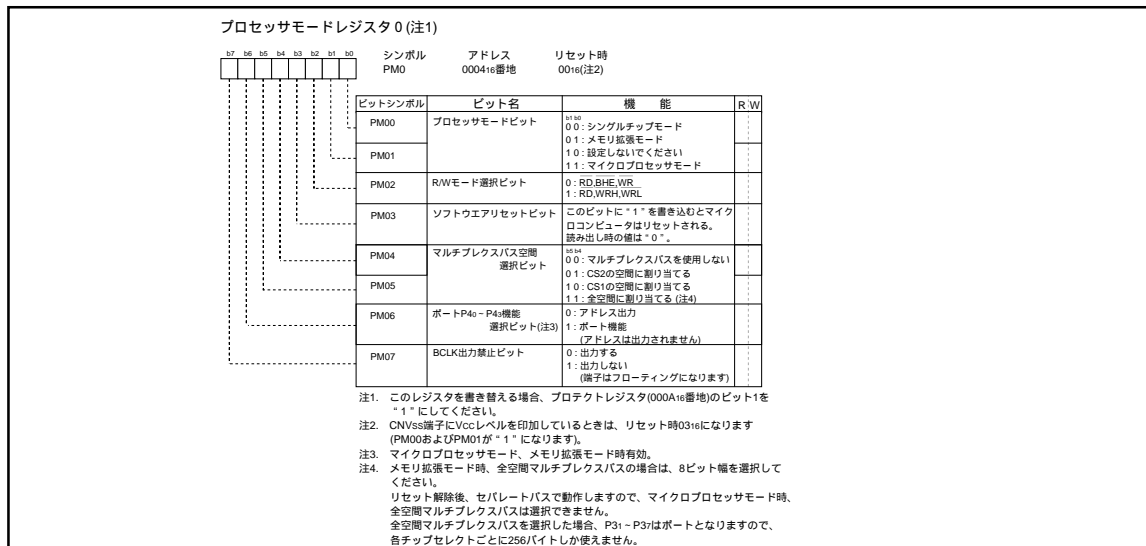


図1. プロセッサモードレジスタ0の構成

リセット後、下記の状態に変更する場合

- ・メモリ拡張モード
- ・全空間マルチプレクスバス

MOV.B #00110001B, PM0 ; プロセッサモードビット以外の設定  
MOV.B #00110000B, PM0 ; プロセッサモードビット以外の設定  
MOV.B #00110001B, PM0 ; プロセッサモードビット以外の設定

図2. 設定手順