

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL NEWS

## No. M380-56-0307

### 3874 グループ

### 多要因一ベクトル割り込み要求ビットのクリアについて

分	ドキュメント正誤表 注意事項 ノウハウ その他	対	3874 グループ
類		象	

多要因一ベクトルの割り込み要求ビットをクリアする際は、多要因一ベクトルの割り込み要求ビットをクリアする前に、割り込み要因判別レジスタの要求ビットをクリアするか、または、割り込み禁止フラグ(I) = 1 の状態でクリアをして下さい。

#### <理由>

割り込み要因判別レジスタの要求ビットをクリアする前に、多要因一ベクトルの割り込み要求ビットをクリアすると、他の割り込み発生により、多要因一ベクトルの割り込み要求ビットがクリアされないことがあります。

#### 例 1 :

```

.....
LDM #00h,IREQD1      ; INT3 割り込み要求ビットクリア
                      ; (割り込み要因判別レジスタの要求ビットのクリア)
LDM #00h,IREQ2      ; INT3,INT4,INT5 割り込み要求ビットのクリア
                      ; (多要因一ベクトル割り込み要求ビットのクリア)
.....

```

#### 例 2 :

```

.....
SEI                  ; 割り込み禁止
LDM #00h,IREQ2      ; INT3,INT4,INT5 割り込み要求ビットのクリア
                      ; (多要因一ベクトル割り込み要求ビットのクリア)
LDM #00h,IREQD1     ; INT3 割り込み要求ビットクリア
                      ; (割り込み要因判別レジスタの要求ビットのクリア)
.....
CLI                  ; 割り込み許可
.....

```

注) IREQD1 = 割り込み要因判別レジスタ 1 (0038<sub>16</sub> 番地)

IREQ2 = 割り込み要求レジスタ 2 (003D<sub>16</sub> 番地)