

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

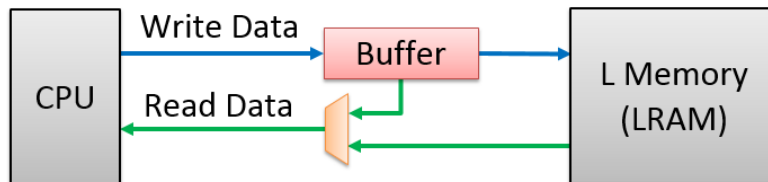
E-mail: csc@renesas.com

製品分類	システムLSI	発行番号	TN-SH7-A914A/J	Rev.	第1版
題名	Lメモリのストアバッファ動作の注意事項追記		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

Lメモリに関する以下の注意事項を追記いたします。

【注意事項】

SH7780 に搭載されている SH-4ACPU コアには“Lメモリ (LRAM)” という内蔵メモリが存在しており、Lメモリと CPU の間には高速アクセス用のバッファが存在します。
ライト命令を行った後に同一アドレスからリード命令による読み出しを行うと、Lメモリではなくバッファからデータが読み出される場合があります。



確実に Lメモリからデータを読み出すには、

Lメモリのアドレスにライトを行った後、SYNCO+NOP×2 命令を実行してから Lメモリをリードして下さい。

※SYNCO 命令：本命令はデータ操作の同期に使用します。本命令を実行すると、
本命令に先行するバスアクセスの完了を待ってから、本命令より後の命令によるデータアクセスを開始します。

【適用製品及び関連資料】

シリーズ	グループ	関連資料	Rev.	管理番号
SH7780	SH7780	SH7780 ハードウェアマニュアル	1.00	RJJ09B0221-0100

以上