

Renesas Starter Kit for RX660

Release Note

1. 要旨

本リリースノートは Renesas Starter Kit for RX660 の CPU ボード制限事項について説明します。

2. 該当製品

すべての Renesas Starter Kit for RX660 に適用されます。また、ボード改版計画はございません。

3. 制限事項

3.1 FINE 接続におけるユーザブートモード使用制限

3.1.1 内容

FINE 接続でユーザブートモードのデバッグができません。

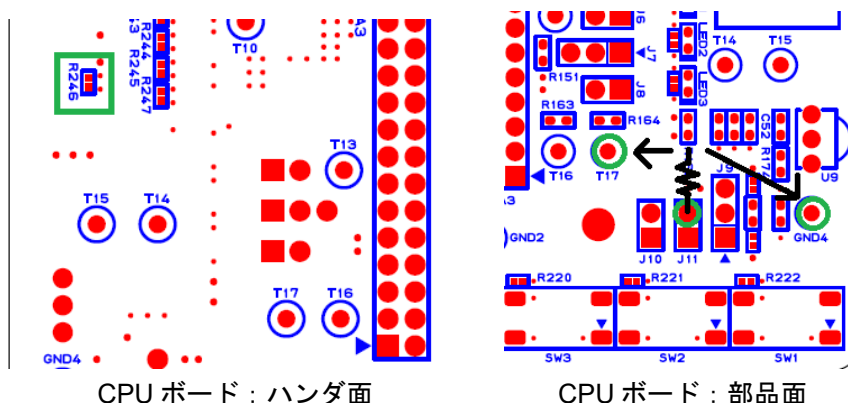
JTAG 接続でのデバッグ、エミュレータを使用しない CPU ボード単体での動作ではユーザブートモードを使用できます。

3.1.2 対策

ユーザブートモードのデバッグを行う場合、以下に示すいずれかの対策を講じてください。

- (1) JTAG 接続にてユーザブートモードのデバッグを行う。
- (2) FINE 接続にてユーザブートモードのデバッグを行う場合、以下に示すボード改造を行う。

- ・ 抵抗 R246 を取り外す。
- ・ ジャンパ J11 を取り付け。
- ・ テスト端子を T17(VCC)、GND4(GND)に取り付ける。
- ・ ジャンパ J11.Pin2 側のピンにリード抵抗(10K Ω)を接続する。
- ・ リード抵抗のもう一方のリードをテスト端子 T17 に接続し、UB ラインをプルアップ状態にする。
UB ラインをプルアップまたはプルダウン状態に切り替えられるようにするため、リード抵抗のハンダ実装はしないでください。



ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<https://www.renesas.com>

お問い合わせ先

<https://www.renesas.com/contact-us>

すべての商標および登録商標は、それぞれの所有者に帰属します。