

この度は、統合開発環境 CS+をご使用いただきまして、誠にありがとうございます。

この添付資料では、本製品をお使いいただく上での制限事項および注意事項等を記載しております。ご使用前に、必ずお読みくださいますようお願い申し上げます。

目次

第 1 章	対象デバイスについて	3
第 2 章	ユーザーズ・マニュアルについて	14
第 3 章	アンインストール時の選択キーワード	15
第 4 章	変更点	16
4.1	変更点詳細について	17
4.1.1	デバッグ・モニタ領域の設定方法を変更	17
4.1.2	CC-RL リンクオプションの反映を変更	17
4.1.3	クロック発生回路(PLL 回路動作時)の修正	17
4.1.4	ポート 4 の P40 設定の修正	17
4.1.5	UART0 および UARTF 生成コードの修正	17
4.1.6	シリアルインタフェース IICA のチャンネル表示の修正	17
4.1.7	PLL クロックの設定手順に関する修正	17
4.1.8	CSI および UART で 10 ビット以上のデータ長を送受信する時の修正	17
4.1.9	シリアルアレイユニット 4(UART4 または DALI4)のエラー割り込みの修正	18
4.1.10	シリアルアレイユニット 4(DALI4)の修正	18
4.1.11	PIOR 設定によるピン配置変更時のシリアルインタフェース IICA の端子設定の修正	18
第 5 章	注意事項	19
5.1	注意事項一覧	19
5.2	注意事項詳細について	20
5.2.1	UART(0, 2, 3, 6)を含む UART の LIN-bus 機能について	20
5.2.2	IICA または IIC0 の拡張コード、マルチマスタ、ウエイク・アップ機能について	20
5.2.3	IICA または IIC0 のスレーブ送信時の注意	20
5.2.4	リンカ・オプションとの連携について	21
5.2.5	CAN コントローラ機能について	21
5.2.6	ポート設定について	21
5.2.7	シリアル・アレイ・ユニット 1 の SNOOZE モードについて	21
5.2.8	リアルタイム・クロックの設定について	21
5.2.9	DTC 機能を使用する時の注意	22
5.2.10	A/D コンバータの初期化関数について	22
5.2.11	UART 送信を設定した場合の初期化関数について	22
5.2.12	A/D コンバータの変換時間設定について	22
5.2.13	タイマ RD の相補 PWM モードについて	22
5.2.14	端子配置ツールについて	22
5.2.15	安全機能について	23
5.2.16	致命的エラーについて	23
5.2.17	ファイルのマージ機能について	24
5.2.18	タイマ・アレイ・ユニット入力ソースについて	24
5.2.19	高速オンチップオシレータの設定について	24

5.2.20	CCRL RI78V4 プロジェクトについて.....	24
第 6 章	制限事項.....	25
6.1	制限事項一覧.....	25
6.2	制限事項詳細.....	26
6.2.1	MISRA-C のコーディング規約対応について.....	26
6.2.2	高速オンチップオシレータ周波数選択レジスタについて.....	26
6.2.3	高速及び低速内蔵発振器精度トリミングレジスタについて.....	26
6.2.4	シリアル・アレイ・ユニットの制限について.....	26
6.2.5	フラッシュ・メモリ CRC 演算機能（高速 CRC）について.....	26
6.2.6	ポート・モード選択レジスタ（PMS）について.....	26

第1章 対象デバイスについて

RL78 コード生成(CS+ for CC)がサポートする対象デバイスに関しては、以下の通りです。

RL78/G10 用コード生成 V1.04.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
10pin	R5F10Y14, R5F10Y16, R5F10Y17
16pin	R5F10Y44, R5F10Y46, R5F10Y47
設計資料	
資料名	資料番号
RL78/G10 ユーザーズマニュアル ハードウェア編	R01UH0384JJ0200 Rev.2.00
	R01UH0384EJ0200 Rev.2.00

RL78/G12 用コード生成 V2.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
20pin	R5F10266, R5F10267, R5F10268, R5F10269, R5F1026A R5F10366, R5F10367, R5F10368, R5F10369, R5F1036A
24pin	R5F10277, R5F10278, R5F10279, R5F1027A R5F10377, R5F10378, R5F10379, R5F1037A
30pin	R5F102A7, R5F102A8, R5F102A9, R5F102AA R5F103A7, R5F103A8, R5F103A9, R5F103AA
設計資料	
資料名	資料番号
RL78/G12 ユーザーズマニュアル ハードウェア編	R01UH0200JJ0200 Rev.2.00
	R01UH0200EJ0200 Rev.2.00

RL78/G13 用コード生成 V2.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
20pin	R5F1006A, R5F1006C, R5F1006D, R5F1006E R5F1016A, R5F1016C, R5F1016D, R5F1016E
24pin	R5F1007A, R5F1007C, R5F1007D, R5F1007E R5F1017A, R5F1017C, R5F1017D, R5F1017E
25pin	R5F1008A, R5F1008C, R5F1008D, R5F1008E R5F1018A, R5F1018C, R5F1018D, R5F1018E
30pin	R5F100AA, R5F100AC, R5F100AD, R5F100AE, R5F100AF, R5F100AG R5F101AA, R5F101AC, R5F101AD, R5F101AE, R5F101AF, R5F101AG
32pin	R5F100BA, R5F100BC, R5F100BD, R5F100BE, R5F100BF, R5F100BG R5F101BA, R5F101BC, R5F101BD, R5F101BE, R5F101BF, R5F101BG
36pin	R5F100CA, R5F100CC, R5F100CD, R5F100CE, R5F100CF, R5F100CG R5F101CA, R5F101CC, R5F101CD, R5F101CE, R5F101CF, R5F101CG
40pin	R5F100EA, R5F100EC, R5F100ED, R5F100EE, R5F100EF, R5F100EG, R5F100EH R5F101EA, R5F101EC, R5F101ED, R5F101EE, R5F101EF, R5F101EG, R5F101EH
44pin	R5F100FA, R5F100FC, R5F100FD, R5F100FE, R5F100FF, R5F100FG, R5F100FH R5F100FJ, R5F100FK, R5F100FL R5F101FA, R5F101FC, R5F101FD, R5F101FE, R5F101FF, R5F101FG, R5F101FH R5F101FJ, R5F101FK, R5F101FL
48pin	R5F100GA, R5F100GC, R5F100GD, R5F100GE, R5F100GF, R5F100GG, R5F100GH R5F100GJ, R5F100GK, R5F100GL R5F101GA, R5F101GC, R5F101GD, R5F101GE, R5F101GF, R5F101GG, R5F101GH R5F101GJ, R5F101GK, R5F101GL
52pin	R5F100JC, R5F100JD, R5F100JE, R5F100JF, R5F100JG, R5F100JH R5F100JJ, R5F100JK, R5F100JL R5F101JC, R5F101JD, R5F101JE, R5F101JF, R5F101JG, R5F101JH R5F101JJ, R5F101JK, R5F101JL
64pin	R5F100LC, R5F100LD, R5F100LE, R5F100LF, R5F100LG, R5F100LH R5F100LJ, R5F100LK, R5F100LL R5F101LC, R5F101LD, R5F101LE, R5F101LF, R5F101LG, R5F101LH R5F101LJ, R5F101LK, R5F101LL
80pin	R5F100MF, R5F100MG, R5F100MH, R5F100MJ, R5F100MK, R5F100ML R5F101MF, R5F101MG, R5F101MH, R5F101MJ, R5F101MK, R5F101ML
100pin	R5F100PF, R5F100PG, R5F100PH, R5F100PJ, R5F100PK, R5F100PL R5F101PF, R5F101PG, R5F101PH, R5F101PJ, R5F101PK, R5F101PL
128pin	R5F100SH, R5F100SJ, R5F100SK, R5F100SL R5F101SH, R5F101SJ, R5F101SK, R5F101SL
設計資料	
資料名	資料番号
RL78/G13 ユーザーズマニュアル	R01UH0146JJ0300 Rev.3.00
ハードウェア編	R01UH0146EJ0300 Rev.3.00

RL78/G14 用コード生成 V2.04.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
30pin	R5F104AA, R5F104AC, R5F104AD, R5F104AE, R5F104AF, R5F104AG
32pin	R5F104BA, R5F104BC, R5F104BD, R5F104BE, R5F104BF, R5F104BG
36pin	R5F104CA, R5F104CC, R5F104CD, R5F104CE, R5F104CF, R5F104CG
40pin	R5F104EA, R5F104EC, R5F104ED, R5F104EE, R5F104EF, R5F104EG, R5F104EH
44pin	R5F104FA, R5F104FC, R5F104FD, R5F104FE, R5F104FF, R5F104FG, R5F104FH R5F104FJ
48pin	R5F104GA, R5F104GC, R5F104GD, R5F104GE, R5F104GF, R5F104GG, R5F104GH R5F104GJ, R5F104GK, R5F104GL
52pin	R5F104JC, R5F104JD, R5F104JE, R5F104JF, R5F104JG, R5F104JH R5F104JJ, R5F104JK, R5F104JL
64pin	R5F104LC, R5F104LD, R5F104LE, R5F104LF, R5F104LG, R5F104LH R5F104LJ, R5F104LK, R5F104LL
80pin	R5F104MF, R5F104MG, R5F104MH, R5F104MJ, R5F104MK, R5F104ML
100pin	R5F104PF, R5F104PG, R5F104PH, R5F104PJ, R5F104PK, R5F104PL
設計資料	
資料名	資料番号
RL78/G14 ユーザーズマニュアル ハードウェア編	R01UH0186JJ0200 Rev.2.00
	R01UH0186EJ0200 Rev.2.00

RL78/G1A 用コード生成 V2.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
25pin	R5F10E8A, R5F10E8C, R5F10E8D, R5F10E8E
32pin	R5F10E8A, R5F10E8C, R5F10E8D, R5F10E8E
48pin	R5F10EGA, R5F10EGC, R5F10EGD, R5F10EGE
64pin	R5F10ELC, R5F10ELD, R5F10ELE
設計資料	
資料名	資料番号
RL78/G1A ユーザーズマニュアル ハードウェア編	R01UH0305JJ0200 Rev.2.00
	R01UH0305EJ0200 Rev.2.00

RL78/G1C 用コード生成 V1.02.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
32pin	R5F10JBC, R5F10KBC
48pin	R5F10JGC, R5F10KGC
設計資料	
資料名	資料番号
RL78/G1C ユーザーズマニュアル ハードウェア編	R01UH0348JJ0100 Rev.1.00
	R01UH0348EJ0100 Rev.1.00

RL78/G1E 用コード生成 V1.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
64pin	R5F10FLC, R5F10FLD, R5F10FLE
80pin	R5F10FMC, R5F10FMD, R5F10FME
設計資料	
資料名	資料番号
RL78/G1E ユーザーズマニュアル ハードウェア編	R01UH0353JJ0200 Rev.2.00

RL78/G1G 用コード生成 V1.00.03.02 がサポートするデバイス一覧	
ピン数	デバイス名
30pin	R5F11EA8, R5F11EAA
32pin	R5F11EB8, R5F11EBA
44pin	R5F11EF8, R5F11EFA
設計資料	
資料名	資料番号
RL78/G1G ユーザーズマニュアル ハードウェア編	R01UH0499JJ0100 Rev.1.00
	R01UH0499EJ0100 Rev.1.00

RL78/G1F 用コード生成 V1.00.01.03 がサポートするデバイス一覧	
ピン数	デバイス名
24pin	R5F11B7C, R5F11B7E
32pin	R5F11BBC, R5F11BBE
36pin	R5F11BCC, R5F11BCE
48pin	R5F11BGC, R5F11BGE
64pin	R5F11BLC, R5F11BLE
設計資料	
資料名	資料番号
RL78/G1F ユーザーズマニュアル ハードウェア編	R01UH0516JJ0100 Rev.1.00
	R01UH0516EJ0100 Rev.1.00

RL78/G1D 用コード生成 V1.00.01.03 がサポートするデバイス一覧	
ピン数	デバイス名
48pin	R5F11AGG, R5F11AGH, R5F11AGJ
設計資料	
資料名	資料番号
RL78/G1D ユーザーズマニュアル ハードウェア編	R01UH0515JJ0100 Rev.1.00
	R01UH0515EJ0100 Rev.1.00

RL78/G1H 用コード生成 V1.00.00.04 がサポートするデバイス一覧	
ピン数	デバイス名
64pin	R5F11FLJ, R5F11FLK, R5F11FLL
設計資料	
資料名	資料番号
RL78/G1H ユーザーズマニュアル ハードウェア編	R01UH0575JJ0100 Rev.1.00
	R01UH0575EJ0100 Rev.1.00

RL78/L12 用コード生成 V2.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
32pin	R5F10RBC, R5F10RBA, R5F10RB8
44pin	R5F10RFC, R5F10RFA, R5F10RF8
48pin	R5F10RGC, R5F10RGA, R5F10RG8
52pin	R5F10RJC, R5F10RJA, R5F10RJ8
64pin	R5F10RLC, R5F10RLA
設計資料	
資料名	資料番号
RL78/L12 ユーザーズマニュアル ハードウェア編	R01UH0330JJ0200 Rev.2.00
	R01UH0330EJ0200 Rev.2.00

RL78/L13 用コード生成 V1.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
64pin	R5F10WLA, R5F10WLC, R5F10WLD, R5F10WLE, R5F10WLF, R5F10WLG
80pin	R5F10WMA, R5F10WMC, R5F10WMD, R5F10WME, R5F10WMF, R5F10WMG
設計資料	
資料名	資料番号
RL78/L13 ユーザーズマニュアル ハードウェア編	R01UH0382JJ0200 Rev.2.00
	R01UH0382EJ0200 Rev.2.00

RL78/L1C 用コード生成 V1.02.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
80pin	R5F110MJ, R5F110MH, R5F110MG, R5F110MF, R5F110ME, R5F111MJ, R5F111MH, R5F111MG, R5F111MF, R5F111ME
100pin	R5F110PJ, R5F110PH, R5F110PG, R5F110PF, R5F110PE, R5F111PJ, R5F111PH, R5F111PG, R5F111PF, R5F111PE
設計資料	
資料名	資料番号
RL78/L1C ユーザーズマニュアル ハードウェア編	R01UH0409JJ0200 Rev.2.00
	R01UH0409EJ0200 Rev.2.00

RL78/F12 用コード生成 V2.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
20pin	R5F1096E, R5F1096D, R5F1096C, R5F1096B, R5F1096A, R5F10968
30pin	R5F109AE, R5F109AD, R5F109AC, R5F109AB, R5F109AA
32pin	R5F109BE, R5F109BD, R5F109BC, R5F109BB, R5F109BA
48pin	R5F109GE, R5F109GD, R5F109GC, R5F109GB, R5F109GA
64pin	R5F109LE, R5F109LD, R5F109LC, R5F109LB, R5F109LA
設計資料	
資料名	資料番号
RL78/F12 ユーザーズマニュアル ハードウェア編	R01UH0231JJ0110 Rev.1.10
	R01UH0231EJ0111 Rev.1.11

RL78/F13 用コード生成 V2.02.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
20pin	R5F10A6A, R5F10A6C, R5F10A6D, R5F10A6E
30pin	R5F10AAA, R5F10AAC, R5F10AAD, R5F10AAE R5F10BAC, R5F10BAD, R5F10BAE, R5F10BAF, R5F10BAG
32pin	R5F10ABA, R5F10ABC, R5F10ABD, R5F10ABE R5F10BBC, R5F10BBD, R5F10BBE, R5F10BBF, R5F10BBG
48pin	R5F10AGA, R5F10AGC, R5F10AGD, R5F10AGE, R5F10AGF, R5F10AGG R5F10BGC, R5F10BGD, R5F10BGE, R5F10BGF, R5F10BGG
64pin	R5F10BLC, R5F10ALD, R5F10ALE, R5F10ALF, R5F10ALG R5F10BLC, R5F10BLD, R5F10BLE, R5F10BLF, R5F10BLG
80pin	R5F10AME, R5F10AMF, R5F10AMG R5F10BME, R5F10BMF, R5F10BMG
設計資料	
資料名	資料番号
RL78/F13, F14 ユーザーズマニュアル ハードウェア編	R01UH0368JJ0100 Rev.1.00
	R01UH0368EJ0100 Rev.1.00

RL78/F14 用コード生成 V2.02.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
30pin	R5F10PAD, R5F10PAE
32pin	R5F10PBD, R5F10PBE
48pin	R5F10PGD, R5F10PGE, R5F10PGF, R5F10PGG, R5F10PGH, R5F10PGJ
64pin	R5F10PLE, R5F10PLF, R5F10PLG, R5F10PLH, R5F10PLJ
80pin	R5F10PME, R5F10PMF, R5F10PMG, R5F10PMH, R5F10PMJ
100pin	R5F10PPE, R5F10PPF, R5F10PPG, R5F10PPH, R5F10PPJ
設計資料	
資料名	資料番号
RL78/F13, F14 ユーザーズマニュアル ハードウェア編	R01UH0368JJ0100 Rev.1.00
	R01UH0368EJ0100 Rev.1.00

RL78/F15 用コード生成 V1.00.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
48pin	R5F113GL, R5F113GK
64pin	R5F113LL, R5F113LK
80pin	R5F113ML, R5F113MK
100pin	R5F113PL, R5F113PK, R5F113PJ, R5F113PH, R5F113PG
144pin	R5F113TL, R5F113TK, R5F113TJ, R5F113TH, R5F113TG
設計資料	
資料名	資料番号
RL78/F15 ユーザーズマニュアル ハードウェア編	R01UH0559JJ0050 Rev.0.50
	R01UH0559EJ0050 Rev.0.50

RL78/I1A 用コード生成 V2.03.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
20pin	R5F1076C
30pin	R5F107AC, R5F107AE
32pin	R5F107BC
38pin	R5F107DE
設計資料	
資料名	資料番号
RL78/I1A ユーザーズマニュアル ハードウェア編	R01UH0169JJ0210 Rev.2.10
	R01UH0169EJ0210 Rev.2.10

RL78/I1B 用コード生成 V1.02.03.03 がサポートするデバイス一覧	
ピン数	デバイス名
80pin	R5F10MME, R5F10MPG
100pin	R5F10MPE, R5F10MPG
設計資料	
資料名	資料番号
RL78/I1B ユーザーズマニュアル ハードウェア編	R01UH0407JJ0200 Rev.2.00
	R01UH0407EJ0200 Rev.2.00

RL78/I1D 用コード生成 V1.00.04.02 がサポートするデバイス一覧	
ピン数	デバイス名
20pin	R5F11768, R5F11769, R5F1176A
24pin	R5F11778, R5F11779, R5F1177A
30pin	R5F117A8, R5F117A9, R5F117AA, R5F117AC
32pin	R5F117BA, R5F117BC
48pin	R5F117GA, R5F117GC
設計資料	
資料名	資料番号
RL78/I1D ユーザーズマニュアル ハードウェア編	R01UH0474JJ0100 Rev.1.00
	R01UH0474EJ0100 Rev.1.00

RL78/I1E 用コード生成 V1.02.01.02 がサポートするデバイス一覧	
ピン数	デバイス名
32pin	R5F11CBC
36pin	R5F11CCC
設計資料	
資料名	資料番号
RL78/I1E ユーザーズマニュアル ハードウェア編	R01UH0524JJ0100 Rev.1.00
	R01UH0524EJ0100 Rev.1.00

RL78/I1C 用コード生成 V1.00.00.04 がサポートするデバイス一覧	
ピン数	デバイス名
64pin	R5F11NLE, R5F11NLG
80pin	R5F11NME, R5F11NMG, R5F11NMJ
100pin	R5F11NPJ
設計資料	
資料名	資料番号
RL78/I1C ユーザーズマニュアル ハードウェア編	R01UH0587JJ0051 Rev.0.51
	R01UH0587EJ0051 Rev.0.51

開発対象となるデバイス用のコード生成を使用するために、プラグインの管理ダイアログの追加機能タブに表示されるコード生成のプラグインをチェックしてください。

プラグインの管理ダイアログの表示： CS+の[ツール(T)]-[プラグインの管理(P)...]メニュー

プラグイン名	サポートしているデバイス
コード生成プラグイン	78K0, 78K0R, V850, RL78の一部(※) ※ : RL78/I1A, RL78/G12, RL78/G13, RL78/G14, RL78/G1A, RL78/F12, RL78/L12, RL78/F13, RL78/F14, RL78/F15
コード生成/端子図プラグイン	上記以外のRL78, RX

第2章 ユーザーズ・マニュアルについて

本製品に対応したユーザーズ・マニュアルは、次のようになります。本文書と合わせてお読みください。

マニュアル名	資料番号
CS+ コード生成ツール周辺機能操作編	R20UT3104JJ0100
CS+ コード生成ツール端子図操作編	R20UT3105JJ0100
CS+ RL78 端子配置編	R20UT3106JJ0100
CS+ コード生成ツール RL78API リファレンス編	R20UT3102JJ0103
CS+ V4.00.00 メッセージ編	R20UT3627JJ0100

第3章 アンインストール時の選択キーワード

本製品をアンインストールする場合は、2つの方法があります。

- ・ 統合アンインストーラを使用する(CS+自体をアンインストールする)
- ・ 個別にアンインストールする(本製品のみをアンインストールする)

個別にアンインストールを行なう場合、コントロールパネルの

- ・ 「プログラムと機能」(Windows Vista, Windows 7, Windows 8 の場合)
- から、「CS+ for CC Code Generator for RL78」を選択してください。

第4章 変更点

本章では、CS+ RL78 コード生成(CS+ for CC) V2.10.00 から V2.11.00 への変更点を説明します。

No	内容	該当するコード生成																							
		RL78/G10 V1.04.03.03	RL78/G12 V2.03.03.03	RL78/G13 V2.03.03.03	RL78/G14 V2.04.03.03	RL78/G1A V2.03.03.03	RL78/G1C V1.02.03.03	RL78/G1E V1.03.03.03	RL78/G1G V1.00.03.02	RL78/G1F V1.00.01.03	RL78/G1D V1.00.01.03	RL78/G1H V1.00.00.04	RL78/L12 V2.03.03.03	RL78/L13 V1.03.03.03	RL78/L1C V1.02.03.03	RL78/F12 V2.03.03.03	RL78/F13 V2.02.03.03	RL78/F14 V2.02.03.03	RL78/F15 V1.00.03.03	RL78/11A V2.03.03.03	RL78/11B V1.02.03.03	RL78/11D V1.00.04.02	RL78/11E V1.02.01.02	RL78/11C V1.00.00.04	
1	デバッグ・モニタ領域の設定方法を変更	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-
2	CC-RLリンクオプションの反映を変更	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-
3	クロック発生回路(PLL回路動作時)の修正	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
4	ポート4のP40 設定の修正	/	/	/	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
5	UART0 および UARTF 生成コードの修正	/	/	/	○	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
6	シリアルインタフェースIICAのチャンネル表示の修正	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	○	/	/	/	/
7	PLLクロックの設定手順に関する修正	/	/	/	/	/	○	○	○	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
8	CSIおよびUARTで10ビット以上のデータ長を送受信する時の修正	/	/	/	/	/	○	○	○	○	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
9	シリアルアレイユニット4(UART4 または DALI4)のエラー割り込みの修正	/	/	/	/	○	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
10	シリアルアレイユニット4(DALI4)の修正	/	/	/	/	○	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
11	PIOR設定によるピン配置変更時のシリアルインタフェースIICAの端子設定の修正	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	○

○：対象項目(修正項目)，－：対象外(修正済み)，/：非対象項目

4.1 変更点詳細について

4.1.1 デバッグ・モニタ領域の設定方法を変更

オンチップ・デバッグ動作設定で“使用する”を選択したとき、CC-RLビルド・ツールのリンク・オプションに反映するように変更しました。

CS+ RL78 コード生成(CS+ for CC) V2.07.00で修正済みです。

4.1.2 CC-RLリンクオプションの反映を変更

オンチップ・デバッグ動作設定で“使用する”を選択したとき、CC-RLビルド・ツールのリンク・オプションの「デバッグ・モニタ領域を設定する」へ反映するように修正しました。

CS+ RL78 コード生成(CS+ for CC) V2.08.00で修正済みです。

4.1.3 クロック発生回路(PLL回路動作時)の修正

クロック発生回路にて、PLL回路動作時の生成コードに誤りがあります。

PLL制御レジスタ(PLLCTL)を設定後、ウェイトが必要です。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.4 ポート4のP40 設定の修正

ポート4の内蔵プルアップ抵抗の設定において、P40のみ内蔵プルアップを接続しない設定とした場合、生成コードに誤りがあります。

P40 のプルアップ抵抗オプション・レジスタ(PU4)を設定するコードが生成されません。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.5 UART0 および UARTF 生成コードの修正

シリアル・アレイ・ユニットのユニット0をUART0またはUARTFを送信機能または 送受信機能に設定した場合、生成コードに誤りがあります。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.6 シリアルインタフェースIICAのチャネル表示の修正

シリアルインタフェースIICAのチャネル1が表示されないため、GUI上の操作ができません。そのためチャネル1のコードが生成できません。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.7 PLLクロックの設定手順に関する修正

クロック発生回路においてPLLクロック設定時の生成コードが、マイコンのユーザーズマニュアル ハードウェア編に記載されているPLL設定例と異なります。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.8 CSIおよびUARTで10ビット以上のデータ長を送受信する時の修正

シリアルアレイユニットを、3線シリアル(CSI)として使用しデータ長を10ビット以上に指定した場合 または UARTとして使用しデータ長を16ビットに指定した場合、生成コードに誤りがあります。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.9 シリアルアレイユニット4(UART4 または DALI4)のエラー割り込みの修正

シリアルアレイユニット4を、UART4 または DALI4 (digital addressable lighting interface) で使用し、エラー割り込みを設定した場合の生成コードに誤りがあるため、エラーを検出することができません。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.10 シリアルアレイユニット4(DALI4)の修正

シリアルアレイユニット4をDALI4で使用し、送信の転送データ長を16ビット または 受信の転送データ長を16ビット、17ビット および 24ビットに設定した場合の生成コードに誤りがあるため、正しくデータ送受信を行うことができません。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

4.1.11 PIOR設定によるピン配置変更時のシリアルインタフェースIICAの端子設定の修正

周辺I/Oリダイレクションレジスタ(PIOR) によりピン配置を 変更しシリアルIICAを使用した場合、端子設定に関する生成コードに誤りがあります。そのため、IICAのクロック端子 および データ端子を使用することができません。

CS+ RL78 コード生成(CS+ for CC) V2.11.00で修正済みです。

第5章 注意事項

本章では、CS+ RL78 コード生成(CS+ for CC) の注意事項について説明します。

5.1 注意事項一覧

No	内容	該当するコード生成																						
		RL78/I1C	RL78/I1E	RL78/I1D	RL78/I1B	RL78/I1A	RL78/F15	RL78/F14	RL78/F13	RL78/F12	RL78/L1C	RL78/L13	RL78/L12	RL78/G1H	RL78/G1D	RL78/G1F	RL78/G1G	RL78/G1E	RL78/G1C	RL78/G1A	RL78/G14	RL78/G13	RL78/G12	RL78/G10
		V1.00.00.00	V1.02.00.06	V1.00.03.01	V1.02.02.01	V2.03.02.01	V1.00.02.04	V2.02.02.01	V2.02.02.01	V2.03.02.01	V1.02.02.01	V1.03.02.01	V2.03.02.01	V1.00.00.00	V1.00.00.02	V1.00.00.03	V1.00.02.02	V1.03.02.01	V1.02.02.01	V2.03.02.01	V2.04.02.01	V2.03.02.01	V2.03.02.01	V1.04.02.01
1	UART(0,2,3,6,F)を含むUARTのLIN-bus機能について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
2	IICAまたはIIC0の拡張コード、マルチマスタ、ウエイク・アップ機能について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
3	IICAまたはIIC0のスレープ送信時の注意	-	-	-	-	-	-	-	-	/	-	/	/	-	-	-	-	/	-	/	-	-	-	/
4	リンカ・オプションとの連携について	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
5	CANコントローラ機能について	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
6	ポート設定について	-	-	-	-	-	-	-	-	/	-	/	/	-	-	-	-	/	-	/	-	-	-	/
7	シリアル・アレイ・ユニット1のSNOOZEモードについて	-	-	-	-	-	-	-	-	/	-	/	/	-	-	-	-	/	-	/	-	-	-	/
8	リアルタイム・クロックの設定について	-	-	-	-	-	-	-	-	/	-	/	/	-	-	-	-	/	-	/	-	-	-	/
10	A/Dコンバータ初期化関数について	-	-	-	-	/	-	-	-	/	-	/	/	-	-	-	-	/	-	/	-	-	-	/
11	UART送信を設定した場合の初期化関数について	-	-	-	-	/	-	-	-	/	-	/	/	-	-	-	-	/	-	/	-	-	-	/
12	A/Dコンバータの変換時間設定について	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	-	/	/
13	タイマRD相補PWMモードについて	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	-	/	/
14	端子配置ツールについて	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
15	安全機能について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
16	致命的エラーについて	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
17	ファイルのマージ機能について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
18	タイマ・アレイ・ユニット入力ソースについて	/	/	/	/	/	○	○	○	/	/	/	/	/	/	/	/	/	/	/	/	/	/	/
19	高速オンチップオシレータ設定について	/	/	/	/	○	/	○	○	○	/	/	○	/	/	/	/	/	/	/	○	○	○	/
20	RI78V4プロジェクトについて	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

○：対象項目， -：非対象項目(修正済み)， /：機能対象外

5.2 注意事項詳細について

5.2.1 UART(0, 2, 3, 6)を含むUARTのLIN-bus機能について

コード生成は、シリアル・インタフェースUART(0, 2, 3, 6,F)を含むUARTのLIN- bus機能に対応していません。

【回避策】 ありません。

5.2.2 IICAまたはIIC0の拡張コード、マルチマスタ、ウエイク・アップ機能について

コード生成は、シリアル・インタフェースIICAまたはIIC0の拡張コード、マルチマスタ、ウエイク・アップ機能に対応していません。

【回避策】 ありません。

5.2.3 IICAまたはIIC0のスレーブ送信時の注意

スレーブ送信時にマスタ受信が最終データ受信後にACKを返さない場合、実際のスレーブ送信処理が終了していてもエラーAPIのIICA_SlaveErrorCallback(MD_NACK)がコールされます。そのため、プログラムが正常終了しません。

【回避策】 CS+ RL78 コード生成の V2.03.00 で修正済みです。

```
void IICA_SlaveHandler(void)
{
    ...
    if (TRC0 == 1U)
    {
        if ((ACKD0 == 0U) && (glicaTxCnt != 0))
        {
            IICA_SlaveErrorCallback(MD_NACK);
        }
        else
        {
            if (glicaTxCnt > 0U)
            {
                IICA = *gplicaTxAddress;
                gplicaTxAddress++;
                glicaTxCnt--;
            }
            else
            {
                IICA_SlaveSendEndCallback();
                WREL0 = 1U;
            }
        }
    }
}
```

5.2.4 リンカ・オプションとの連携について

リンカ・オプション(ビルド・ツール → プロパティ → リンク・オプションタブ)の項目にある、デバイス → 「ユーザ・オプション・バイトを設定する」とコード生成の設定は連携をしていません。

【回避策】 ありません。

5.2.5 CANコントローラ機能について

コード生成は、CAN機能に対応していません。

【回避策】 ありません。

5.2.6 ポート設定について

RL78/G13(R5F100LJ, R5F100LK, R5F100LL)のポート設定に注意点があります。

・ P43, P52, P53, P54の設定項目にある「TTLバッファ」及び「N-ch」を使用しないでください

【回避策】 CS+ RL78 コード生成は、V1.00.02 で修正済みです。

5.2.7 シリアル・アレイ・ユニット1のSNOOZEモードについて

RL78/G13のコード生成は、シリアル・アレイ・ユニット1のSNOOZEモードに対応していません。

【回避策】 CS+ RL78 コード生成の V1.00.02 で修正済みです。

5.2.8 リアルタイム・クロックの設定について

デバイスでは、クロック・ソースを15(fIL)kHzにした時、時計機能は使えません。しかし、GUI上では設定できるように表示されます。この場合、時計機能の設定を行わないでください。

【回避策】 CS+ RL78 コード生成の V1.00.02 で修正済みです。

5.2.9 ~~DTC機能を使用する時の注意~~

~~DTCを使用する場合、ビルド時に下記の個別オプションを設定してください。出力ソース「r_cg_dtc.c」を
DTC用にDATAセクションを追加しています。個別オプションを設定しないと、ワーニングが表示され、
(CC78K0R warning W0937: Output assembler source file, not object file)
オブジェクトファイルが生成されません。
【回避策】 ありません。~~

5.2.10 A/Dコンバータの初期化関数について

ポート2をA/Dコンバータと競合しない設定にした後に、A/Dコンバータでアナログ入力端子を設定した場合の初期化関数に誤りがあります。R_ADC_Create()で出力されるコード“PM2 |= 0x??;”の0x??の値に誤りがあります。

【回避策】 ポート2の設定を行う前にA/Dコンバータを設定してください。最後にポート2の設定をすると正しい値が反映されます。CS+ RL78 コード生成のV1.00.06で修正済みです。

5.2.11 UART送信を設定した場合の初期化関数について

UART送信のみを選択した場合の初期化関数 R_UARTn_Create()にSDRmnレジスタ設定のコードが不足します。

【回避策】 CS+ RL78 コード生成のV1.00.06で修正済みです。

5.2.12 A/Dコンバータの変換時間設定について

RL78/G1AのA/Dコンバータの変換時間が設定できません。そのためA/Dコンバータが使用できません。

【回避策】 CS+ RL78 コード生成のV1.00.05で修正済みです。

5.2.13 タイマRDの相補PWMモードについて

RL78/G14のクロック設定で高速システムクロックを使いタイマRD相補PWMモードを使用した時にはオプションバイトの設定を変更する必要があります。RL78/G14 ユーザーズマニュアル ハードウェア編 R01UH0186JJ0100 Rev.1.00の519ページ 注意事項1を参照してください。

【回避策】 CS+ RL78 コード生成のV1.00.06で修正済みです

5.2.14 端子配置ツールについて

CubeSuite+V1.03.00よりRL78の端子配置ツールをサポートしました。しかし、下記の制限があります。

- ・コード生成から端子配置への反映を実行しても反映されない端子がある
 - ・コード生成でPIOR機能を使い値を設定しても、端子配置へ反映されない
- 上記の場合、端子配置ツールで端子情報を編集してください

【回避策】 ありません。次回リリースで修正することを検討しています。

5.2.15 安全機能について

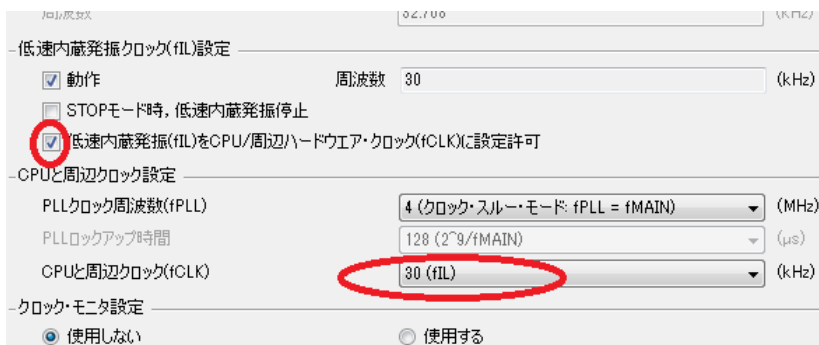
安全機能のRAM/パリティ・エラー検出機能については未対応です。

【回避策】 ありません。

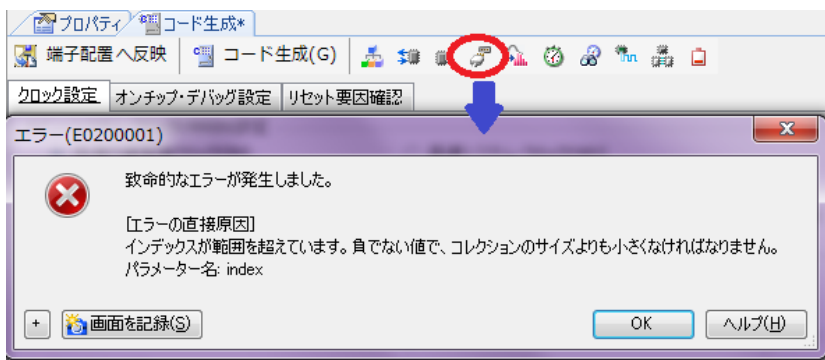
5.2.16 致命的エラーについて

78K0R/Fx3のコード生成で下記の操作を行った場合、致命的なエラーが発生します。

a) クロック



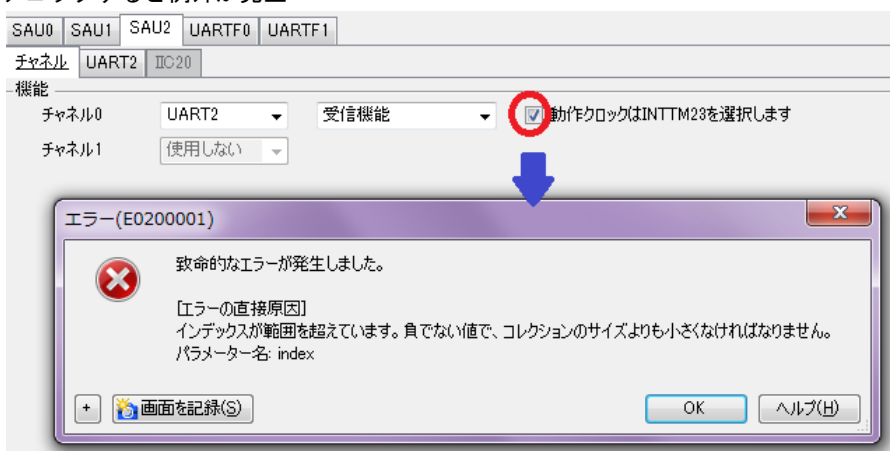
・シリアルパネルを選択すると例外が発生



【回避策】 CS+ RL78コード生成のV2.00.01で修正済みです。

b) タイマ

- ・タイマTAU2のチャンネル3をなんらかのモードで割り込みを使用
- ・シリアルSAU0,SAU1,SAU2のいずれかのシリアルを、「動作クロックはINTTM23を選択します」にチェックすると例外が発生



【回避策】 CS+ RL78コード生成のV2.00.01で修正済みです。

5.2.17 ファイルのマージ機能について

コード生成でファイル生成モードを“ファイルをマージする”設定したとき、編集したソースコードが消える場合があります。

例えば、下記のコメントとコメントとの間にソースコードを書けば、マージされます。

```
/* Start user code. Do not edit comment generated here */
```

```
/* End user code. Do not edit comment generated here */
```

しかし、編集したソースコード中の "{" と "}" の数が合わない場合（コメントを含む）で、コード生成を行うと編集したソースコードが消される場合があります。

【回避策】 ありません。

5.2.18 タイマ・アレイ・ユニット入力ソースについて

タイマ・アレイ・ユニットの設定で、タイマ入力のクロック・ソースをRTC1HZ出力信号に設定すると、リアルタイム・クロックの設定でRTC1HZ端子の出力に関する設定が無効となり、RTC1HZを出力するコードは生成されません。

【回避策】 タイマ・アレイ・ユニットの設定で RTC1HZ 信号に設定した場合は、リアルタイム・クロックを使用する設定を選択しつつ、RTC1HZ を出力するコードを追加してください。

5.2.19 高速オンチップオシレータの設定について

CubeSuite+ RL78,78K0R,78K0コード生成V2.03.00より前のバージョンで高速オンチップオシレータクロックを設定した場合、それをCubeSuite+V2.03.00で読み込むと高速オンチップオシレータの動作周波数設定が正しくない場合があります。その際は正しい周波数を再設定してください。

【回避策】 ありません。

5.2.20 CCRL RI78V4プロジェクトについて

CCRL RI78V4のプロジェクトで本来使えないはずのコード生成が表示されます。コード生成を行っても出力コードが未サポートのため、ビルド・エラーとなります。

【回避策】 ありません。

第6章 制限事項

本章では、CS+ RL78 コード生成(CS+ for CC) の制限事項について説明します。

6.1 制限事項一覧

No	内容	該当するコード生成																							
		RL78/G10 V1.04.02.01	RL78/G12 V2.03.02.01	RL78/G13 V2.03.02.01	RL78/G14 V2.04.02.01	RL78/G14 V2.03.02.01	RL78/G1C V1.02.02.01	RL78/G1E V1.03.02.01	RL78/G1G V1.00.02.02	RL78/G1F V1.00.00.03	RL78/G1D V1.00.00.02	RL78/G1H V1.00.00.00	RL78/L12 V2.03.02.01	RL78/L13 V1.03.02.01	RL78/L1C V1.02.02.01	RL78/F12 V2.03.02.01	RL78/F13 V2.02.02.01	RL78/F14 V2.02.02.01	RL78/F15 V1.00.02.04	RL78/11A V2.03.02.01	RL78/11B V1.02.02.01	RL78/11D V1.00.03.01	RL78/11E V1.02.00.06	RL78/11C V1.00.00.00	
1	MISRA-Cのコーディング規約対応について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
2	高速オンチップオシレータ周波数選択レジスタについて	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
3	低速及び高速内蔵発振器精度トリミングレジスタについて	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
4	シリアル・アレイ・ユニットの制限について	／	／	／	／	○	／	／	／	／	／	／	／	／	／	／	／	／	／	／	／	／	／	／	／
5	フラッシュ・メモリCRC演算機能(高速CRC)について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○
6	ポート・モード選択レジスタ(PMS)について	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

○：対象項目，／：機能対象外

6.2 制限事項詳細

6.2.1 MISRA-Cのコーディング規約対応について

コード生成から出力されるソース・コードは、自動車向け組み込みC言語用ガイドラインMISRA-Cのコーディング規約に対応していません。

6.2.2 高速オンチップオシレータ周波数選択レジスタについて

コード生成は、高速オンチップオシレータ周波数選択レジスタの設定に対応していません。

6.2.3 高速及び低速内蔵発振器精度トリミングレジスタについて

コード生成は、高速及び低速内蔵発振器精度トリミングレジスタの設定に対応していません。

6.2.4 シリアル・アレイ・ユニットの制限について

コード生成は、1線UARTモード及びDMX512通信の設定に対応していません。

6.2.5 フラッシュ・メモリCRC演算機能（高速CRC）について

コード生成は、フラッシュ・メモリCRC演算機能（高速CRC）に対応していません。アプリケーションノート r01an0736jj を参考にしてください。

<http://japan.renesas.com/req/search.do?event=search&q=R01AN0736JJ>

6.2.6 ポート・モード選択レジスタ（PMS）について

コード生成は、ポート・モード選択レジスタ（PMS）に対応していません。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じて、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っていません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

営業お問合せ窓口

<http://www.renesas.com>

営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒135-0061 東京都江東区豊洲3-2-24（豊洲フォレシア）

技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/contact/>