

2010年11月29日

「RX210 グループ」の仕様

グループ名		RX210 グループ			
品名		R5F52108AD XX*1	R5F52107AD XX*1	R5F52106AD XX*1	R5F52105AD XX*1
内蔵メモリ	フラッシュメモリ	512KB	384KB	256KB	128KB
	E2 データフラッシュ	8KB			
	RAM	64KB		32KB	20KB
CPU コア		RX CPU <ul style="list-style-type: none"> 汎用レジスタ:32ビット×16本 乗算器:32ビット乗算器 除算器:有り 積和演算器:有り(メモリ間演算、レジスタ間演算の2種類) 			
消費電流		<ul style="list-style-type: none"> 通常動作時:17.3mA@50MHz/3.3V スタンバイ RTC オン時:1.3μA、スタンバイ RTC オフ時:0.3μA 			
浮動小数点演算器		なし			
最大動作周波数/ 電源電圧		50MHz / 2.7V~5.5V、32MHz / 1.8V~2.7V、20MHz / 1.62V~1.8V			
クロック	メインクロック	1~20KHz:PLL 内蔵(8/10/12/16/20/24/25 倍)			
	サブクロック	32.768KHz			
	内蔵クロック	低速オンチップオシレータ:125KHz、高速オンチップオシレータ:50MHz			
内蔵周辺機能		<ul style="list-style-type: none"> 外部バス: 100ピン【有】、80、64ピン【無し】 DMAC:4チャンネル データトランスファコントローラ マルチファンクションタイマパルスユニット 2:6チャンネル ポートアウトプットイネーブル 2 8ビットタイマ:4チャンネル コンペアマッチタイマ:4チャンネル 			

グループ名	RX210 グループ
	<ul style="list-style-type: none"> • リアルタイムクロック • ウォッチドッグタイマ • 独立ウォッチドッグタイマ • シリアルコミュニケーションインタフェース(SCIc): 100、80 ピン【6 チャンネル】、64 ピン【5 チャンネル】 • シリアルコミュニケーションインタフェース(SCId) • I²C バスインタフェース: 1 チャンネル • 12 ビット A/D 変換器: 100 ピン【16 チャンネル】、80 ピン【14 チャンネル】、64 ピン【12 チャンネル】 • 10 ビット D/A 変換器: 2 チャンネル • 温度センサ • CRC 演算器 • コンパレータ A • コンパレータ B • 電圧検出回路(LVD) • イベントリンクコントローラ(ELC) • 周波数異常検出回路(CAC) • データオペレーション回路(DOC)
動作温度範囲	-40°C ~ +85°C
パッケージ	LQFP100 (FP:0.5mm ピッチ)、(FG:0.65mm ピッチ) LQFP80 (FN:0.5mm ピッチ)、(FF:0.65mm ピッチ) LQFP64 (FM:0.5mm ピッチ)、(FK:0.8mm ピッチ) LGA100 (LJ:0.65mm ピッチ)

*1:パッケージの種類によって、xxの数字が異なります。詳細は、カタログをご参照下さい。

以上